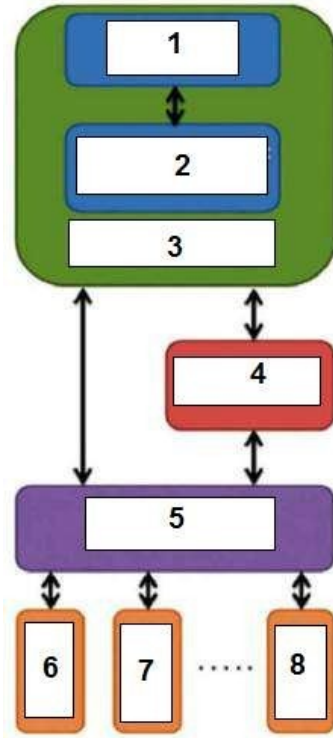


## UNIDAD 2 – Arquitectura de Von Neumann

1. Completa los espacios a continuación de cada número, con el nombre de los elementos que se marcan en el esquema de la arquitectura de Von Neumann:

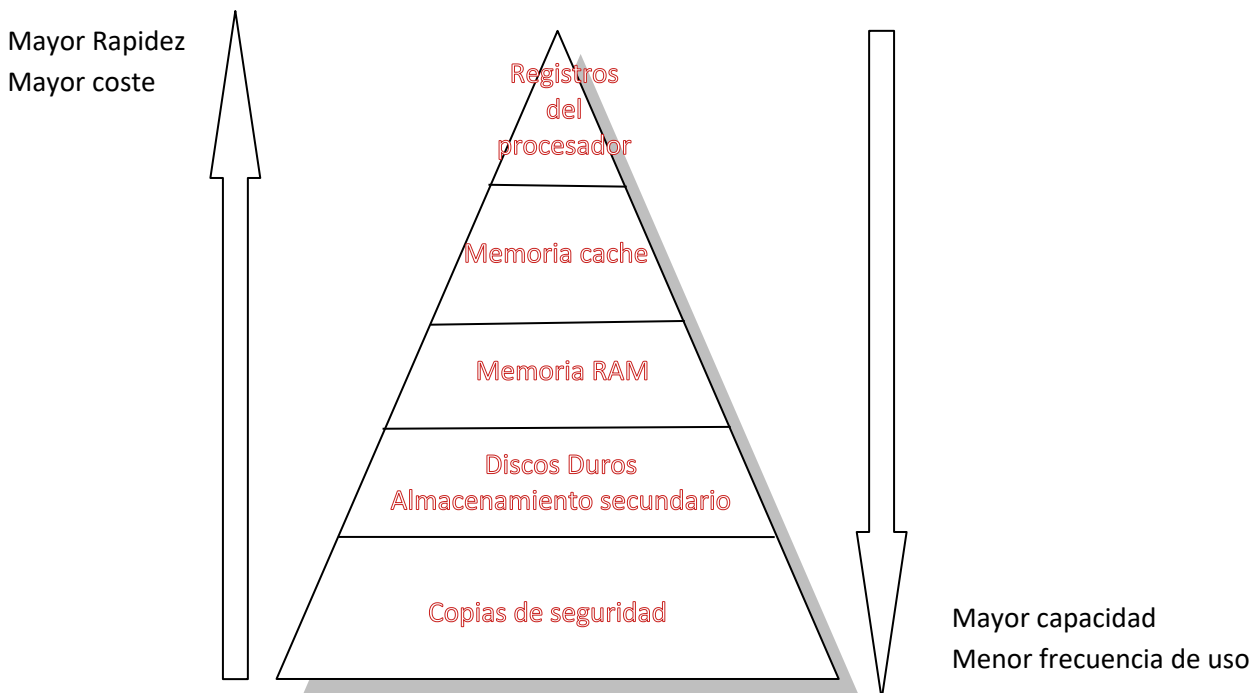


1. Unidad de Control (UC) .....
2. Unidad Aritmético-Lógica (ALU) .....
3. Unidad Central de Proceso (CPU) .....
4. Unidad de Memoria (UM) .....
5. Unidad de Entrada/Salida (UE/S) .....
6. Periférico .....
7. Periférico .....
8. Periférico .....

¿Qué representan las flechas?

Por donde pasa la información







2. Completa cada nivel (indica en el esquema los diferentes niveles del 0 al 4) y completa la tabla con el tipo de memoria apropiado.





| Nivel    | Elemento        |
|----------|-----------------|
| <b>0</b> | Memoria interna |
| <b>1</b> | Memoria interna |
| <b>2</b> | Memoria interna |
| <b>3</b> | Memoria externa |
| <b>4</b> | Memoria externa |

3. Indica si las siguientes afirmaciones son verdaderas o falsas. En caso de que no lo sean, modifica la frase para que sí sean verdaderas:

|   | V   | F   |   |
|---|---|---|---|
| 1 |    | <input type="checkbox"/>  | En la fase de ejecución de una instrucción, se lleva a la instrucción a la CPU, para que esta sea ejecutada   |
| 2 |    | <input type="checkbox"/>  | El valor del contador de programa, se modifica tantas veces como instrucciones tenga el programa a ejecutar (   |
| 3 | <input type="checkbox"/>  |   | Cuando una instrucción se extrae de la memoria para ser descodificada, se lleva al Registro de direcciones de memoria (se lleva a la unidad de control central CPU).              |
| 4 | <input type="checkbox"/>  |  | El bus encargado de informar a la CPU de la conexión de los periféricos y del estado de los puertos, es el bus de direcciones. (No es el bus de direcciones es el bus de control) |
| 5 | <input type="checkbox"/>  |  | La memoria principal de la computadora, es de tipo RAM, volátil y de acceso secuencial (Es acceso aleatorio, no secuencial)   |
| 6 |  | <input type="checkbox"/>  | La memoria caché es la más rápida del sistema   |