

Calculator binar	BUGS:	Type	Solution
1	la reset bit-ul 0 din registrul de stare nu se reseteaza	Design	un if reset state=0
2	la reset registrul si counter-ul divizorului sunt setate cu valori eronate	Design	schimbarea valorilor sa fie identice cu cele initiale
3	nu se poate trece in alt mod fara reset	Design	schimbarea logicii pentru state[6], eliminare din formula a partii state[6]
4	cheia nu este salvata in registru, se poate activa la momente gresite	Design	stari de salvare a cheii in registru urmate de o stare de verificare
5	frecventa nu se poate modifica dupa activare	Specificatie	negarea intrarii enable a frequency divider
6	parametrii modulului de memorie si transceiver nu pot fi modificati din test	Design prin inspectie	adaugarea parametrilor la modulul top
			<pre> module top #(parameter OUTSIZE = 1) (input InputKey, ValidCmd, RdMem, input [7:0] Addr, InA, InB, input [3:0] Sel, input ConfigDiv, input [31:0] Din, input Reset, Clk, output CalcActive, CalcMode, Busy, DOutValid, output [OUTSIZE-1:0] DataOut, output ClkTx); </pre>
Mips primit	BUGS:	Type	Solution
1	zero nu este calculat mereu	Design	in always Zero=~(ALUResult);
2	memoria nu este pe octeti	Design prin inspectie	reg [8:0] mem [0:1024]; si concatenarile necesare
3	la acesarea memorie adresa de intrare este impartita la 4	Design	eliminarea siftarii la dreapta cu 2
			<pre> T=1110 [Scoreboard] I-Type sw at 3 Dmem[3]=16, Mem[3]=0 Error: "scoreboard.sv", 149: \$unit::\scoreboard::run : at time 1110 ns T=1110 [Scoreboard] FAIL! I-Type sw calculation </pre>

4	nu exista default la case	Design prin inspectie	adaugare default-uri
5	memoria in tranzactie este de tip bit	Verif	setare tip logic
Verif Mips primit	BUGS:	Type	Solution
1	test pc incorect daca jump la 0	Verif	comparare pc cu pc de la perioada precedenta
2	fara default la case	Verif	adaugare default
3	acelasi counter pt instructiunile tip I	Verif	creare counter separat pentru fiecare
4	nu exista verificare pt branch	Verif	de adaugat implementare