**简单SPI主机控制器**

简单SPI控制器是一个具备基本功能、波特率可调的SPI主机控制器

|  |  |
| --- | --- |
| 地址 | 功能 |
| 0x0 | SPI控制寄存器 |
| 0x4 | SPI收发缓存 |
| 0x8 | SPI状态寄存器 |
| 0xC | SPI 片选使能寄存器 |

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
| 0x0 SPI控制寄存器 | | | | | | |
| [11] | | 发送空闲中断使能 | | | | |
| [10] | | 发送完成中断使能 | | | | |
| [9] | | CPOL设置寄存器 | | | | |
| [8] | | CPHA设置寄存器 | | | | |
| [7:0] | | SPI时钟分频值 | | | | |
| 0x4 SPI收发缓存 | | | | | | |
| 写行为 | | | [7:0] 发送数据，触发SPI写 | | | |
| 读行为 | | | [7:0] 接收数据，写数据同时移入的数据 | | | |
| 0x8 SPI状态寄存器 | | | | | | |
| [1] | 发送空闲 | | | | [0] | 发送完成 |
| 0XC SPI 片选使能寄存器 | | | | | | |
| [SPI\_DEVNUM-1:0] | | | | 可视作只写的GPIO | | |