kpe 和 lpe 模块的验证平台在 rtl/dla/comp/KPE/dla_kpe rtl/dla/comp/LPE/dla_lpe 里面. register_model_testbench 是 regif 模块的验证平台.

tanji3 DDR 2 GB 2 LB 是验证从 DDR 往 local buffer 中传送数据的验证平台.

tanji3 DDR 2 weight buffers 是验证从 DDR 往 weight buffer 中传送数据的平台.

whole testbench 是整个 CNN 加速器的验证平台.

generate register model 是用 python 脚本自动产生寄存器模型的文件.

makefile 用的是 bash

make COMPILE 是编译命令

make SIMULATION 是进行仿真的命令

make URG 是产生覆盖率报告的命令

make clean 是清除仿真相关文件的命令

make C_COMPILE_1 是编译 KPE 的 C 模型的命令

make C COMPILE 2 是编译 LPE 的 C 模型的命令



工机沟中村 +

淘宝唯一店铺:数字ic资料店