Министерство науки и высшего образования Российской Федерации

Федеральное государственное автономное образовательное  
учреждение высшего образования  
«ЮЖНЫЙ ФЕДЕРАЛЬНЫЙ УНИВЕРСИТЕТ»

(ФГАОУ ВО «ЮФУ»)

Институт компьютерных технологий и информационной безопасности

Кафедра Вычислительной техники

ЛАБОРАТОРНАЯ РАБОТА 5

по курсу: «Конвейерная реализация КИХ-фильтра на ПЛИС»

Выполнил

Студент группы КТсо4-2 Патлатый А. В.

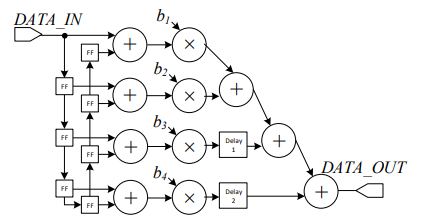
Принял

Доцент кафедры ВТ Алексеев К. Н.

# Цель работы.

Лабораторная работа №5 нацелена на изучение принципов аппаратной конвейерной реализации блока КИХ-фильтрации цифрового сигнала. Также лабораторная работа направлена на: изучение студентами принципов использования ПЛИС в области цифровой обработки сигналов; изучение принципов построения параллельных схем; изучение принципов аппаратной реализации алгоритмов с «плавающим окном».

Вариант 12



|  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| № | | 1 | 2 | 3 | 4 | 5 | 6 | 7 | Латентность операции умножения: | Разрядность: |
| 12 | F, кГЦ | 21 | 25 | 32 | 33 | 41 | 45 | 50 | 6 тактов | 17 бита |
| A | 9 | 11 | 15 | 17 | 21 | 29 | 35 |

Выполнение работы

Производится построение дискретного сигнала:

Определяем диапазон частот, относящихся к полосам пропускания и полосам заграждения фильтра. На рисунке 1 проведена линия: все, что выше нее является полосой пропускания, а ниже заграждения.

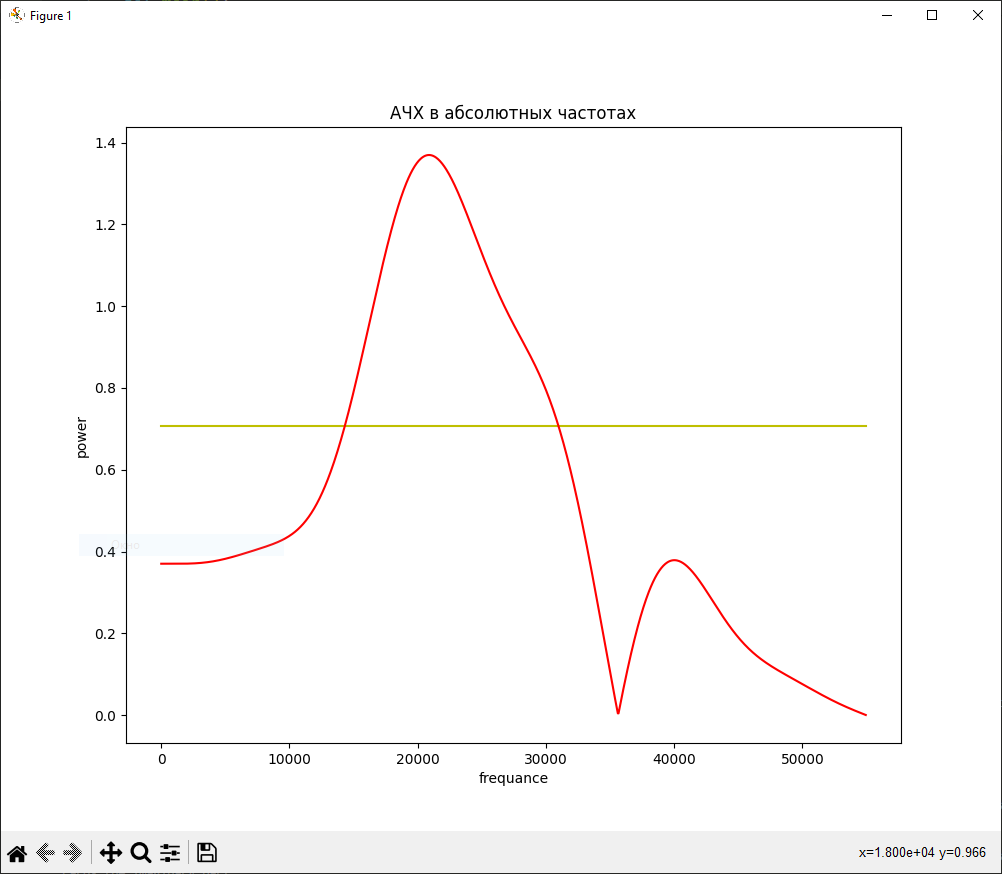


Рисунок 1 — Полоса пропускания фильтра

На рисунке ниже представлена схема КИХ-фильтра с последовательным суммированием с симметричными коэффициентами, сделанная в Quartus II.

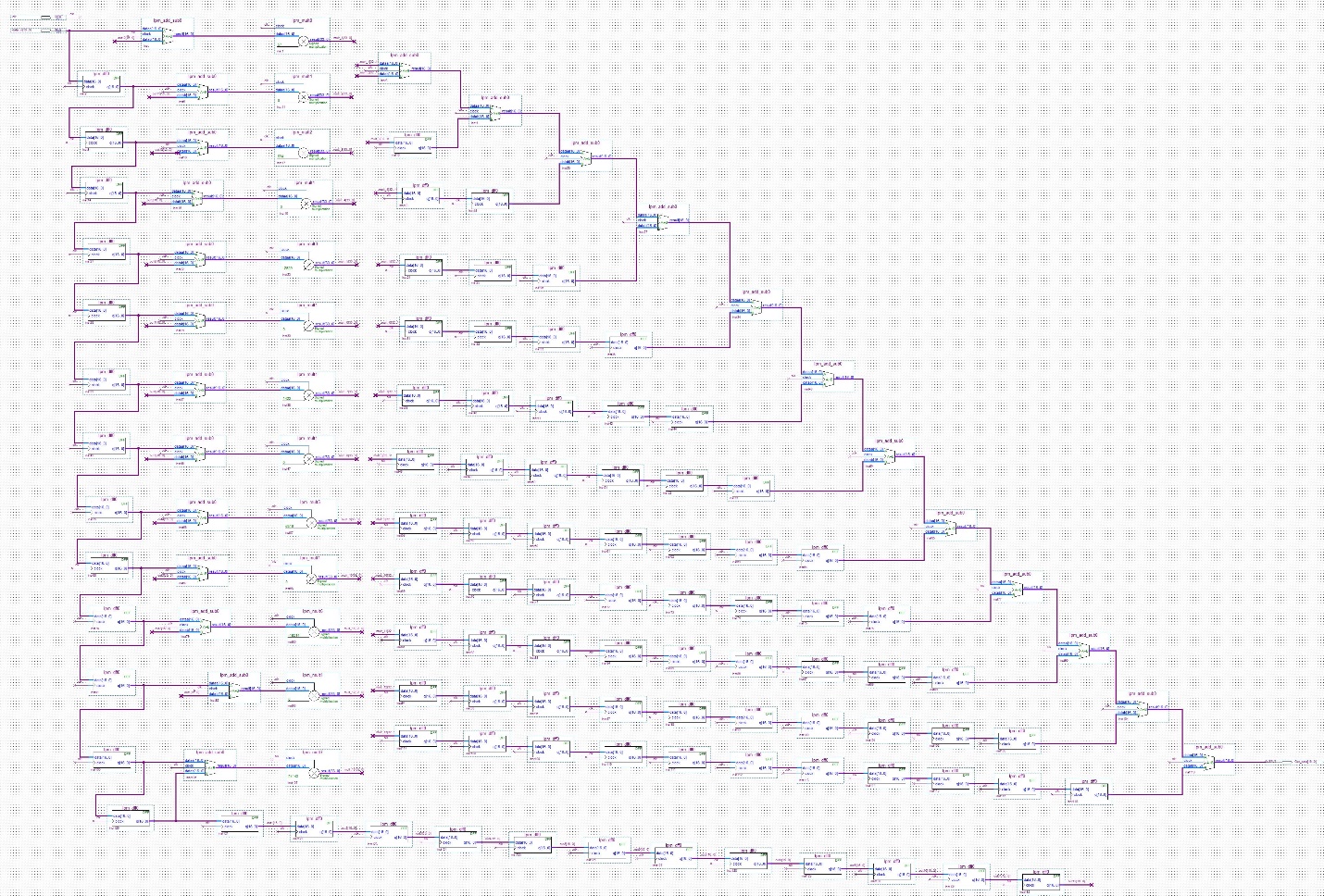


Рисунок 2 — Схема КИХ-фильтра

В итоге общая схема проекта с фильтром, ROM и DPRAM представлена на рисунке 3.

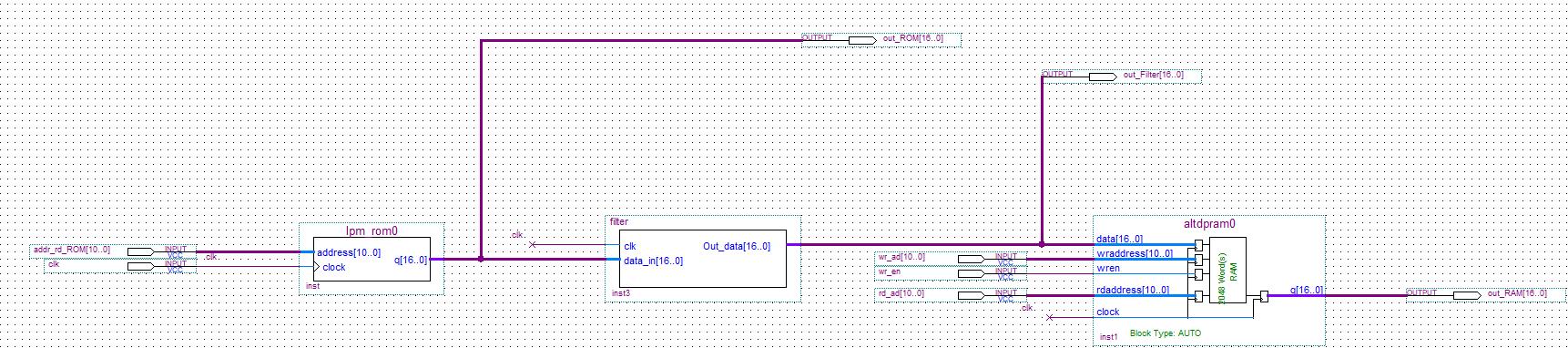


Рисунок 3 — Общая схема проекта

Пример симуляции проекта приведен на рисунке ниже.

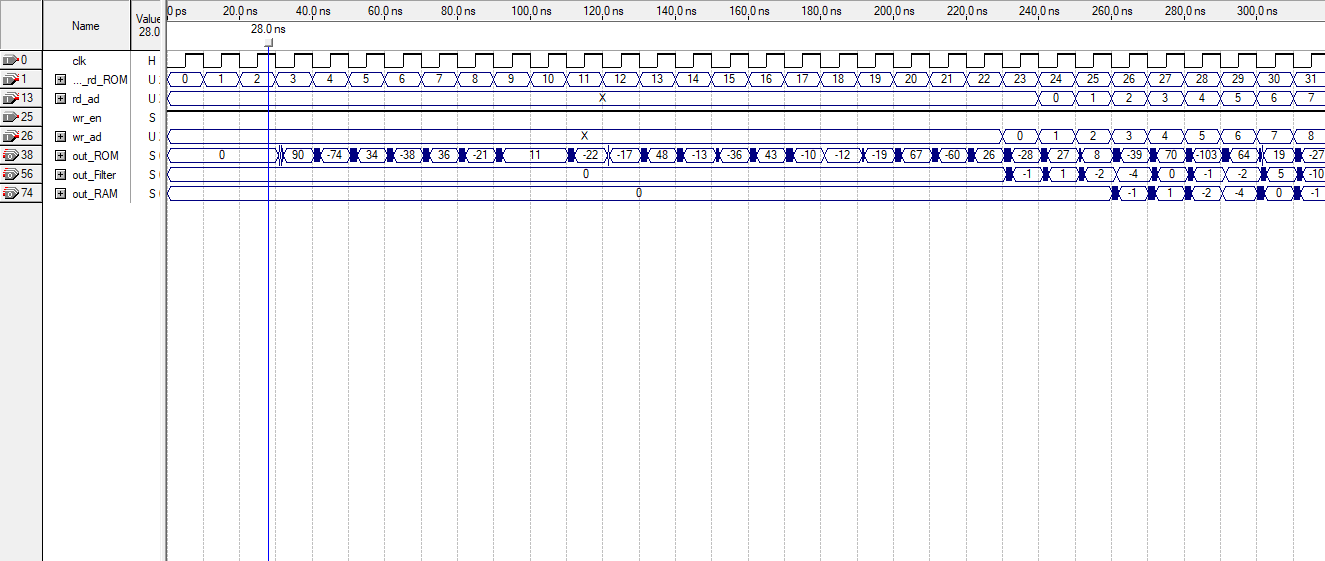


Рисунок 4 — Симуляция проекта

Достав данные из Quartus, мы заносим их в Python и строим график. Сравнение всех полученных сигналов представлено на рисунке ниже.

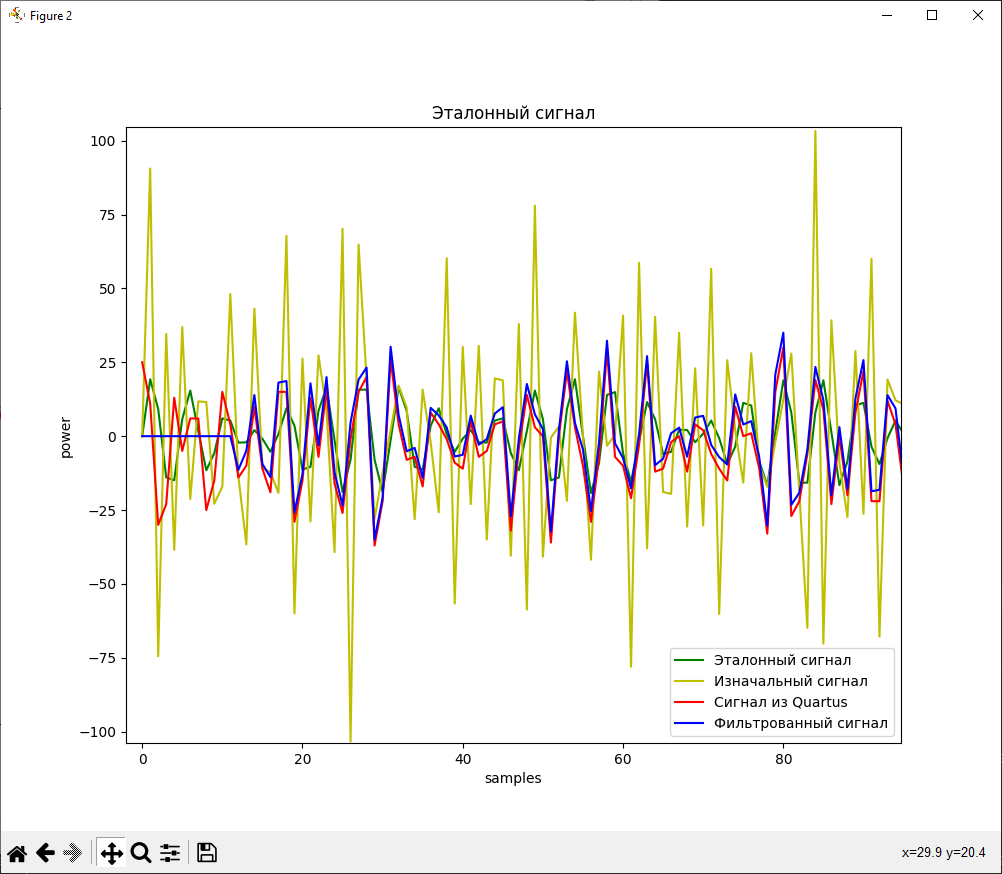


Рисунок 5 — Сравнение полученных сигналов

На рисунке 6 представлена RTL-схема проекта.



Рисунок 6 — RTL-схема проекта

На рисунках 7-9 представлена схема КИХ-фильтра по частям.



Рисунок 7 — Первая часть RTL-схемы КИХ фильтра



Рисунок 8 — Вторая часть RTL-схемы КИХ фильтра



Рисунок 9 — Третья часть RTL-схемы КИХ фильтра

На рисунке ниже представлен отчет после компиляции проекта, показывающий какие ресурсы требуются для реализации данной схемы.

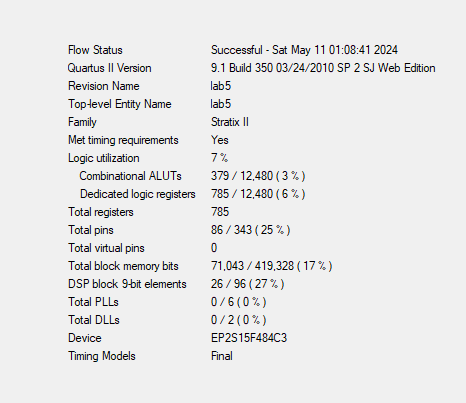


Рисунок 10 — Ресурсы ПЛИС для реализации данной схемы

На рисунке 11 видно, что максимально возможной тактовой частоте схемы является 2.688 наносекунд. Если максимальное значение периода тактовой частоты равно 2.688ns, значение максимальной тактовой частоты равно 1\*10^9 /2.688 Гц.

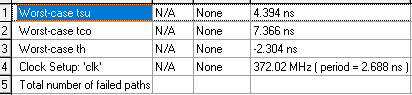


Рисунок 11 — Данные о максимально возможной тактовой частоте схемы

ВЫВОД

При выполнении лабораторной работы были изучен принцип работы с КИХ-фильтром.

. В ходе выполнении было выявлено, точность вычислений на ПЛИС не сильно отличается от других ранее выполненных вычислениях. Но за счет быстродействия выигрывает у остальных.