

| Instruction Mnemonic and Definition Bits 7:5 |                |     |
|--|----------------|-----|
|  |                |     |
| ADD  | -              | 000 |
| SUB  | -              | 001 |
| AND  | -              | 010 |
| NOT  | -              | 011 |
| PUSH   | Load Address   | 100 |
| POP  | Store Address  | 101 |
| JMP  | Jump Addressed | 110 |
| JZ   | Load Direction | 111 |

دستورات این پردازنده به سه دسته تقسیم شده است:

## دستورات محاسباتي منطقى:

- ADD : محتویات دو خانهی بالای استک pop شده حاصل جمع آنها مجددا روی استک push میشود.
- SUB : محتویات دو خانهی بالای استک pop شده حاصل تفریق آنها مجددا روی استک push می شود.
  - AND : محتویات دو خانهی بالای استک pop شده AND آنها مجددا روی استک push میشود.
    - NOT : محتویات خانهی بالای استک pop شده NOT آن مجددا روی استک push می شود.

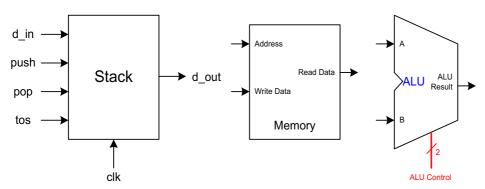
## دستورات دسترسی به حافظه:

- PUSH : این دستور محتویات خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است را روی استک push می کند.
- POP : این دستور محتویات خانهی بالای استک را در خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است pop می کند.

## دستورات پرش:

- این دستور به خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است پرش می کند.
- JZ : این دستور در صورتی که محتویات بالای استک صفر باشد، به خانهای از حافظه که توسط فیلد آدرس دستور مشخص شده است پرش می کند.

برای طراحی این پردازنده component های اصلی زیر را در اختیار داریم.



مسیر داده و واحد کنترل این پردازنده را به صورت چند مرحلهای طراحی کنید. برای تست پردازندهای که طراحی کردید، ابتدا برنامهی زیر را به زبان اسمبلی بنویسید، سپس آن را به زبان ماشین تبدیل کنید و آن را در آدرس ۰ حافظهی دستور لود کرده و اجرا کنید. بدیهی است که باید در حافظهی داده، دادههای مناسب را قرار دهید تا نتیجه اجرای برنامه شما مشخص شود.

برنامهی تست: برنامهای بنویسید که حاصل جمع عناصر یک آرایهی ۵ عنصری با آدرس شروع ۲۵ را به دست آورد.