

SRAM =

Celula de memorie - CBB cu tranzistori MOS sau bipolari

Informația se memorează în bi-stabil

Linia de bit se folosește pt scrierea și citirea în celula de memorie

Linia de selectie reprezintă selecția unui din mulțimea de memorii

Prin activarea acestei linii putem accesa orice celulă de memorie din matrice ce se află pe acestă linie

Citire - se aplică tensiune pe W_b , se deschid Q_1 , Q_6 și permit tensiunii să ajungă pe V_{DD}

Scriere - se reduce potențialul W_b și se folosează un curent adecvat pentru "0" pe linia de bit



