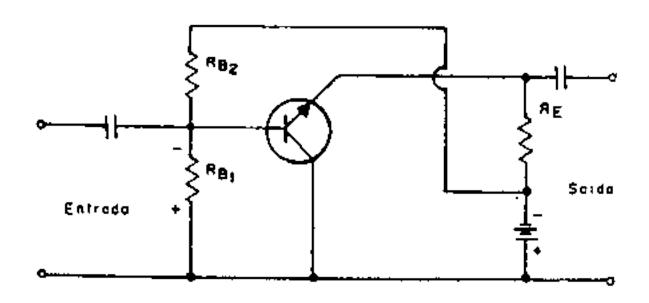


O transistor na figura:

a)	está na configuração de base comum	
ъ)	está na configuração de colector comum	×
٥)	apresenta baixa impedância de entrada	
	appeaenta alta impedância de coldo	_

Nota: O sinal de entrada aplica-se entre base e colector e o sinal de saída obtém-se entre emissor e colector, pelo que o colector é comum à entrada e à saída.

O esquema pode apresentar-se de outro modo



A polarização entre base e colector obtém-se pela queda de tensão em R_{Bl} que torna a base negativa em relação ao colector (polorização inversa).

R_{B2} e R_{B1} constituem um divisor de tensão.