

# **Lucrarea de laborator nr. 1**

**Manoli Alexandru, IS31R**

## **Programa Electronics Workbench**

### **Scopul lucrării:**

1. Obținerea deprinderilor de lucru cu programa EWB (Electronics Workbench).
2. Obținerea deprinderilor de construire a schemelor electrice elementare analogice și numerice cu ajutorul componentelor programei EWB.
3. Obținerea deprinderilor de lucru cu aparatelor de măsură propuse de programa EWB.
4. Studierea diferențelor între circuitele electrice analogice și circuitele electrice numerice.

### **Experimentul nr. 2. Modelarea și cercetarea circuitului analogic RC**

	Parametrii inițiali					Parametrii modificați				
Nr. var.	R, kΩ	C, μF	U, V	f, kHz	DUTY CYCLE	R, kΩ	C, μF	U, V	f, kHz	DUTY CYCLE
12.	6	8	5	10	60 %	17	15	5	5	17 %

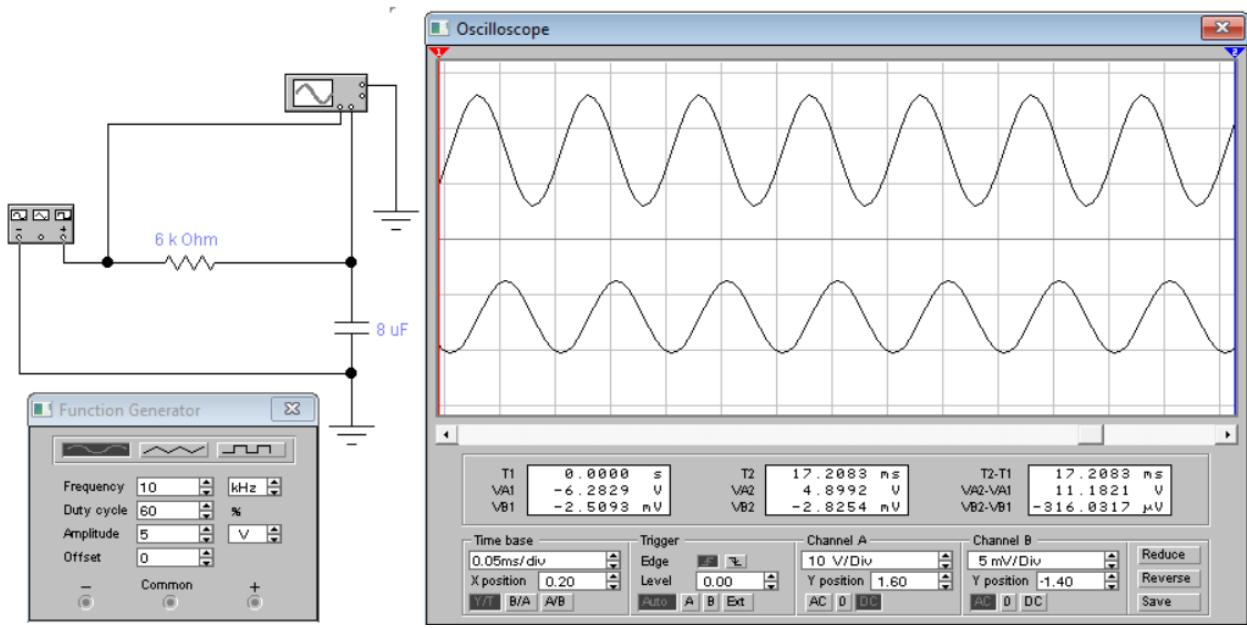


Fig 2. 1. Schema RC (Semnal Sinusoidal, Parametrii initiali)

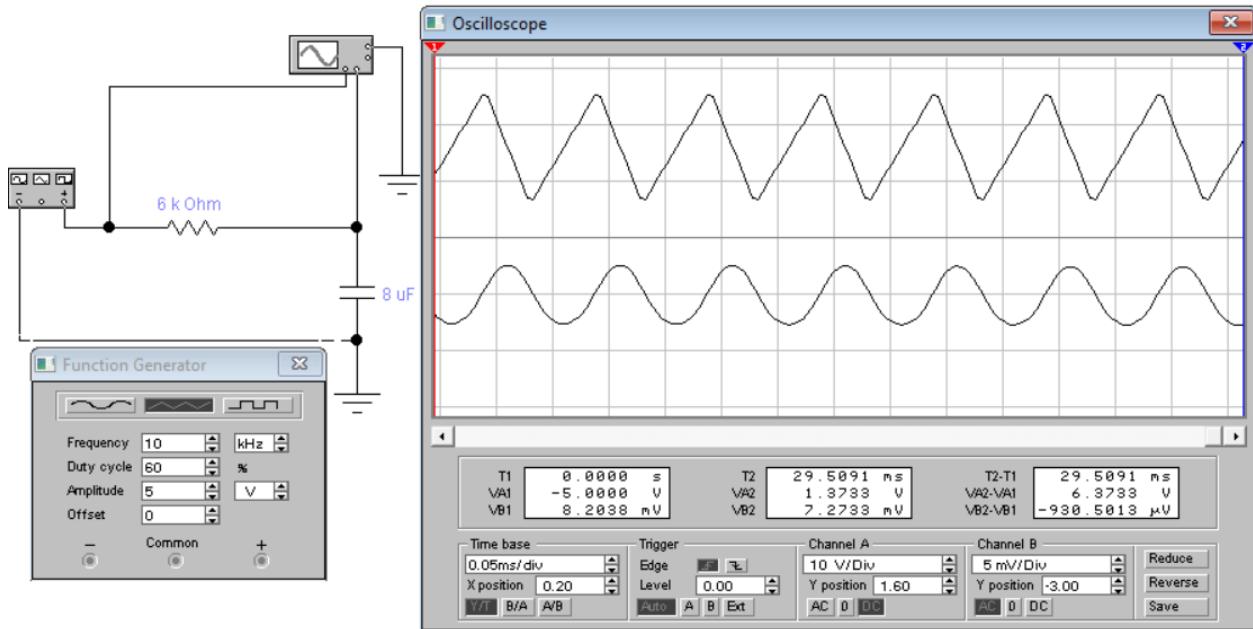


Fig 2. 2.Schema RC (Semnal Triunghiular, Parametrii initiali)

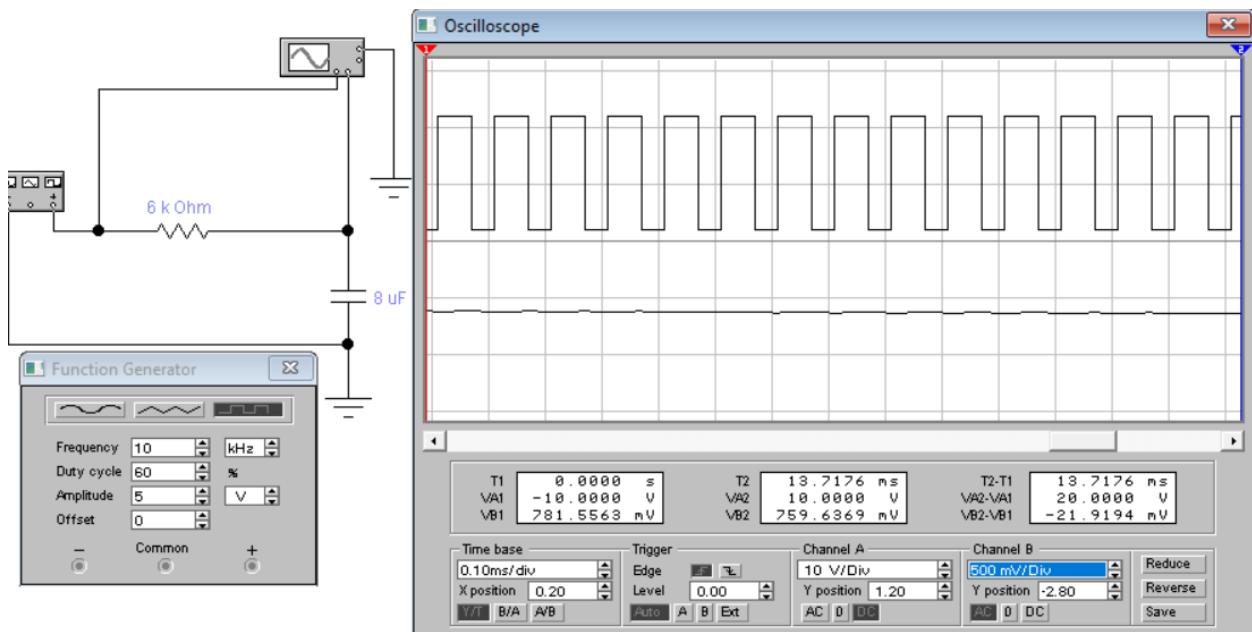


Fig 2. 3. Schema RC (Semnal Dreptunghiular, Parametri initiali)

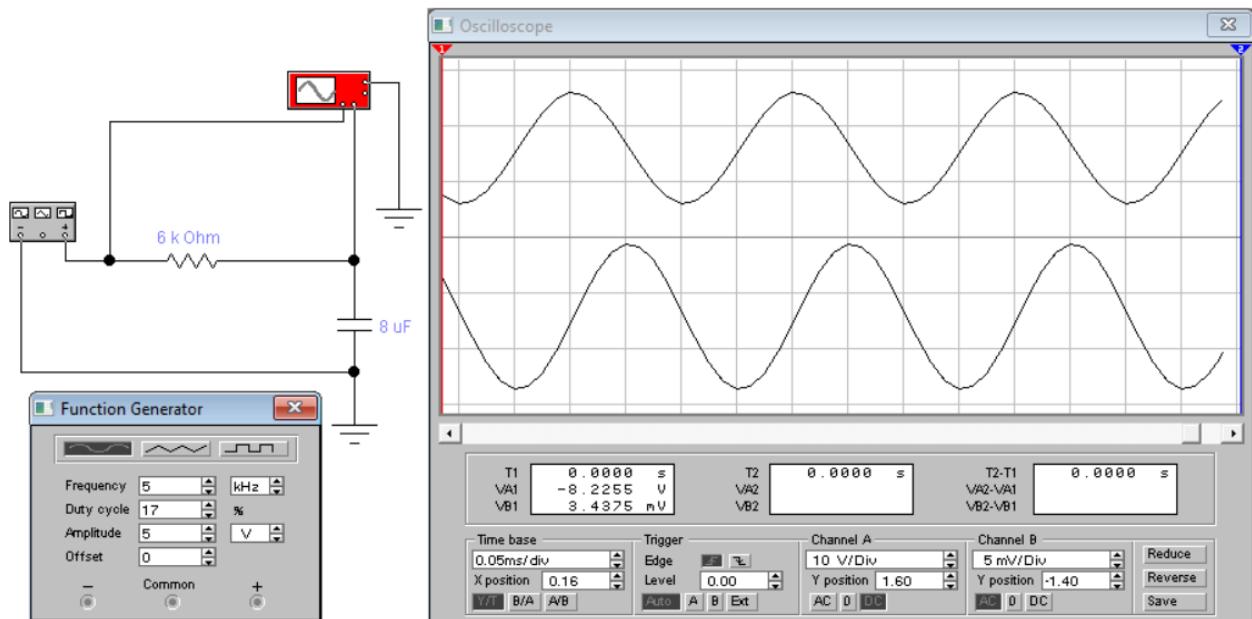


Fig 2. 4. Schema RC (Semnal Sinusoidal, Parametri modificati)

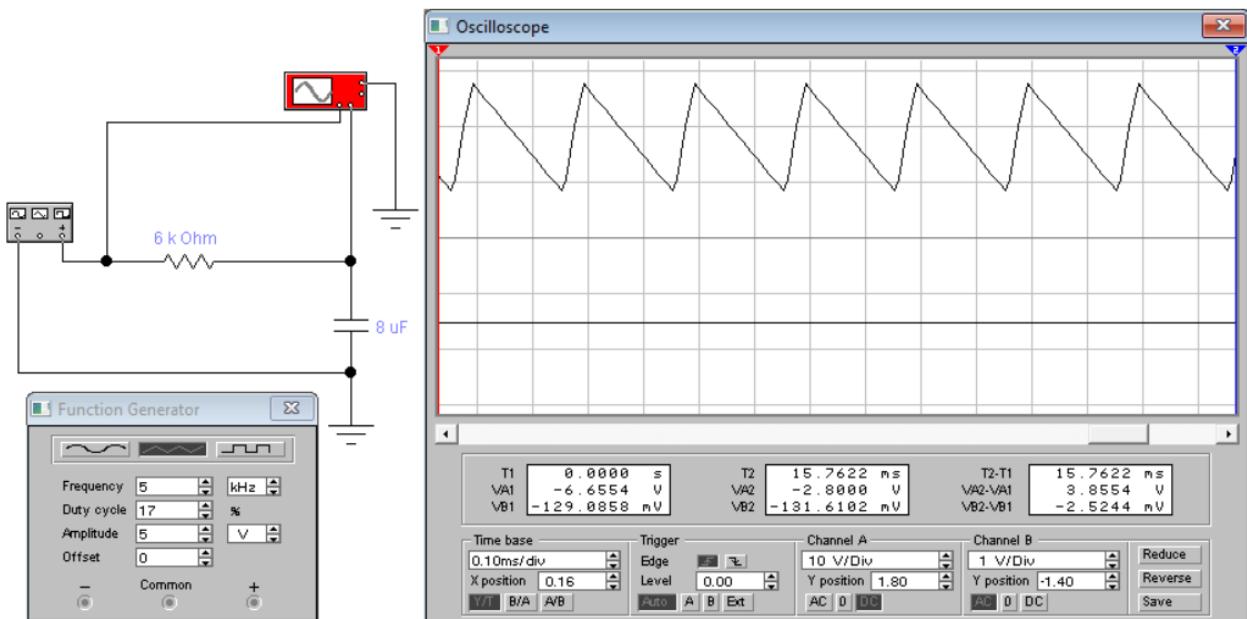


Fig 2. 5. Schema RC (Semnal Triunghiular, Parametri modificati)

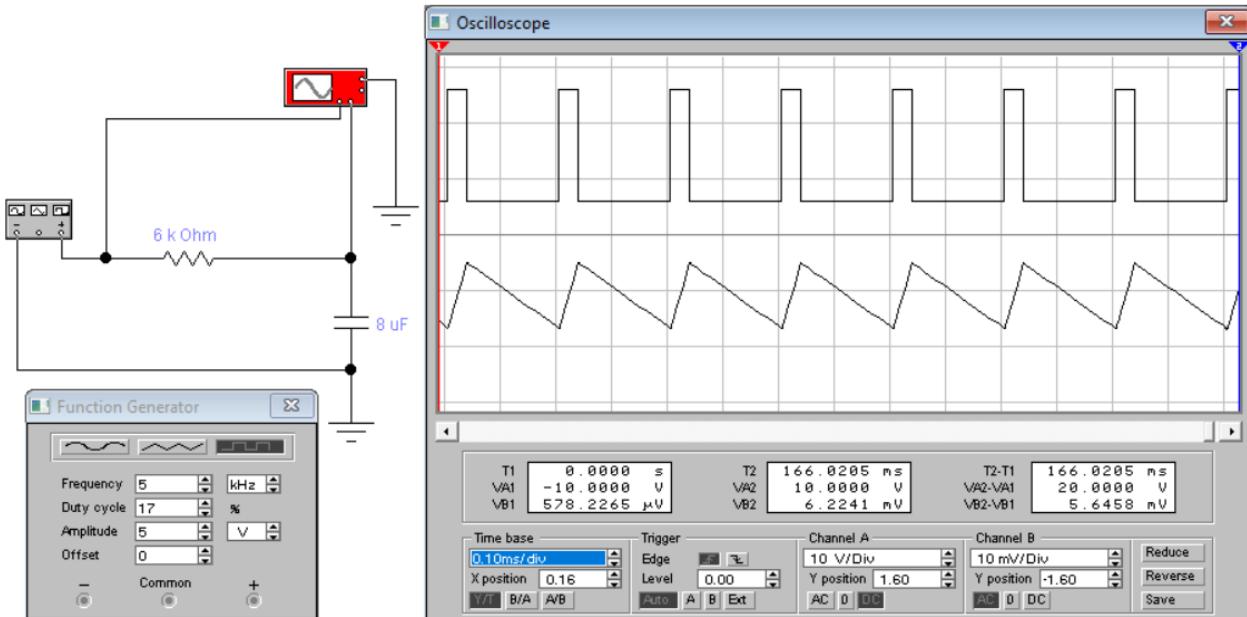


Fig 2. 6. Schema RC (Semnal Dreptunghiular, Parametri modificati)

### Experimental nr. 3. Cercetarea circuitului electric logic (numeric)

Nr d/o	Variabile			Funcții	
	a	b	c	ȘI $a \bar{b} xc$	SAU $\bar{a} + b + c$
0	0	0	0	0	1
1	0	0	1	0	1
2	0	1	0	0	1
3	0	1	1	0	1
4	1	0	0	0	0
5	1	0	1	1	1
6	1	1	0	0	1
7	1	1	1	0	1

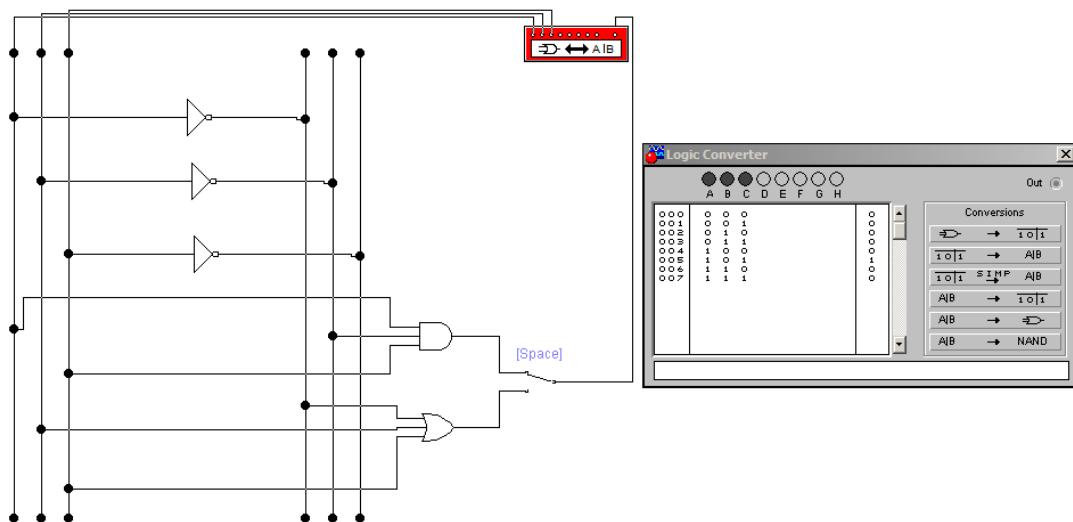


Fig 3. 1. Schema RC ( $a \bar{b} xc$ )

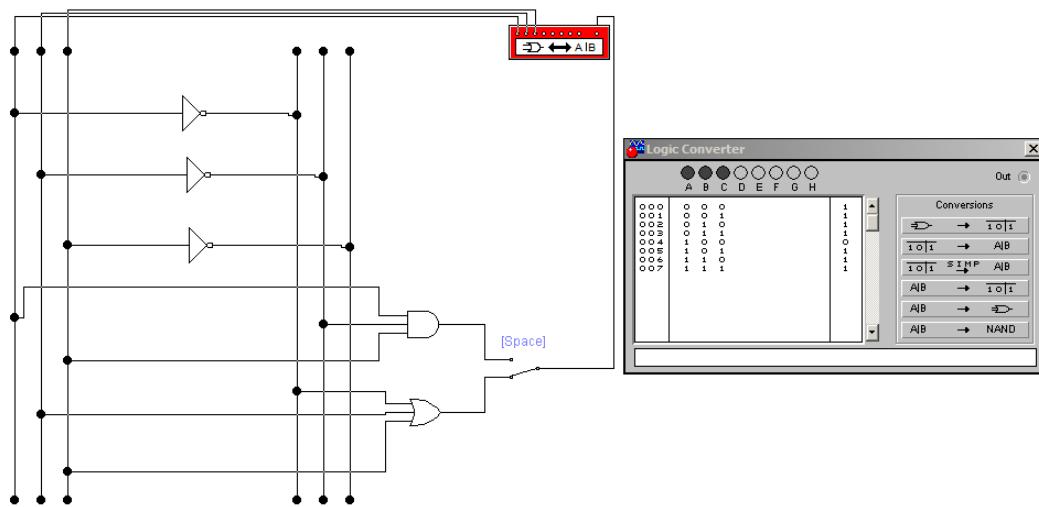


Fig 3. 2. Schema RC ( $\bar{a} + b + c$ )

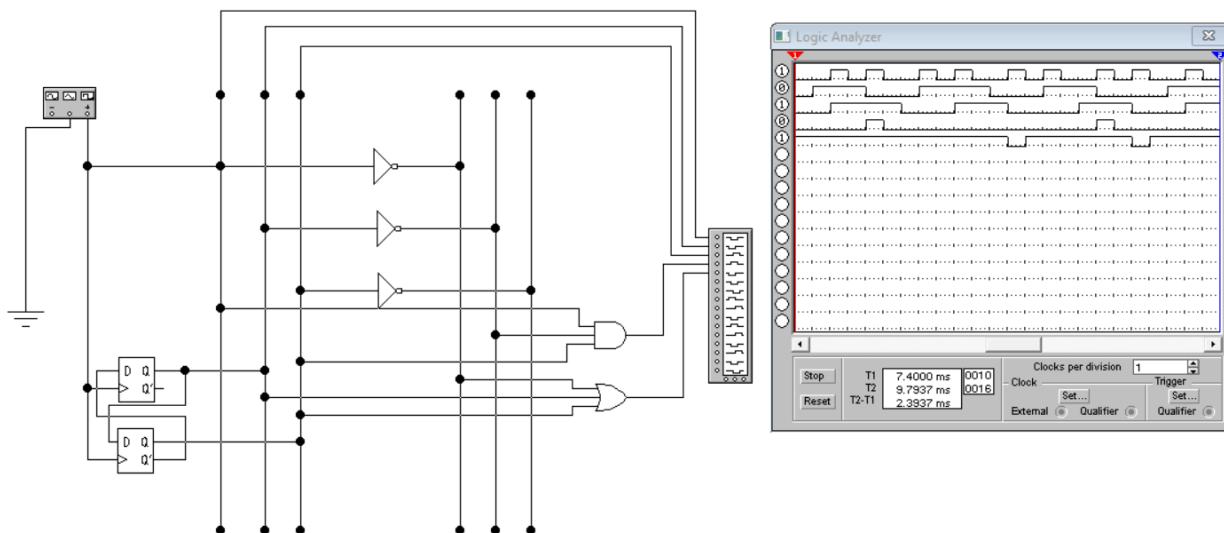


Fig 3. 3. Schema electrică logică (numerică) cu dispozitivul LOGIC ANALYZER.

### Concluzie:

În cadrul acestei lucrări au fost obținute următoarele rezultate:

1. Dobândirea abilităților de utilizare a programului EWB pentru modelarea circuitelor electrice.
2. Crearea schemelor analogice și digitale pentru înțelegerea principiilor lor de funcționare.
3. Utilizarea instrumentelor de măsurare virtuale din EWB pentru analiza parametrilor circuitelor.

4. Compararea circuitelor analogice și digitale pentru evidențierea diferențelor și aplicațiilor lor.

Astfel, obiectivele lucrării au fost atinse, iar competențele dobândite vor fi utile în viitor pentru proiectarea circuitelor electrice.