

Table des matières



- Qu'est-ce qu'une impédance?
- Pourquoi une impédance?
- Où une impédance?
- Quand une impédance?
- Comment une impédance?
- Qui une impédance?

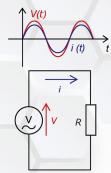


- 1 Pourquoi une impédance?
 - Réflexions sur un circuit ouvert
 - Réflexions sur un circuit ouvert 2
 - Que se passe-t'il?
 - Donc, pourquoi une impédance?
- 2 Comment une impédance?

Différence de phase entre réactances

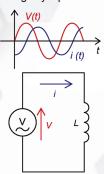


Voltage and current are in phase



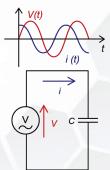
$$i(t) = \frac{V_{max}}{R} \sin \omega t$$

The current lags behind the voltage by a phase of 90°



$$i(t) = \frac{V_{max}}{\omega L} sin\left(\omega t - \frac{\pi}{2}\right)$$

The current leads the voltage by a phase of 90°

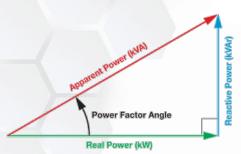


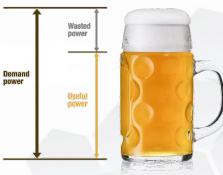
$$i(t) = \omega C V_{max} sin\left(\omega t + \frac{\pi}{2}\right)$$

Power Factor



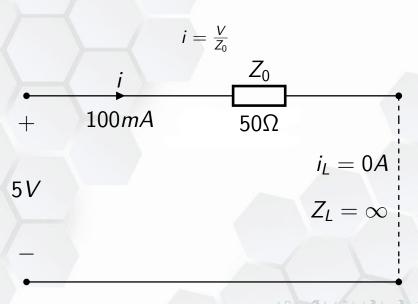
- Ratio du *vrai* power (*kW*) au power *apparent* (*kVA*).
- Avec impédance imaginaire vient puissance imaginaire
- Seule la puissance réelle est utile





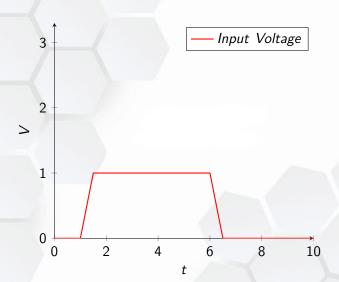
- 1 Pourquoi une impédance?
 - Réflexions sur un circuit ouvert
 - Réflexions sur un circuit ouvert 2
 - Que se passe-t'il?
 - Donc, pourquoi une impédance?
- 2 Comment une impédance?



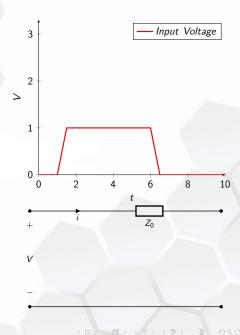


Circuit Ouvert - Onde à envoyer

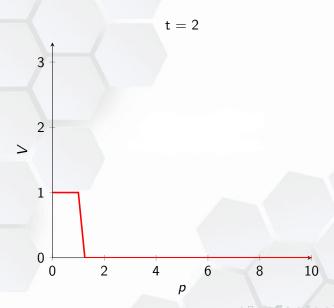




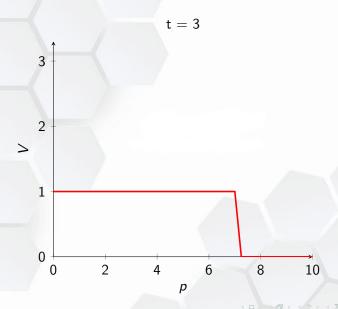
- Impulsion très courte
- (Impulsion fini avant réflexion)
- Circuit ouvert au bout
- Signal réfléchit avec 2x amplitude



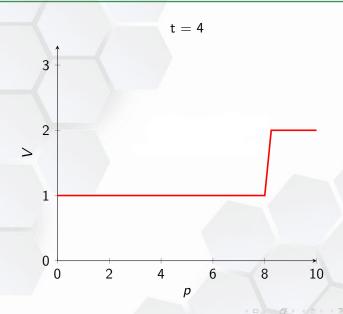




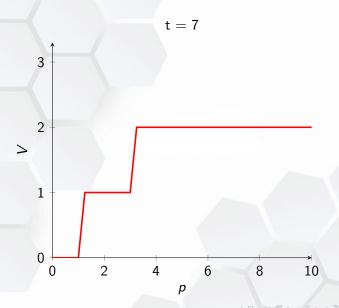




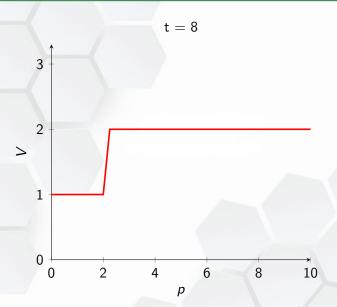






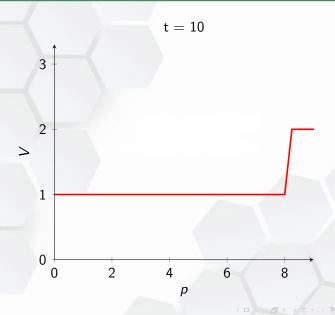




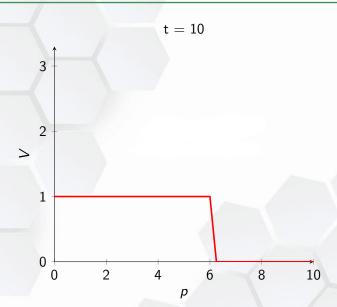


Circuit Ouvert

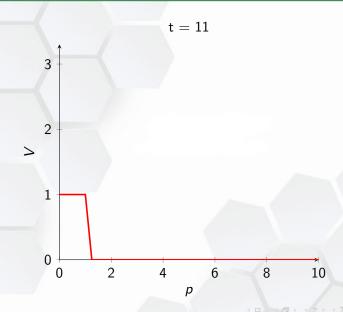




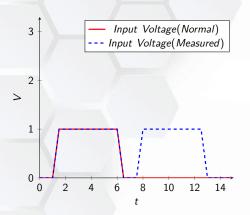


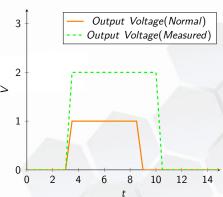








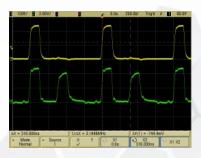




Circuit Ouvert - Oscilloscope

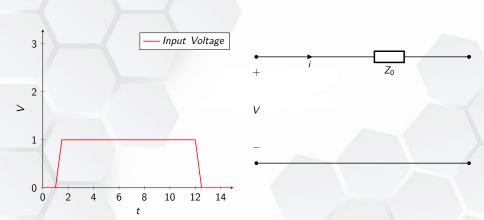


- Oscilloscope à l'entrée
- Réflexion en phase avec signal
- Pulse suivi d'un autre
- Délai = temps aller-retour du signal
- Peut endommager la load

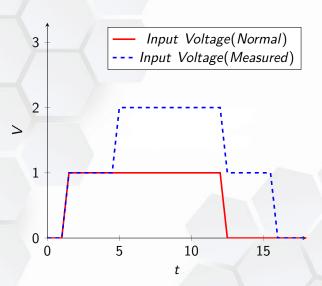


- Pourquoi une impédance?
 - Réflexions sur un circuit ouvert
 - Réflexions sur un circuit ouvert 2
 - Que se passe-t'il?
 - Donc, pourquoi une impédance?
- 2 Comment une impédance?





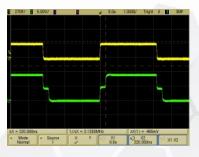




Circuit Ouvert 2 - Oscilloscope



- Oscilloscope à l'entrée
- Pulse plus long
- Délai de propagation ps i pulse
- Peut endommager la load
- Peut endommager la source



- Pourquoi une impédance?
 - Réflexions sur un circuit ouvert
 - Réflexions sur un circuit ouvert 2
 - Que se passe-t'il?
 - Donc, pourquoi une impédance?
- 2 Comment une impédance?

i1-i
$$\Gamma = \frac{V_r}{V_i} = -\frac{I_r}{I_i}$$

$$\Gamma = \frac{Z_L - Z_0}{Z_L + Z_0}$$

i1-
$$\zeta$$
 $\Gamma = \frac{V_r}{V_i} = -\frac{I_r}{I_i}$

$$\Gamma = \frac{Z_L - Z_0}{Z_L + Z_0}$$

$$\Gamma = \frac{Z_L = Z_0}{0} \\
\Gamma = \frac{Z_L + Z_0}{V_r = 0}$$

$$V_r = 0$$

Pas de réflexion!

i1-¿
$$\Gamma = \frac{V_r}{V_i} = -\frac{I_r}{I_i}$$

$$\Gamma = \frac{Z_L - Z_0}{Z_L + Z_0}$$

$$Z_L = Z_0 \ \Gamma = rac{0}{Z_L + Z_0} \ \Gamma = 0 \ V_r = 0$$
Pas de réflexion!

$$Z_L=\infty \ \Gamma=rac{\infty}{\infty} \ \Gamma=1 \ V_r=V_i$$
Même tension réfléchie

i1-
$$\zeta$$
 $\Gamma = \frac{V_r}{V_i} = -\frac{I_r}{I_i}$

$$\Gamma = \frac{Z_L - Z_0}{Z_L + Z_0}$$

$$Z_L = Z_0 \ \Gamma = rac{0}{Z_L + Z_0} \ \Gamma = 0 \ V_r = 0$$
Pas de réflexion!

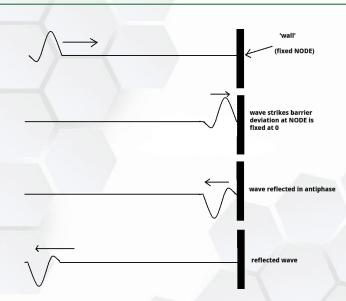
$$Z_L=\infty \ \Gamma=rac{\infty}{\Gamma} \ \Gamma=1 \ V_r=V_i$$

Même tension réfléchie que rentrante

$$Z_L=0$$
 $\Gamma=-rac{Z_0}{Z_0}$
 $\Gamma=-1$
 $V_r=-V_i$
Tension réfléchie négative?

Circuit Fermé - Analogie





Mismatch d'impédance



- Pourquoi une impédance?
 - Réflexions sur un circuit ouvert
 - Réflexions sur un circuit ouvert 2
 - Que se passe-t'il?
 - Donc, pourquoi une impédance?
- 2 Comment une impédance?

Comment une impédance?

- 1 Pourquoi une impédance?
- 2 Comment une impédance?

