

# Дипломна работа

---

КАТЕДРА СИСТЕМИ И УПРАВЛЕНИЕ

---

НА ТЕМА:

## Платформа за безпилотен летателен апарат с четири ротора

*Автор:*

РАФАЕЛ КАЛЪЧЕВ,  
IV курс, № 011217071

*Ръководител:*

гл. ас. д-р Александър Хотмар

*Ръководител на кат. СУ:*

доц. д-р Теофана Пулева

ТЕХНИЧЕСКИ УНИВЕРСИТЕТ  
СОФИЯ

ФАКУЛТЕТ АВТОМАТИКА  
АИУТ



АПРИЛ, 2021

СОФИЯ

## Съдържание

<b>1</b>	<b>Въведение</b>	<b>2</b>
<b>2</b>	<b>Използвана среда и инструменти за разработка на платформата</b>	<b>2</b>
<b>3</b>	<b>Използван хардуер</b>	<b>2</b>
3.1	Микроконтролер . . . . .	2
3.2	Жироскоп и Акселерометър . . . . .	3
3.3	Магнитометър . . . . .	3
<b>4</b>	<b>Архитектура на системата</b>	<b>3</b>
4.1	Конструкция на платформата . . . . .	3
<b>5</b>	<b>Изграждане на системата и решени проблеми</b>	<b>4</b>
5.1	Моделиране . . . . .	4
<b>6</b>	<b>Предложения за надграждане</b>	<b>4</b>
<b>7</b>	<b>Литература</b>	<b>4</b>
<b>8</b>	<b>Приложения</b>	<b>4</b>

## Списък на фигурите

## Списък на таблиците



## Въведение

Този труд се концентрира върху цялостното изграждане на система за управление като предоставя за пример изграждане на "Безпилотна платформа за летателен апарат с четири ротора". Основните неща на които ще бъде наблеганто е изграждането на софтуера от основи за безпилотният летателен апарат. По този начин ще бъде демонстрирано как може да се изгради основа за софтуер за управление на непознат, иновативен контролер, за който не съществуват библиотеки. Целта е да се елиминира интеграцията с матлаб и да се постигне по-добро разбиране на софтуера на системата за управление и това как той работи и работата само с специфични много популярни модули, за които има безброй библиотеки. Ще бъде разгледан начин за инициализиране и управление на периферията, както методи за обработка на данните поступащи от периферията за сформирание на управляващи въздействия.

Избраната система е многомерна и има състояния, които не могат да бъдат измервани директно. Този труд ще демонстрира изграждането на наблюдателя на състоянията на системата, както и неговата имплементация като част от алгоритъма за управление.

Ще разгледаме и т.нар композитна архитектура за да си позволим лесна промяна и конфигурация на софтуера за управление.

Този труд няма да разглежда изграждането на система за управление с помощта на Операционна система за реално време. Изграждането на ОС за реално време ще бъде плът на отделен бъдещ труд. Работата в реално време ще бъде осигурена от софтуера на контролера, но тя няма да бъде разпреселена на отделни "задачи" а ще се управлява от регулярните прекъсвания на раймера съпътствани от проста логика и функции имплементирани по начин, който ще гарантира изпълнение за определеното време.

Ще разгледаме отделните инженерни решения взети по време на работата по проекта и причините довели до тях.

## Използвана среда и инструменти за разработка на платформата

### Използван хардуер

#### Микроконтролер

Микроконтролерът използван за проекта е с ядро с архитектура *ARM Cortex-M4*, произведен от *STMicroelectronics*. Модел *stm32f429ZIT6U*.



## **Жироскоп и Акселерометър**

## **Магнитометър**

## **Архитектура на системата**

Архитектурната част на системата е организирана в три основни части:

Първата част се отнася до дизайна на платформата (физическото оформление), Основните концептуални идеи покрити в физическото оформление, разпределението на хардуера и това как този хардуер ще бъде използван за управлението. Как е свързана системата (хардуерно)

Част втора Архитектура на управлението (помисли за това)

Част трета разглежда софтуерната архитектура на управляващото устройство.

[7]

## **Конструкция на платформата**

Платформата е конструирана от 2 метални П образни профила сключващи прав ъгъл помежду си, имащи пресечна точка в средата. Във края на профилите се намира по един Безчетков Постояннотоков мотор, без обратна връзка. Перките са свързани директно (без трансмисия) за въртящата ос на моторите. Батерията и контролният модул са позиционирани в средата на платформата. Батерията е позиционирана под пресечната точка на профилите. Управляващото устройство е позиционирано над пресечната точка на профилите.

При организиране на хардуера в платформата по този начин центърът на тежестта лежи под пресечната точка на профилите. (Хардуерът е разположен симетрично.. равномерно разпреселение на тежестта, опростява намирането на стационарната точка при линериране...)

## Изграждане на системата и решени проблеми

### Моделиране

### Предложения за надграждане

### Литература

- [1] ARM Limited, *ARM® v7-M Architecture Reference Manual*, ARM, 2018. url: <https://developer.arm.com/documentation/ddi0403/ed>.
- [2] ARM Limited, *Cortex®-M4 Technical Reference Manual (Revision r0p1)*, ARM, 2020. url: <https://developer.arm.com/documentation/100166/0001/>.
- [3] T. Bresciani, „Modelling, identification and control of a quadrotor helicopter“, *MSc theses*, 2008.
- [4] GNU, *GCC Manual, Arm Options*, GNU. url: <https://gcc.gnu.org/onlinedocs/gcc/ARM-Options.html>.
- [5] J. Solà, „Quaternion kinematics for the error-state Kalman filter“, техн. докл., 2017.
- [6] ST Microelectronics, *Errata sheet STM32F427/437 and STM32F429/439 line limitations*, ST Microelectronics, 2021. url: [https://www.st.com/resource/en/errata\\_sheet/es0206-stm32f427437-and-stm32f429439-line-limitations-stmicroelectronics.pdf](https://www.st.com/resource/en/errata_sheet/es0206-stm32f427437-and-stm32f429439-line-limitations-stmicroelectronics.pdf).
- [7] ST Microelectronics, *RM0090 Reference manual STM32F405/415, STM32F407/417, STM32F427/437 and STM32F429/439 advanced ARM®-based 32-bit MCUs*, ST Microelectronics, 2020. url: [https://www.st.com/resource/en/reference\\_manual/dm00031020-stm32f405-415-stm32f407-417-stm32f427-437-and-stm32f429-439-advanced-arm-based-32-bit-mcus-stmicroelectronics.pdf](https://www.st.com/resource/en/reference_manual/dm00031020-stm32f405-415-stm32f407-417-stm32f427-437-and-stm32f429-439-advanced-arm-based-32-bit-mcus-stmicroelectronics.pdf).
- [8] ST Microelectronics, *UM1061 Description of STM32F2xx Standard Peripheral Library*, ST Microelectronics, 2011. url: [https://www.st.com/resource/en/user\\_manual/um1061-description-of-stm32f2xx-standard-peripheral-library-stmicroelectronics.pdf](https://www.st.com/resource/en/user_manual/um1061-description-of-stm32f2xx-standard-peripheral-library-stmicroelectronics.pdf).
- [9] M. Watson, „The design and implementation of a robust ahrs for integration into a quadrotor platform“, *Meng electronic engineering, Department of electronic & electrical engineering*, 2013.

### Приложения