我在 himax 三年半的時間，主要是在負責這個 Tool的開發，這個 Tool 的功能有幾點

第一：如果新的 IC 回來，為了讓 verify 的同事可以對這個 IC 進行操作，這個 Tool 要先作好基本的功能讓他們可以使用，例如說： register read/write 或是燒入 firmware與讀 data 出來。(像如果有一個新的IC 回來，它 MCU 是用 32 or 64 bit 的方式去傳收值，這個 AP 就需要去作資料重整的工作)

第二：其他正在開發 FW 的同仁，也必須使用這個工具來不斷地看觀察裸玻的狀況。有時候，他們會慢慢把某些參數拉出來讓在外出差的同事作調整，這時，他們就需要用這個 Tool 去驗証說，這些參數作了調整之後有沒有它的效果

第三：在外出差、帶新案子的同仁。他們並沒有修改 fw 的能力。如果整機還沒有出來的話，第一步便是先用此 Tool 來作初步的參數設定，等到在裸玻上的 performance 都調得差不多了，再將滙出的 FW 燒到整機的 IC 上。

So let me introduce my working experience in Himax corporation.

This is a important tool for three reason and there are three scenario to use it.

First, if the RDs has finished designed the chip and lay it out on the PCB board. We has to verify the new function of it and measure the power usage while start the chip. Then we has to depend on this tool to communicate with our new chip. In addition, If there are any improvement or modification between the chip and the previous chip, I was asked to understand the difference and try to modify this tool, so that the user could finish verification the new function of the new generation Chip.