



Aprendiz: Rafael Dario Escalante Sandoval

Equipo de proyecto:

Danny Alexander Minota Soto

Cristina Mosquera Rodriguez

Instructor: Andrés Rubiano Cucarian

diagrama de despliegue para caso de estudio y proyecto de software GA4220501095-AA3-
EV03

ANALISIS Y DESARROLLO DE SOFTWARE.

(2977466)

Contenido

Introduccion 3

Diagrama de despliegue 4

Conclusión 6

Fuentes 6

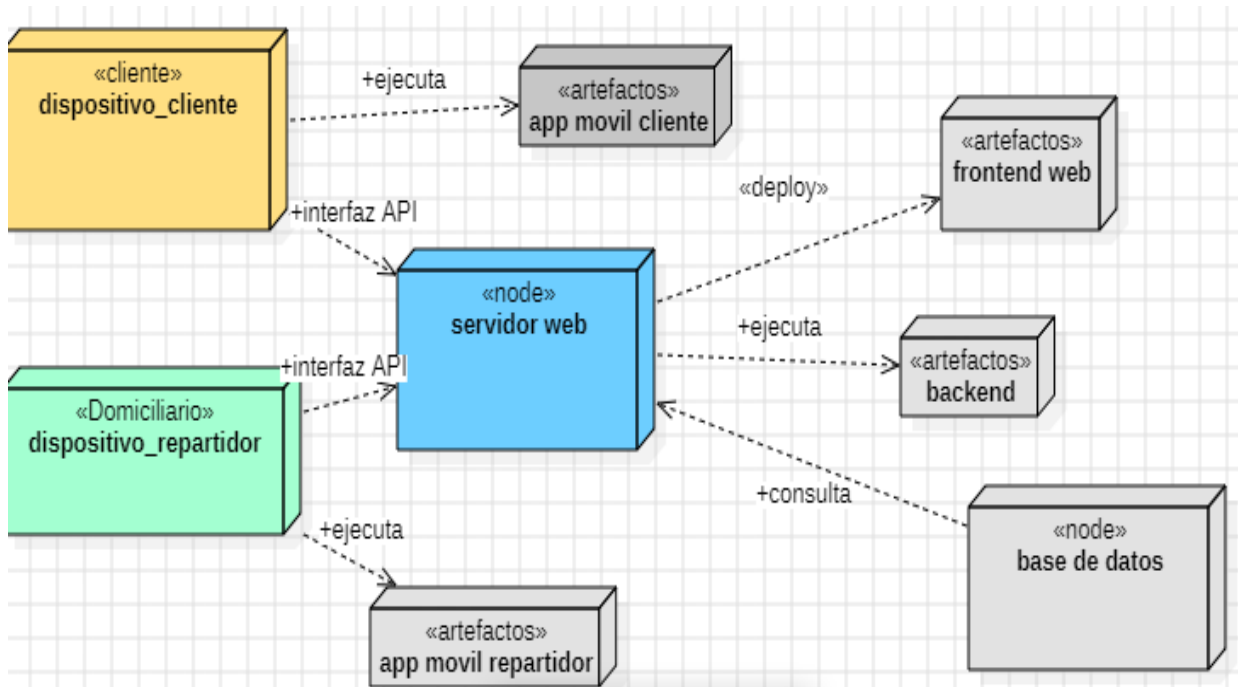
Introduccion

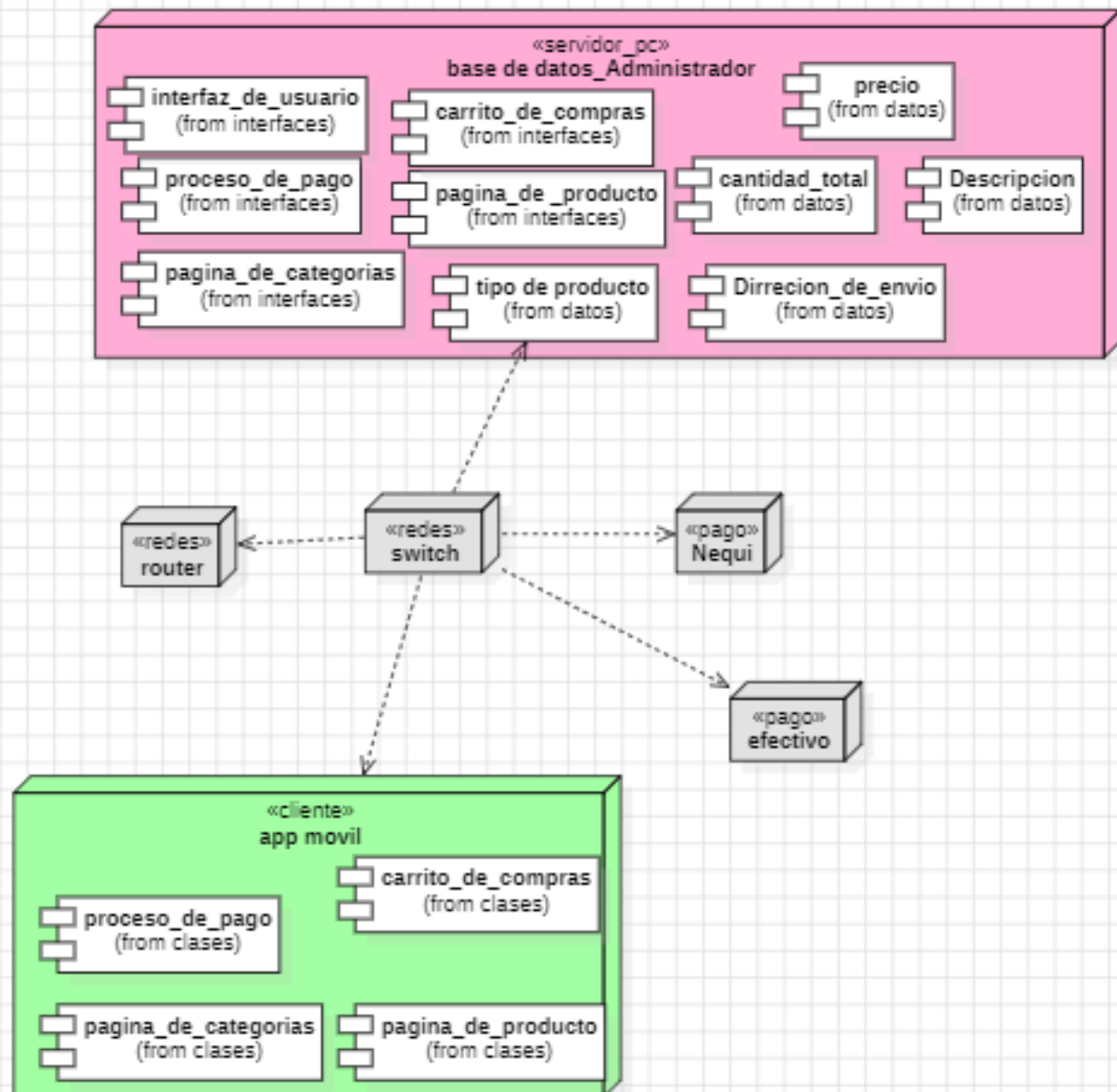
Los Diagramas de Despliegue muestran las relaciones físicas de los distintos nodos que componen un sistema y el reparto de los componentes sobre dichos nodos. La vista de despliegue representa la disposición de las instancias de componentes de ejecución en instancias de nodos conectados por enlaces de comunicación. Un nodo es un recurso de ejecución tal como un computador, un dispositivo o memoria. Los estereotipos permiten precisar la naturaleza del equipo:

- Dispositivos
- Procesadores
- Memoria

Un diagrama de despliegue es un grafo de nodos unidos por conexiones de comunicación. Un nodo puede contener instancias de componentes software, objetos, procesos (caso particular de un objeto). En general un nodo será una unidad de computación de algún tipo, desde un sensor a un mainframe. Las instancias de componentes software pueden estar unidas por relaciones de dependencia, posiblemente a interfaces (ya que un componente puede tener más de una interfaz)

Diagrama de despliegue





Conclusión

La mayoría de las veces el modelado de la vista de despliegue estática implica modelar la topología del hardware sobre el que se ejecuta el sistema. **Los diagramas de despliegue son fundamentalmente diagramas de clases que se ocupan de modelar los nodos de un sistema.** Aunque UML no es un lenguaje de especificación hardware de propósito general, se ha diseñado para modelar muchos de los aspectos hardware de un sistema a un nivel suficiente para que un ingeniero software pueda especificarla plataforma sobre la que se ejecuta el software del sistema y para que un ingeniero de sistemas pueda manejar la frontera entre el hardware y el software cuando se trata de la relación entre **hardware y software se utilizan los diagramas de despliegue para razonar sobre la topología de procesadores** y dispositivos sobre los que se ejecuta el software.

Fuentes

<https://virtual.usalesiana.edu.bo/web/conte/practica/22012/2132.pdf>

<https://youtu.be/n3xKtvnzMjo?si=8RBw3HgFOASYS7yz>