

Instituto Politécnico de Coimbra

Licenciatura em Engenharia Informática

Sistemas Digitais

2º Trabalho Laboratorial

1. Enquadramento

Pretende-se com este trabalho efetuar a implementação de um circuito combinacional com base em circuitos Multiplexer.

2. Procedimento Experimental

- 2.1. Construa a tabela de verdade de um circuito lógico com 4 entradas, cuja saída é colocada a 1 se o número representado pelos quatro bits for um número impar.
- 2.2. Implemente a função lógica proposta com um MUX 8:1 (CI. 74151).

Deve provar que a solução adotada é aquela que envolve menor lógica adicional.

3. Avaliação

A avaliação será efetuada do seguinte modo:

- Tabela de Verdade 20%.
- Garantia de solução com mínima lógica adicional 20%
- Diagrama Lógico e Planta de Montagem 30%
- Montagem 30% (Deverá ser realizada no programa de simulação)

Α	В	C	D	F
	l			

Turma	
Nome :	Nº :

