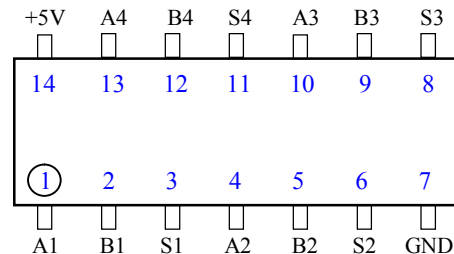


PRÁTICA DE LABORATÓRIO 1 PORTAS LÓGICAS

Nome: _____
Nome: _____
Nome: _____

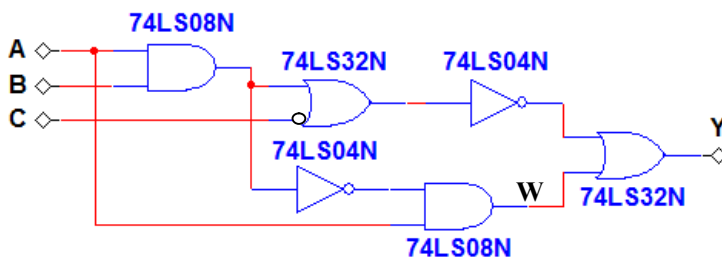
Disciplina CD-24CP	NOTA
Turma 4CP	
30/08/2018	

1. Teste o funcionamento de cada saída dos circuitos integrados 1, 2 e 3 fornecidos. A partir da tabela verdade gerada, para essas saídas, identifique a função lógica desses CIs. Para fazer as conexões, considere o esquema indicado ao lado e use a tabela a seguir para registrar os resultados.



A	B	Circuito Integrado 1				Circuito Integrado 2				Circuito Integrado 3			
		S1	S2	S3	S4	S1	S2	S3	S4	S1	S2	S3	S4
0	0												
0	1												
1	0												
1	1												
Função Lógica													

2. Implemente o circuito proposto abaixo e determine, a partir de ensaio prático, a tabela-verdade para as saídas W e Y . Anote os resultados na tabela ao lado.



A	B	C	W	Y

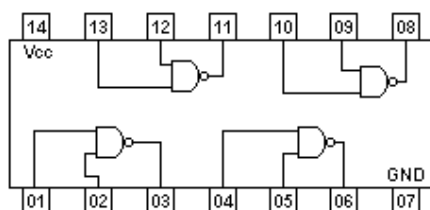
3. Implemente o circuito descrito pela expressão algébrica $S = \overline{\overline{A+B}} + B + [A.C + \overline{D.C}]$. Determine, a partir de ensaio prático, a tabela-verdade para a saída S . Anote os resultados na tabela.

A	B	C	D	S
0	0	0	0	
0	0	0	1	
0	0	1	0	
0	0	1	1	
0	1	0	0	
0	1	0	1	
0	1	1	0	
0	1	1	1	

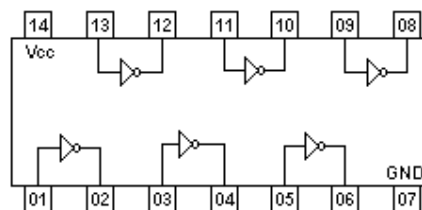
A	B	C	D	S
1	0	0	0	
1	0	0	1	
1	0	1	0	
1	0	1	1	
1	1	0	0	
1	1	0	1	
1	1	1	0	
1	1	1	1	

Anexo - PINAGEM DOS CIRCUITOS INTEGRADOS

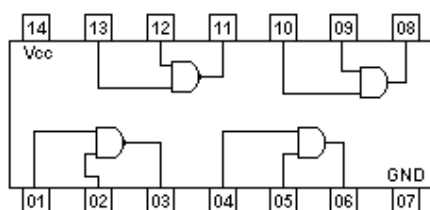
7400 - 04 portas NAND de 02 entradas



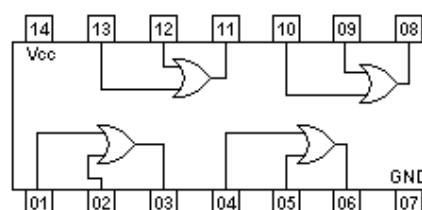
7404 - 06 portas NOT



7408 - 04 portas AND de 02 entradas



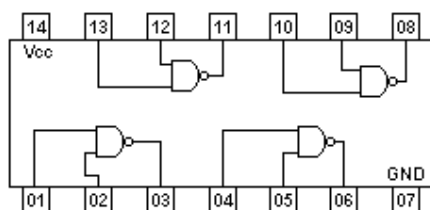
7432 - 04 portas OR de 02 entradas



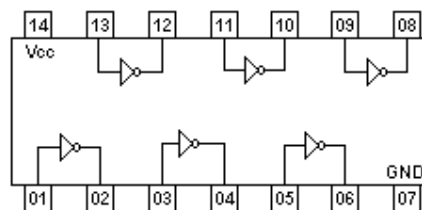
Obs.: Para teste com o módulo Datapool 8810, conecte o Vcc de cada CI à barra “+5V” e o GND à barra “comum”

Anexo - PINAGEM DOS CIRCUITOS INTEGRADOS

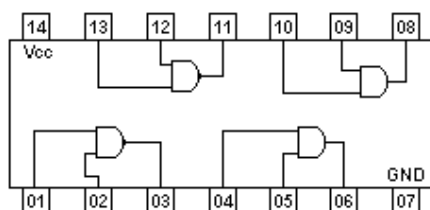
7400 - 04 portas NAND de 02 entradas



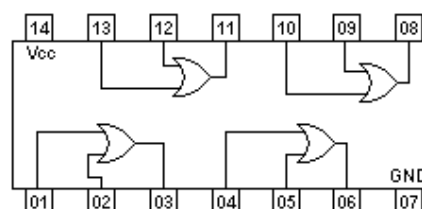
7404 - 06 portas NOT



7408 - 04 portas AND de 02 entradas



7432 - 04 portas OR de 02 entradas



Obs.: Para teste com o módulo Datapool 8810, conecte o Vcc de cada CI à barra “+5V” e o GND à barra “comum”