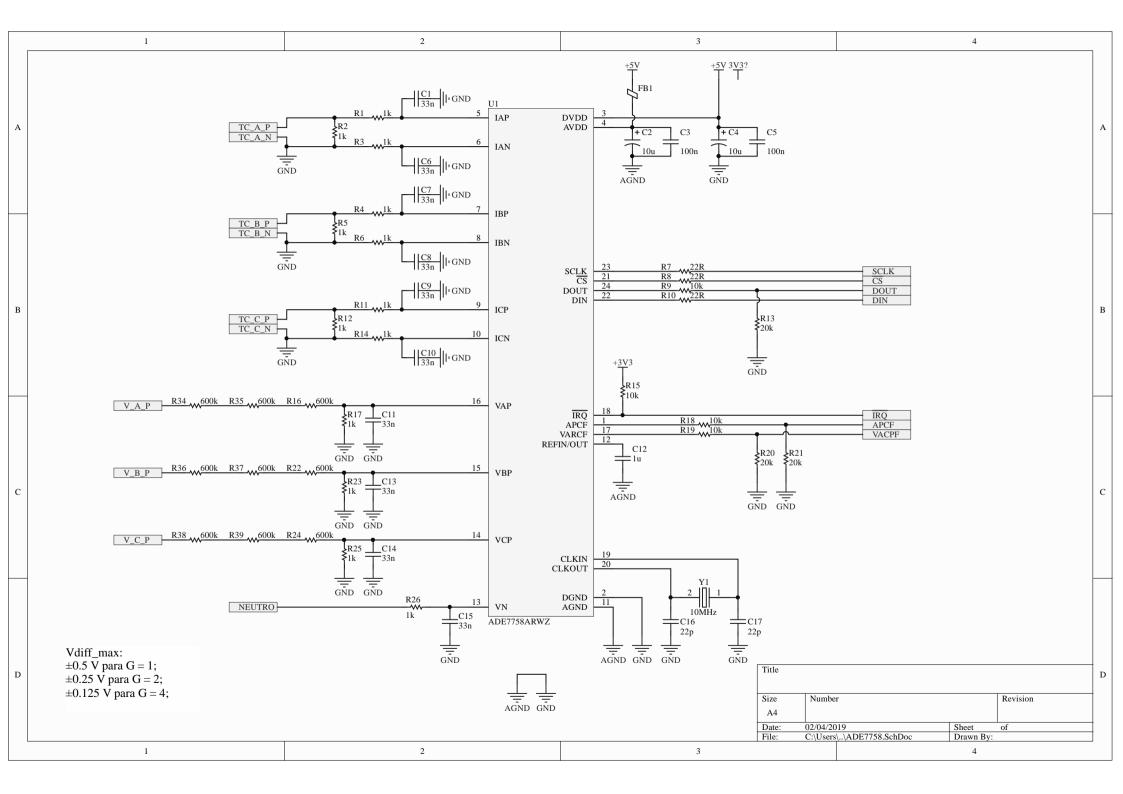
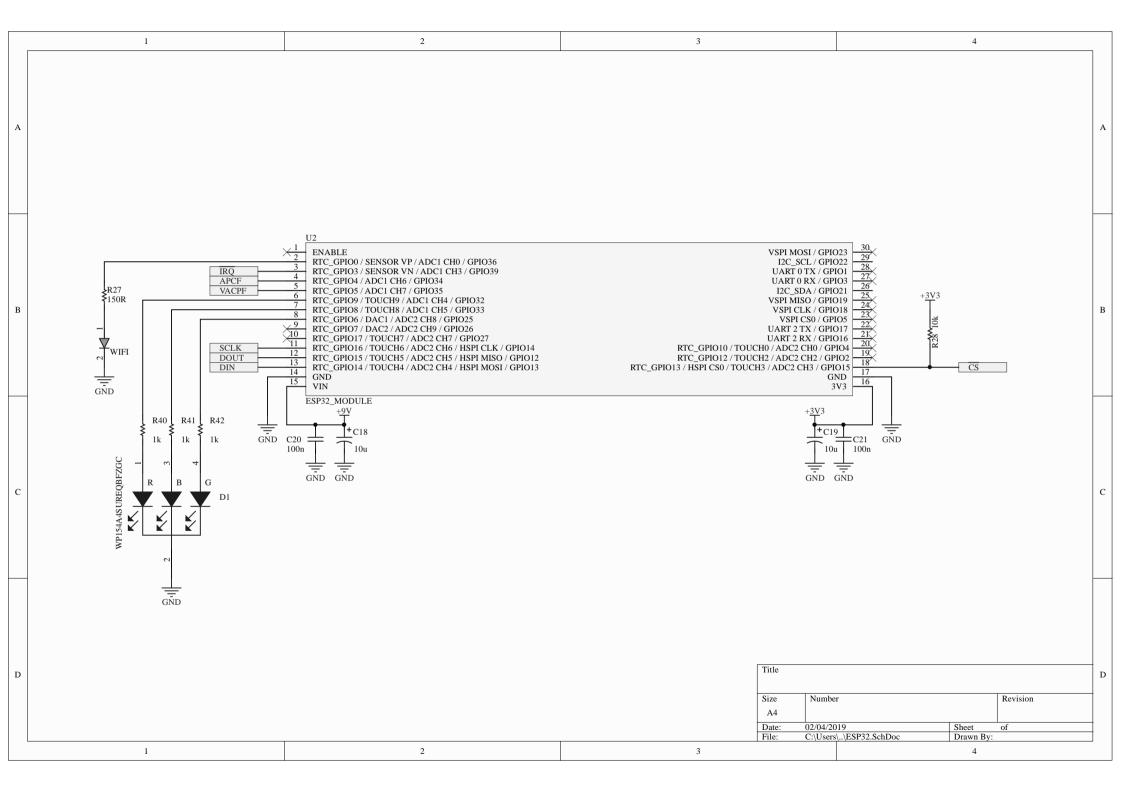


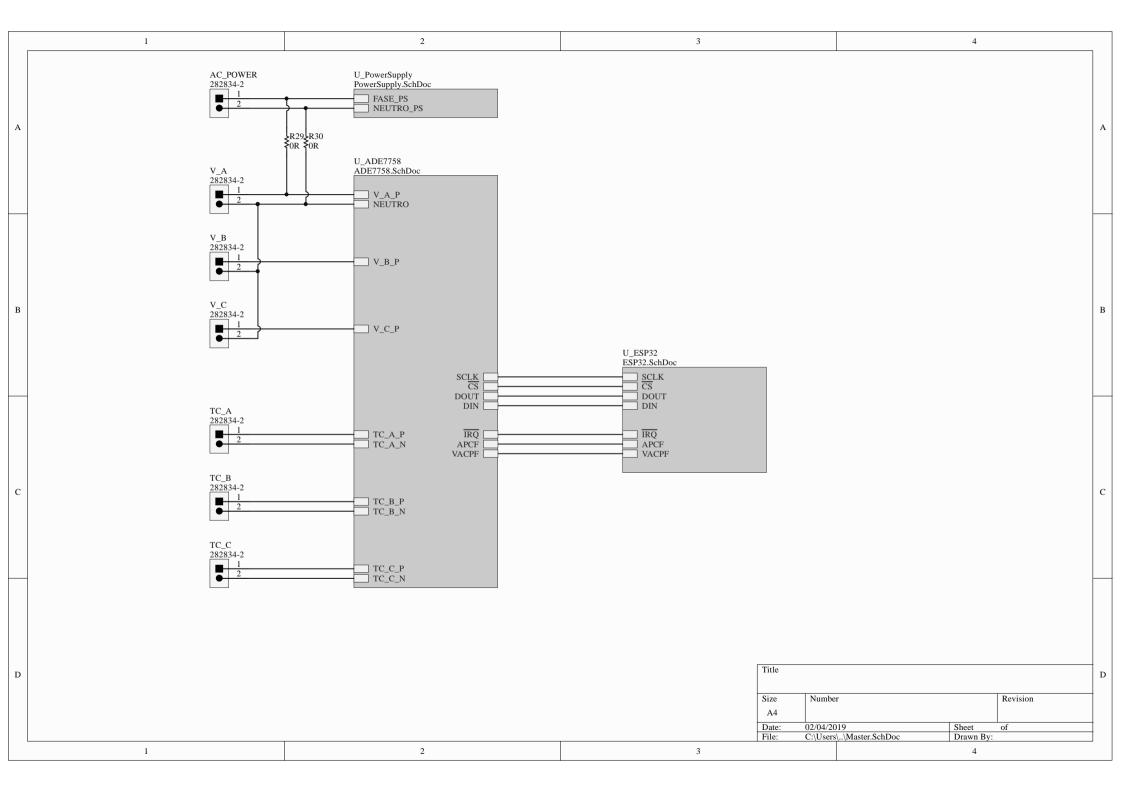


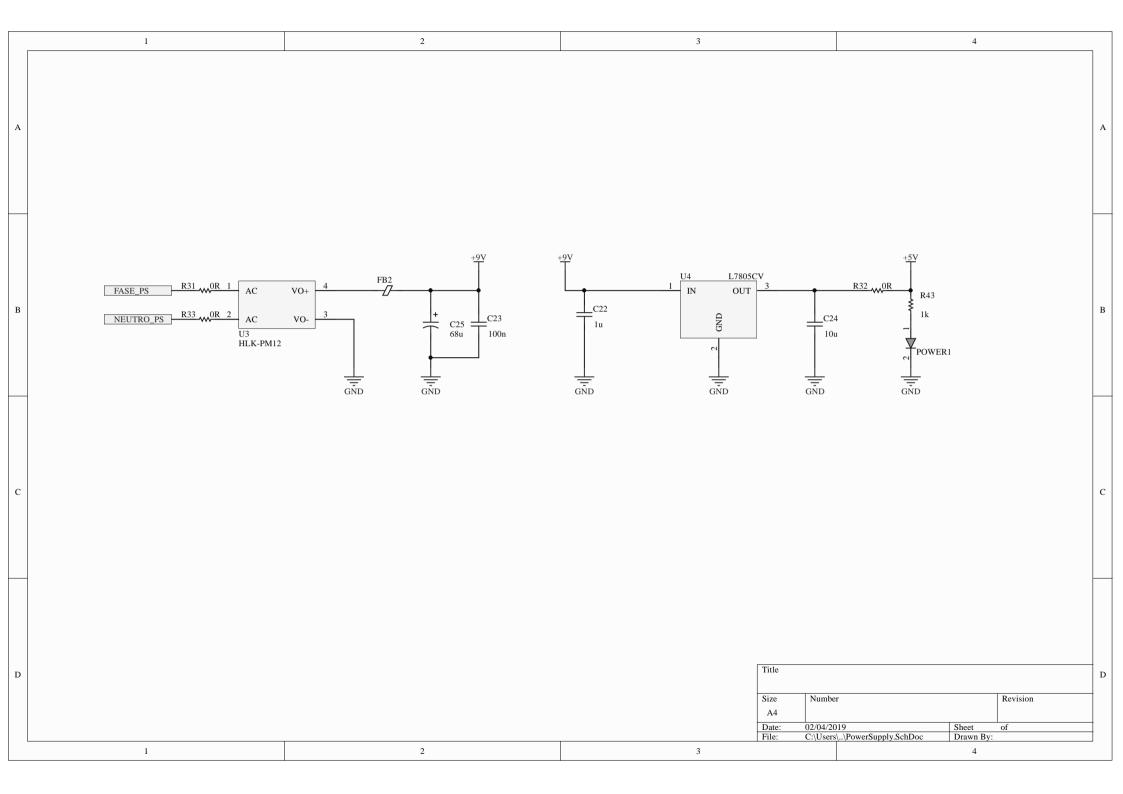
- Acabamentos HASL ou ENIG
- 2) Mascara de Silkscreen: Em ambos os lados: Branco
- 3) Mascara de solda: Em ambos os lados: Verde
- 4) Recortes na PCB: Nao ha
- 5) Controle de impedancia: Nao ha

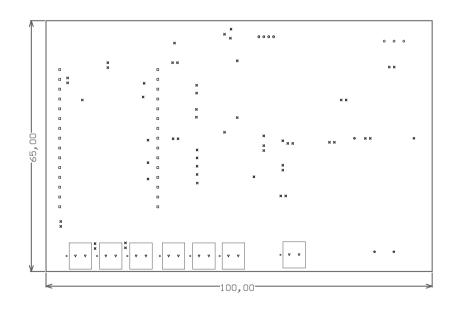
Titulo:	PROJ.			
IoT_EM_ADE7758_v0. Pcb0oc	Projeto: Revisoo: Fobio Basson Fobio Basson foasson@gmal.com fbasson@gmal.com (19) 99781-8115 (19) 99781-8115			
LAYER: Bostosofelpetper Info (.GMI5) Board Outline (.GMI)		Date: 02/04/2019	Versacc 0	Escala:













I) Acabamentos HASL ou ENIG

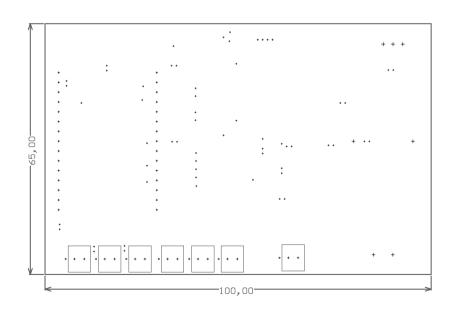
Mascara de Silkscreen:
 Em ambos os lados: Branco

3) Mascara de solda: Em ambos os lados: Verde

4) Recortes na PCB: Nao ha

5) Controle de impedancia: Nao ha

Titulo:	PROJ. Projeto: Revisioo:			
IoT_EM_ADE2758_vQ.PcbDoc	Fobio Basson Fobio Basson fbasson@gmal.com fbasson@gmal.com (19) 99781—8115 (19) 99781—8115			
LAYER: Info (.GMI5)		Data:	Versoo:	Escala:
Board Outline (.GMI)		02/04/2019	0	1:1





I) Acabamentos HASL ou ENIG

Mascara de Silkscreen:
 Em ambos os lados: Branco

3) Mascara de solda: Em ambos os lados: Verde

4) Recortes na PCB: Nao ha

5) Controle de impedancia: Nao ha

Titulo:	_v0.PcbDoc	PROJ. Projeto: Fabio Bassan fbassan@gmal.com (19) 99781-8115	Revisoc: Fobio Basson fbasson@gmal.com (19) 99781—8115			
LAYER: Info (.GMI5)		•		Data:	Versoo:	Escala:
Board Outline	(.GMI)			02/04/2019	0	1:1