

Projeto Final de LSD

Universidade de Aveiro

Guilherme Craveiro, Rafael Pinto



Versão 1

Projeto Final de LSD

Departamento de Eletrónica, Telecomunicações e
Informática

Universidade de Aveiro

Guilherme Craveiro, Rafael Pinto
(103574) gjscraveiro@ua.pt, (103379) rafaelpbpinto@ua.pt

17 de junho de 2021

Resumo

Este relatório tem como objetivo explicar o funcionamento da máquina automática de oferta de produtos desenvolvida no nosso projeto. Para que a máquina funcionasse foi necessário a implementação de código em VHSIC Hardware Description Language (VHDL) e procedeu-se vários testes e à análise dos mesmos.

Índice

1	Introdução	1
2	Metodologia	2
2.1	Exemplos	2
2.1.1	Utilização de acrónimos	2
2.1.2	Referências bibliográficas	2
3	Resultados	3
4	Análise	4
5	Conclusões	5

Capítulo 1

Introdução

VHDL é uma linguagem usada para modelar o comportamento e a estrutura de sistemas digitais em, por exemplo, Field Programmable Gate Array (FPGA). De forma muito resumida, FPGA é uma matriz de blocos lógicos interligados de modo inteligente que podem ser reprogramados para a aplicação desejada.

Capítulo 2

Metodologia

Descreve os métodos utilizados para obtenção de resultados.

Neste esqueleto de relatório aproveitamos este capítulo para exemplificar como se usam alguns elementos de L^AT_EX.

2.1 Exemplos

2.1.1 Utilização de acrónimos

Esta é a primeira invocação do acrónimo Universidade de Aveiro (UA). E esta é a segunda: UA.

Outras duas referências a Mestrado Integrado em Engenharia de Computadores e Telemática (MIECT) e MIECT.

2.1.2 Referências bibliográficas

Informação relativa à estrutura formal de um relatório pode ser obtida na página do Grey Literature International Steering Committee (GLISC)**glisc**.

Como foi apresentado na Subsecção 2.1.1...

Capítulo 3

Resultados

Descreve os resultados obtidos.

Capítulo 4

Análise

Analisa os resultados.

Capítulo 5

Conclusões

Apresenta conclusões.

Contribuições dos autores

Resumir aqui o que cada autor fez no trabalho. Usar abreviaturas para identificar os autores, por exemplo AS para António Silva. No fim indicar a percentagem de contribuição de cada autor.

Acrónimos

UA Universidade de Aveiro

MIECT Mestrado Integrado em Engenharia de Computadores e Telemática

GLISC Grey Literature International Steering Committee

VHDL VHSIC Hardware Description Language

FPGA Field Programmable Gate Array