Sesión 3: Diseño de un circuito combinacional.

ESTUDIO PREVIO

S1	S0	Significado		
0	0	Х		
0	1	Papel		
1	0	Piedra		
1	1	Tijera		

Seguiremos el criterio de la tabla, donde cada jugador deberá presionar un pulsador (por lo cual, habrá tres entradas E2, E1 y E0), y donde la salida de cada decodificador es S1 y S0.

En esta parte habrá dos CODIFICADORES, y en cada uno de estos bloques se convertirán las tres entradas procedentes de los pulsadores en un código binario de dos bits (S1 y S0).

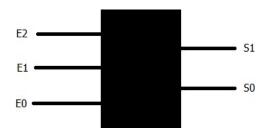


Tabla de verdad del bloque CODIFICADOR.

E2	E1	E0	S1	S2	Posición
0	0	0	0	0	0
0	0	1	1	1	1
0	1	0	1	0	2
0	1	1	0	0	3
1	0	0	0	1	4
1	0	1	0	0	5
1	1	0	0	0	6
1	1	1	0	0	7

Las salidas de cada uno de los dos bloques CODIFICADORES se conectarán a un bloque de LÓGICA de RESULTADOS. Este bloque tendrá 4 entradas (dos para las salidas del bloque codificador del primer jugador y otras dos para las salidas del bloque codificador del segundo jugador).

Tabla de verdad del bloque LÓGICA DE RESULTADOS.

S3	S2	S1	S0	Jugador1	Jugador2	Posición
0	0	0	0	0	0	0
0	0	0	1	0	0	1
0	0	1	0	0	0	2
0	0	1	1	0	0	3
0	1	0	0	0	0	4
0	1	0	1	1	1	5
0	1	1	0	1	0	6
0	1	1	1	0	1	7
1	0	0	0	0	0	8
1	0	0	1	0	1	9
1	0	1	0	1	1	10
1	0	1	1	1	0	11
1	1	0	0	0	0	12
1	1	0	1	1	0	13
1	1	1	0	0	1	14
1	1	1	1	1	1	15

Mapas de Karnaugh del bloque CODIFICADOR.

Map

 \overline{C}
 C

 \overline{A}.\overline{B}
 0
 1

 \overline{A}.\overline{B}
 1
 0

 A.\overline{B}
 0
 0

 A.\overline{B}
 0
 0

Map Layout

C C A.B 0 1 A.B 2 3 A.B 6 7 A.B 4 5

Groups

(1) A.B.C (2) A.B.C

 $y = \overline{A}.\overline{B}.C + \overline{A}.B.\overline{C}$

Map

 \overline{C} C $\overline{A}.\overline{B}$ 0 1 $\overline{A}.B$ 0 0 A.B 0 0 $A.\overline{B}$ 1 0

Map Layout

 $\begin{array}{cccc} \overline{C} & C \\ \overline{A}.\overline{B} & 0 & 1 \\ \overline{A}.B & 2 & 3 \\ A.B & 6 & 7 \\ A.\overline{B} & 4 & 5 \end{array}$

Groups

(1) \(\overline{A}.\overline{B}.C\) (4) \(A.\overline{B}.\overline{C}\)

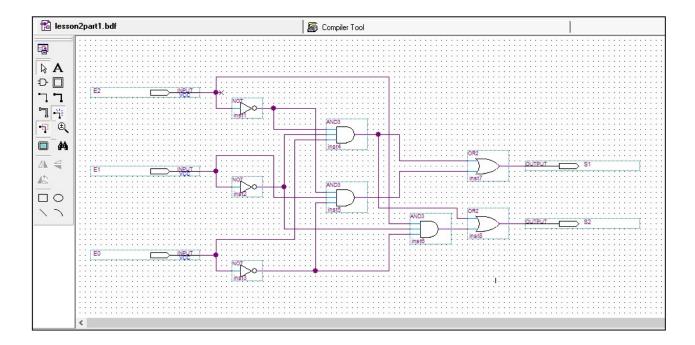
 $y = \overline{A}.\overline{B}.C + A.\overline{B}.\overline{C}$

Función salida
$$1(S1) = ABC + ABC$$

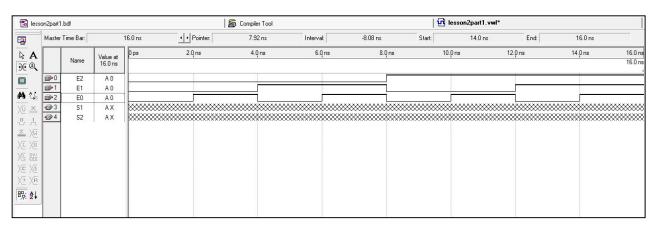
E2 = A E1 = B E0 = C

Función salida $2(S2) = ABC + ABC$

Esquema del circuito simplificado del bloque CODIFICADOR mediante puertas lógicas.



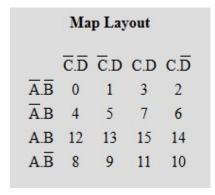
Simulación del bloque CODIFICADOR en el que se demuestra el correcto funcionamiento del circuito.

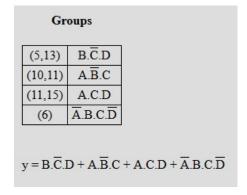


less	on2part1.	bdf			│ 🜆 Compiler Tool		🖸	lesson2part1.vwf					1
	Master	Time Bar:		16.0 ns	↓ ▶ Pointer:	7.78 ns	Interval:	-8.22 ns	Start:	14.0 ns	End:	16.0 ns	
₽ PE ®		Name	Value at 16.0 ns	0 ps	2.0 ns	4.0 ns	6.0 ns	8.0 ns	10.0 r	is	12.0 ns	14.0 ns	16.0 ns
■	▶ 0 ▶ 1 ▶ 2 ♦ 3 ♦ 4	E2 E1 E0 S1 S2	A1 A1 A1 A0 A0										

Mapas de Karnaugh del bloque LÓGICA DE RESULTADOS.

Мар						
	$\overline{C}.\overline{D}$	C.D	C.D	C.D		
$\overline{A}.\overline{B}$	0	0	0	0		
Ā.B	0	1	0	1		
A.B	0	1	1	0		
A.B	0	0	1	1		





	Map						
	$\overline{C}.\overline{D}$	C.D	C.D	$C.\overline{D}$			
$\overline{A}.\overline{B}$	0	0	0	0			
A.B	0	1	1	0			
A.B	0	0	1	1			
A.B	0	1	0	1			

Groups
$$(5,7) \quad \overline{A}.B.D$$

$$(7,15) \quad B.C.D$$

$$(10,14) \quad A.C.\overline{D}$$

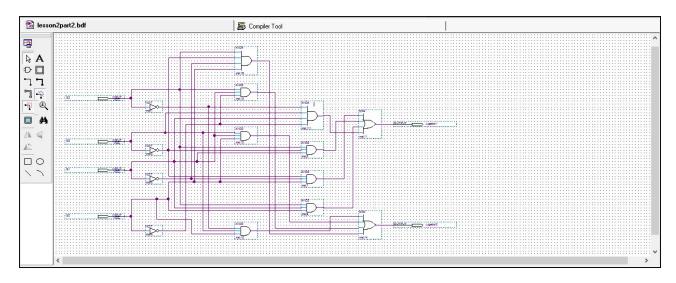
$$(9) \quad A.\overline{B}.\overline{C}.D$$

$$y = \overline{A}.B.D + B.C.D + A.C.\overline{D} + A.\overline{B}.\overline{C}.D$$

Función salida 1 (S1) =
$$BCD + ABC + ACD + ABCD$$

Función salida 2 (S2) = $ABD + BCD + ACD + ABCD$

Esquema del circuito simplificado del bloque LÓGICA DE RESULTADOS mediante puertas lógicas.



Simulación del bloque LÓGICA DE RESULTADOS en el que se demuestra el correcto funcionamiento del circuito.

