

MINISTÉRIO DA EDUCAÇÃO

INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA CURSO DE GRADUAÇÃO EM ENGENHARIA ELETRÔNICA PROFESSOR: FERNANDO PEDRO HENRIQUES DE MIRANDA

Eletrônica Digital II

Projeto 2 - Relógio Digital

Objetivo: Desenvolver um projeto que agregue os conceitos conhecidos nas aulas práticas de Eletrônica Digital II.

Material Necessário: - 01 x Placa de desenvolvimento didática de FPGA (Altera – DE10-Lite).

1) Requisitos do projeto:

Deverá ser projetado na placa de desenvolvimento didática um relógio digital que forneça de forma correta as horas, minutos e segundos, sendo que seus caracteres devem conter as informações indicadas na figura abaixo.

O sistema projetado deverá conter um botão para zerar os segundos, um botão de ajuste dos minutos e horas do relógio.

Quaisquer mudanças de requisitos para o projeto em questão deverão ser consultados previamente pelo professor.



Figura – Caracteres com as informações para o display 16x2 referente ao projeto.