

4. (1) 源操作数  $0x12$  是立即数却没有加“\$”,

(2) 源操作数  $\%ax$  长度是16却用了后缀“b”,

(3) 目的操作数  $\%x10$  是立即数,

(4) 源操作数  $\%x10$  长度不止16位却用了后缀“w”,

(5) 目的操作数地址  $\%di$  的长度是8,

(6) 源操作数  $\%bx$  (8位) 和目的操作数  $\%eax$  (32位) 长度不同,

(7) 目的操作数  $\%ecx$  所示寄存器不存在,

(8) 源操作数 8 ( $\%ebp$ ), 4) 没有地址寄存器.

5. src\_type dst\_type 机器码表示

char int movsbl  $\%al, (\%edx)$

int char movb  $\%al, (\%edx)$

int unsigned movl  $\%eax, (\%edx)$

short int movswl  $\%ax, (\%edx)$

unsigned char unsigned movzbl  $\%al, (\%edx)$

char unsigned movzbl  $\%al, (\%edx)$

int int movl  $\%eax, (\%edx)$

6.  $xptr: R[ebp] + 8$ ,  $ypr: R[ebp] + 12$ ,  $zpr: R[ebp] + 16$ .

(2) void func (int \*  $xpr$ , int \*  $ypr$ , int \*  $zpr$ ) {

int tempX = \*  $xpr$ ;

int tempY = \*  $ypr$ ;

int tempZ = \*  $zpr$ ;

\*  $ypr$  = tempX;

\*  $zpr$  = tempY;

\*  $xpr$  = tempZ;

}

15. while ( $x \neq 0$ ) {  $y = y \wedge x$ ;  $x = x \gg 1$ ; } return  $y \& 0x1$ .



函数返回的值是  $(x \wedge x \gg 1 \wedge x \gg 2 \wedge \dots) \& 0x1$

其中异或操作用于计算  $x$  中非零位的个数。

若二进制串  $x$  中 1 的个数为奇数则返回 1，为偶数则返回 0。

17. unsigned int test (char a, unsigned short b, unsigned short c, short \* p);

24. 由汇编代码可知  $a[i][j]$  位置 (地址) 为  $a[0][0] + 7 \cdot i + j$

$b[i][j]$  地址为  $b[0][0] + 5 \cdot j + i$ 。则  $M=5, N=7$ 。

25. 结构 node 所需存储空间有  $4 + (4+4) + 4 = 16$  字节。

成员  $p, s.x, s.y$  和  $next$  的偏移地址分别为 0, 4, 8 和 12。

12)  $np \rightarrow \text{Info}$  中缺失的表达式应为:

$np \rightarrow s.x = np \rightarrow s.y; \quad np \rightarrow p = \&(np \rightarrow s.x); \quad np \rightarrow \text{next} = np;$

28. c d i s p l a v

0 8 16 20 24 28 32 40

结构中  $d$  和  $g$  按 8 字节边界对齐，则结构总大小为 48 字节。

将成员按从大到小顺序排列所占空间最小，则可调整为

struct { double d; long long g; int i; char \* p;

long l; void \* v; short s; char c; } test;

每个成员的偏移量为:

d g i p l v s c

0 8 16 20 24 28 32 34 结构总大小为 40 字节。

31. 1. movl 8(%ebp), %edx // 将  $x$  送入  $EDX$

2. movl 12(%ebp), %ecx // 将  $k$  送入  $ECX$

3. movl \$255, %esi // 将 255 送入  $ESI$

4. movl \$-2147483648, %edi // 将  $0x80000000$  送入  $EDI$

5. .l31

6. movl %edi, %eax // 将  $i$  送入  $EAX$

7. andl %edx, %eax // 将  $i \& x$  送入  $EAX$



```

8 xorl %eax, %esi    // 将 val ^ (i & x) 送入 ESI
9 movl %ecx, %ebx    // 将 k 送入 EBX
10 shrl %bl, %edi     // 将 i >> k (逻辑右移) 送入 EDI
11 testl %edi, %edi
12 jne L3            // 若 i ≠ 0, 则跳转到 L3
13 movl %esi, %eax    // 将 ESI 中值送入 EAX

```

(2) 参数  $x$  和  $k$  分别存放在寄存器  $EDX$  和  $ECX$  中。

局部变量  $val$  和  $i$  分别存放在寄存器  $ESI$  和  $EDI$  中。

(3) 局部变量  $val$  和  $i$  的初始值分别为  $0x11$  和  $0x80000000$ 。

(4) 循环终止条件是  $i=0$ , 循环控制变量每循环一次逻辑右移一位。

```

15 int lproc(int x, int k) {
    int val = 255;
    int i;
    for (i = 0x80000000; i != 0; i = unsigned(i) >> k)
        val ^= x;
    return val;
}

```

83. 在  $n1.pbr$ ,  $n1.data1$ ,  $n2.data2$ ,  $n2.next$  的偏移量分别是 0, 4, 0, 4。

(2)  $node$  类型是大小为 8 字节。

(3)  $uptr \rightarrow n2.next \rightarrow n1.data1 = *(uptr \rightarrow n2.next \rightarrow n1.pbr) - uptr \rightarrow n2.data2$