

# TP N°2-Instrucciones

Assembler	OPCode	Pseudo-codigo
lw addr	0001 aaaa aaaa aaaa	Carga en el acumulador el valor de memoria que está en <b>addr</b>
sw addr	0010 aaaa aaaa aaaa	Guarda el valor del acumulador en la dirección <b>addr</b>
add addr	0011 aaaa aaaa aaaa	Suma el valor de <b>addr</b> al acumulador y guarda el resultado en el acumulador
sub addr	0100 aaaa aaaa aaaa	Resta el valor de <b>addr</b> del acumulador y guarda el resultado en el acumulador
li imm	0101 iiiiiiii iiiiiiii	Carga en el acumulador el valor inmediato <b>imm</b>
jz addr	0110 aaaa aaaa aaaa	Si el acumulador es 0, salta a la instrucción en <b>addr</b> , si no, sigue
jmp addr	0111 aaaa aaaa aaaa	Salta sin condiciones a la instrucción en <b>addr</b>
syscall	1000 ---- ---- ----	Finaliza el programa
xor addr	1001 aaaa aaaa aaaa	
or addr	1010 aaaa aaaa aaaa	
and addr	1011 aaaa aaaa aaaa	
nand	1100 aaaa aaaa aaaa	

Aclaraciones:

“addr” y “imm” son por así decirlo Placeholders, básicamente es para que quien vea la tabla sepa que en el caso de lw se requiere una dirección de memoria y en el caso de li un valor inmediato.