

Punto 1.7

7. Documentar mediante tablas c/texto e imágenes la secuencia de comandos: Clean firmware_v2 -> Build firmware_v2 -> Debug firmware_v2 -> Ejecutar gpio_02_blinky (ejemplo de aplicación)
- Completo (Resume), detener (Suspend) y resetear (Restart)
 - Por etapas colocando breakpoints (Resume)
 - Por línea de código (Step Into, Step Over, Step Return)
 - Recuerde siempre abandonar Debug (Terminate) antes de Editar o Compilar algún archivo, o Abandonar el IDE (Exit)

7) Para poder ejecutar y depurar el código se debe seleccionar el proyecto (figura 1)

```
37 #-----
38 # current project
39 #-----
40
41 #----- examples -----
42
43 #PROJECT = examples/blinky
44 #PROJECT = examples/blinky_rit
45 #PROJECT = examples/adc_fir_dac
46 #PROJECT = examples/freertos_blinky
47 #PROJECT = examples/statechart
48
49 #----- sapi_examples -----
50
51 #----- Bare-metal examples -----
52
53 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/gpio/gpio_01_switches_leds
54 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/gpio/gpio_02_blinky
55 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/gpio/gpio_03_blinky_switch
56 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/gpio/gpio_04_led_sequences
57
58 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/keypad_7segment_01
59 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/lcd_01
60
61 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/uart/uart_01_echo
62 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/uart/uart_02_receive_string_blocking
63 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/uart/uart_03_receive_string
64
65 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/stdio_01_printf_sprintf
66
67 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/adc_dac_01
68
69 #PROJECT = sapi_examples/edu-ciaa-nxp/bare_metal/cycles_counter_01
--
```

Figura 1

Se procede a limpiar todos los archivos fuente compilados seleccionando *clean project* (figura 2). Debería verse un mensaje como el de la figura 3.

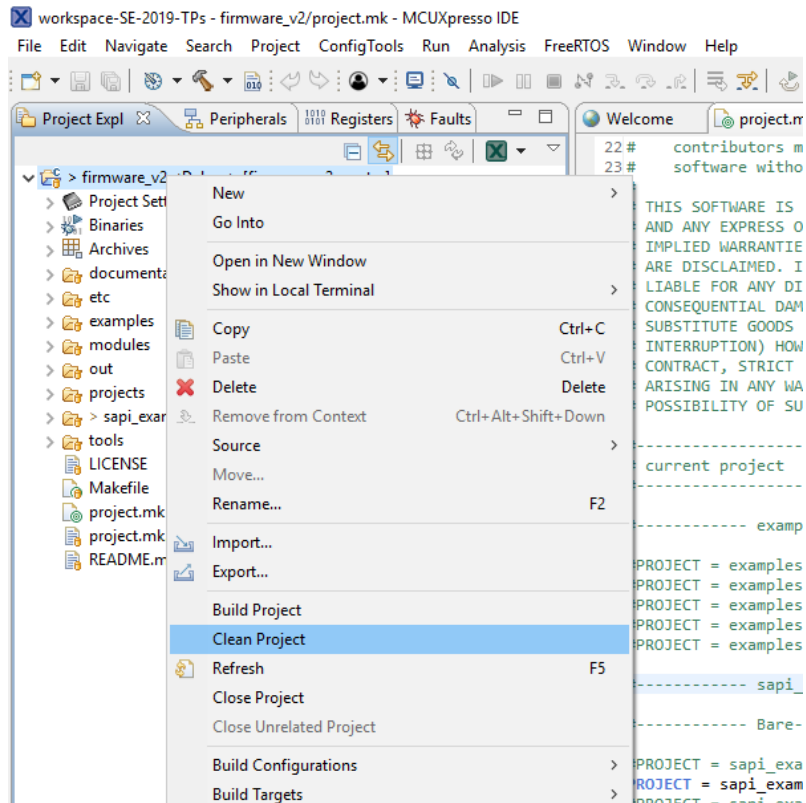


Figura 2

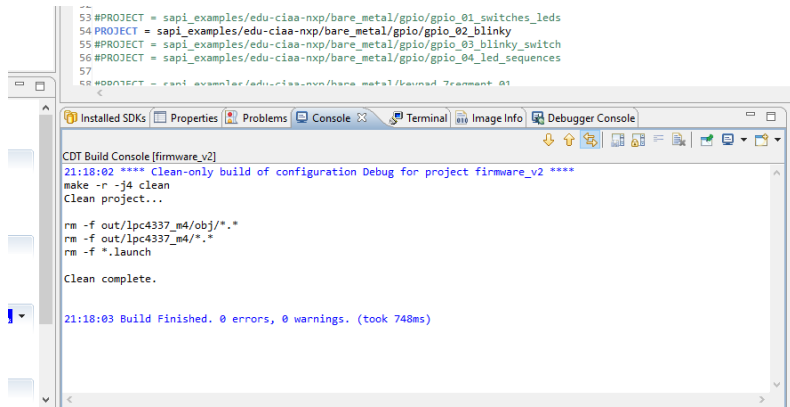


Figura 3

Para compilar todos los archivos del proyecto se usa *build project* (figura 4). Si todo salió bien debería verse lo de la figura 5.

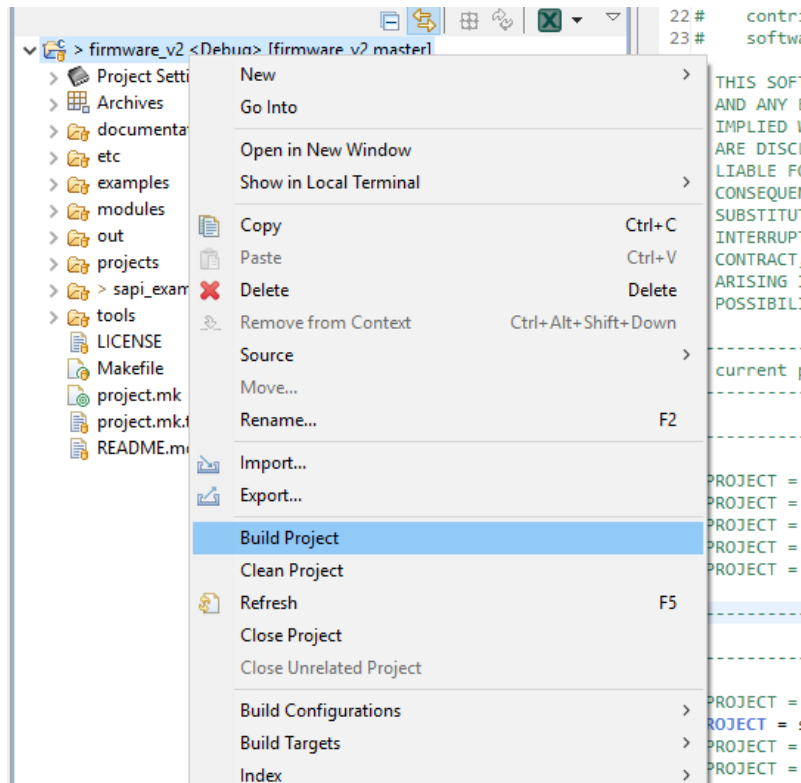


Figura 4

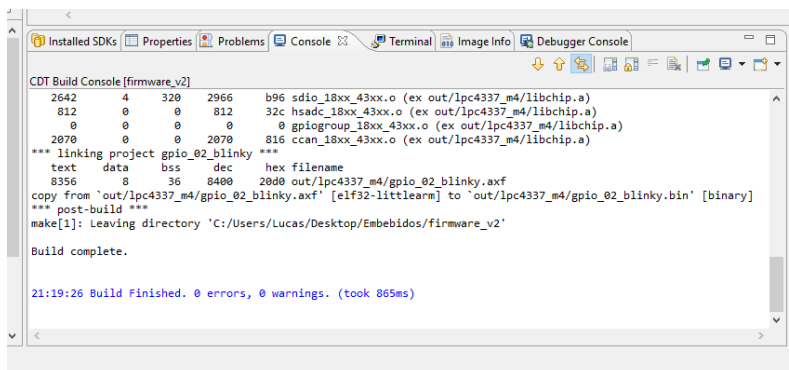


Figura 5

Para subir el código y empezar la depuración se debe asegurar que la aplicación seleccionada es la correcta. Para esto se debe ir a *debug configuration* (figura 6) y en *C/C++ application* se debe elegir la que corresponde al proyecto usado (figura 7).

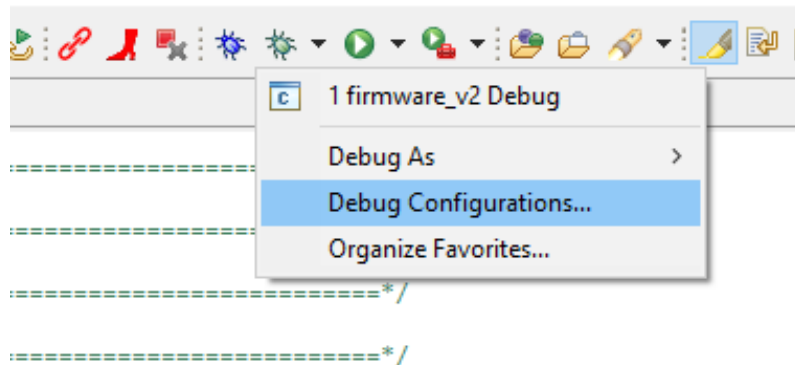


Figura 6

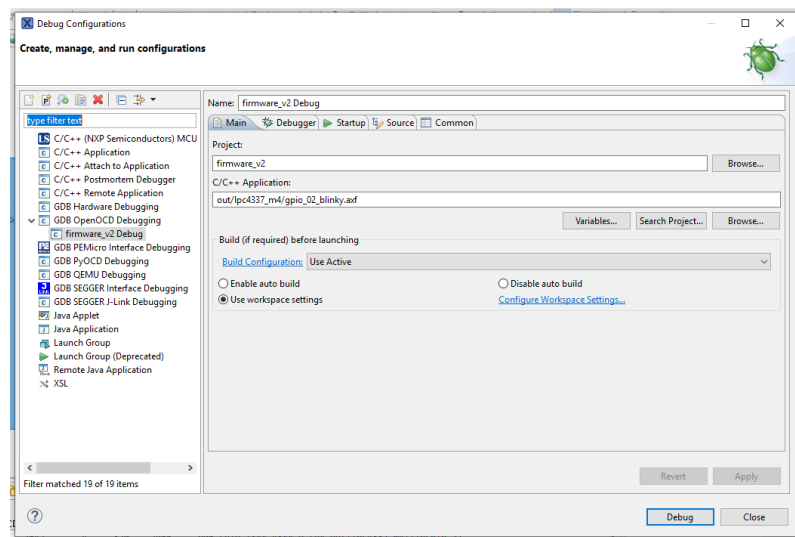


Figura 7

Se debe asegurar que la configuración del *debugger* es la correcta para la EDU-CIAA (figura 8).

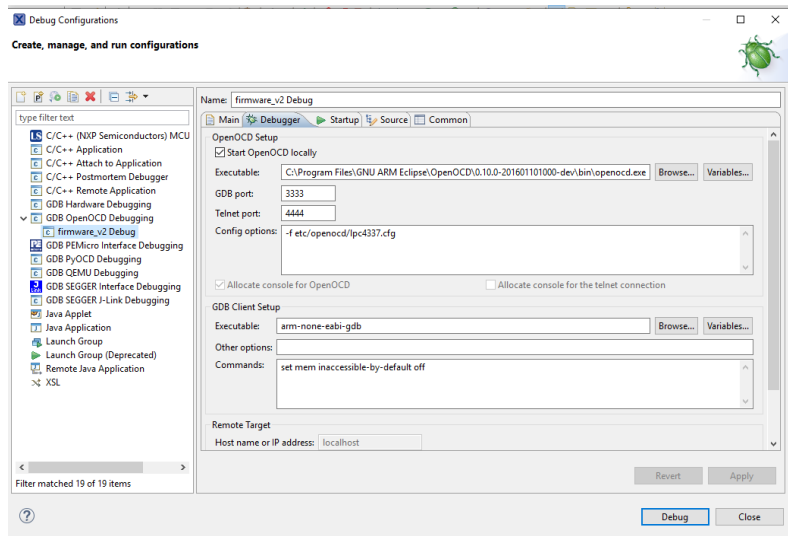


Figura 8

Una vez que está lista la configuración se puede empezar a depurar. Para ello seleccionar en el icono del insecto la opción *Debug As: ->1 Local C/C++ Application* (figura 9). Los mensajes por consola del proceso de depuración deberían ser similares a los de las figuras 10 y 11 y comienza así el proceso de depuración.

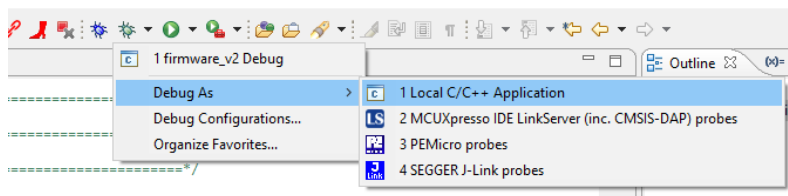


Figura 9

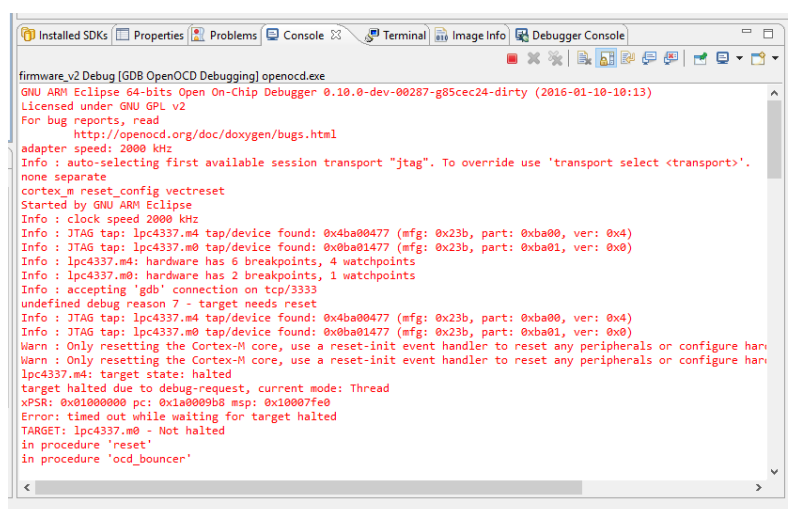


Figura 10

```

firmware_v2 Debug [GDB OpenOCD Debugging] openocd.exe
(29) d6 (/64): 0x0000000000000000
(30) d7 (/64): 0x0000000000000000
(31) d8 (/64): 0x0000000000000000
(32) d9 (/64): 0x0000000000000000
(33) d10 (/64): 0x0000000000000000
(34) d11 (/64): 0x0000000000000000
(35) d12 (/64): 0x0000000000000000
(36) d13 (/64): 0x0000000000000000
(37) d14 (/64): 0x0000000000000000
(38) d15 (/64): 0x0000000000000000
(39) fpscr (/32): 0x00000000
===== Cortex-M DWT registers
(40) dwt_ctl (/32)
(41) dwt_cycnt (/32)
(42) dwt_0_comp (/32)
(43) dwt_0_mask (/4)
(44) dwt_0_function (/32)
(45) dwt_1_comp (/32)
(46) dwt_1_mask (/4)
(47) dwt_1_function (/32)
(48) dwt_2_comp (/32)
(49) dwt_2_mask (/4)
(50) dwt_2_function (/32)
(51) dwt_3_comp (/32)
(52) dwt_3_mask (/4)
(53) dwt_3_function (/32)
Info : Halt timed out, wake up GDB.

```

Figura 11

Opciones de *debugging*

Una vez que se subió correctamente el código se puede controlar el flujo del programa mediante las herramientas de depuración. La primera de ellas es **resume**. Esta opción hace que el programa corra desde el inicio hasta el primer *breakpoint*, el cual es un indicador del código para especificar al programa que debe detenerse allí. El primer *breakpoint* se encuentra en la función *boardConfig()* y el segundo *breakpoint* en *gpioWrite(LED_B, LOW)*. Al usar la función *resume* se pudo ver como el programa se ejecuta en la EDU-CIAA y se detiene en los *breakpoints* especificados (figuras 12 y 13).

```

51 /*=====[external data definition]=====*/
52
53 /*=====[internal functions definition]=====*/
54
55 /*=====[external functions definition]=====*/
56
57 /* FUNCION PRINCIPAL, PUNTO DE ENTRADA AL PROGRAMA LUEGO DE RESET. */
58 int main(void){
59
60     /* ----- INICIALIZACIONES ----- */
61
62     /* Inicializar la placa */
63     boardConfig();
64
65     /* ----- REPETIR POR SIEMPRE ----- */
66     while(1) {
67
68         /* Enciendo el led azul */
69         gpioWrite( LED_B, ON );
70         delay(500);
71
72         /* Apago el led azul */
73         gpioWrite( LED_B, OFF );
74         delay(500);
75
76     }
77
78     /* NO DEBE LLEGAR NUNCA AQUI, debido a que a este programa no es llamado
79     por ningun S.O. */
80     return 0 ;
81 }
82
83 /*=====[end of file]=====*/
84

```

Figura 12


```

12 while(1)
13   -gpioWrite(LEDB, HIGH)
14   -delay(500)
15   (. . .continuación de código)

```

La opción de *Step Into* lleva a ejecutar y detenerse en la instrucción siguiente (del código en lenguaje C) a la instrucción actual pero teniendo en cuenta las invocaciones a funciones subyacentes. Es decir, si el cursor de función actual está en *boardConfig()* (figura 15), realizar un *Step Into* nos llevará a *SystemCoreClockUpdate()* (figura 16). Tener en cuenta la estructura de funciones al principio de este inciso.

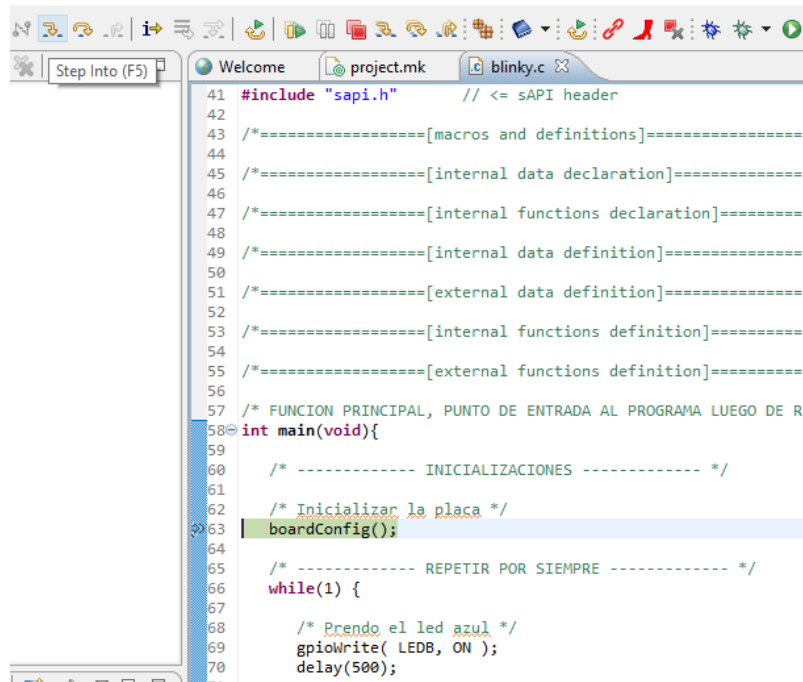


Figura 15

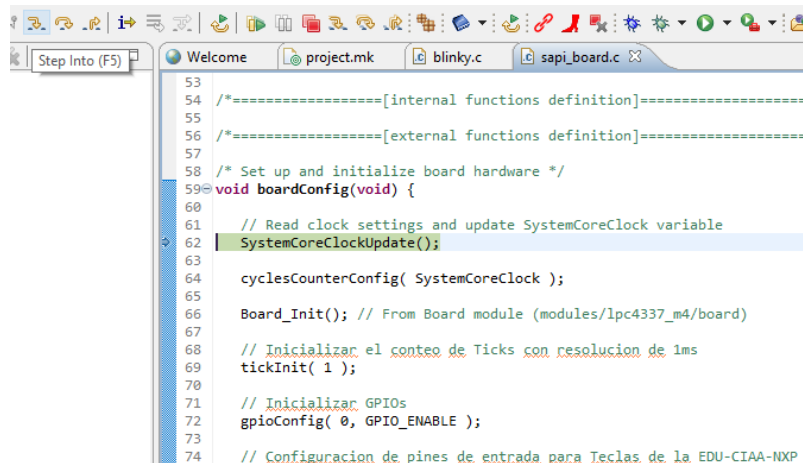


Figura 16

A su vez, otro *Step Into* nos lleva a la siguiente función subyacente a *SystemCoreClockUpdate()* como se ve en la figura 17.

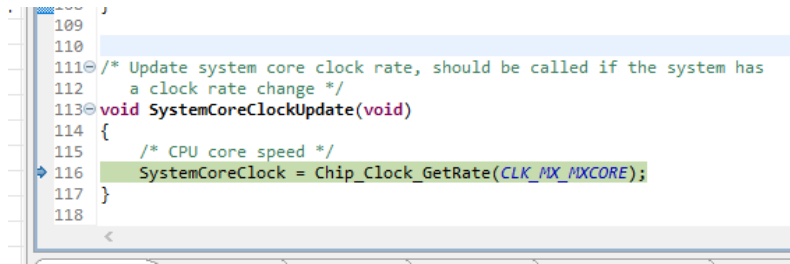


Figura 17

Se puede ver en la estructura que

```
1  -boardConfig()           %← antes de los dos step_into estaba aqui
2  ——SystemCoreClockUpdate()      % ← el primer step_into nos trae aqui
3  ——Chip_Clock_GetRate(CLK_MX_MXCORE) %← El programa queda pausado aca
4  ——(...)
5  ——cyclesCounterConfig()
6  ——Board_Init()
```

Step Over y Step Return

Step Return ejecuta todas las instrucciones subyacentes a la actual y deja el cursor en la función siguiente de la jerarquía anterior. O sea, siguiendo al ejemplo de *Step Into* que dejó el cursor en *Chip_Clock_GetRate(CLK_MX_MXCORE)*, al hacer *Step Return* no se siguió metiendo dentro de *Chip_Clock_GetRate()*, sino que se ejecutó todo y se dejó el cursor en la función siguiente a la que invocó *Chip_Clock_GetRate()*. El cursor queda entonces en *cyclesCounterConfig()* (figura 18).

En la estructura de funciones se tiene que

```
1  -boardConfig()
2  ——SystemCoreClockUpdate()
3  ——Chip_Clock_GetRate(CLK_MX_MXCORE) %← estaba aca antes del step_return
4  ——(...)
5  ——cyclesCounterConfig() %← El programa queda aca
6  ——Board_Init()
```

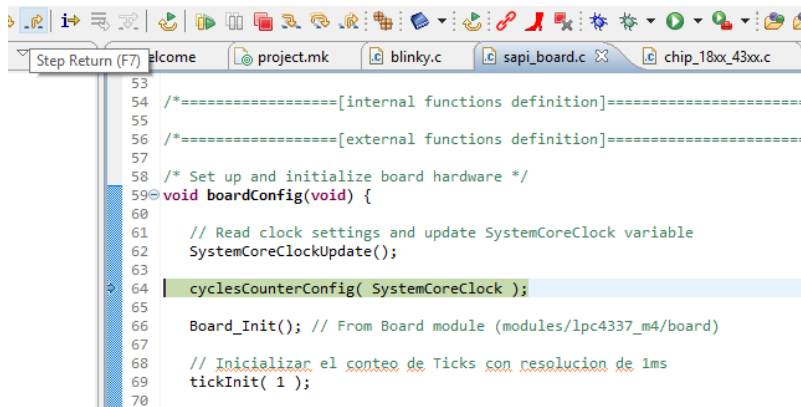


Figura 18

La función *Step Over* no se mete dentro de la función actual como *Step Into* sino que ejecuta la instrucción actual sobre la cuál está el cursor y deja este último en la siguiente función de la misma jerarquía. Siguiendo con el mismo ejemplo se pasa de *cyclesCounterConfig()* a *Board_Init()* (figura 19).

```

1  -boardConfig()
2  ——SystemCoreClockUpdate()
3  ——Chip_Clock_GetRate(CLK_MX_MXCORE)
4  ——(...)
5  ——cyclesCounterConfig()  % <- estaba aca antes del step_over
6  ——Board_Init()           % <- El programa queda aca

```

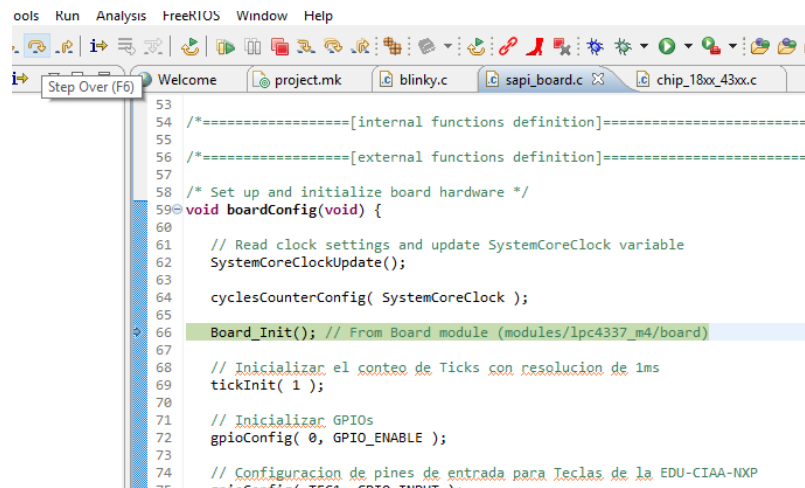


Figura 19

Terminar la depuración

Para terminar, se debe cerrar la depuración utilizando alguno de los botones de las figuras 20 y 21.

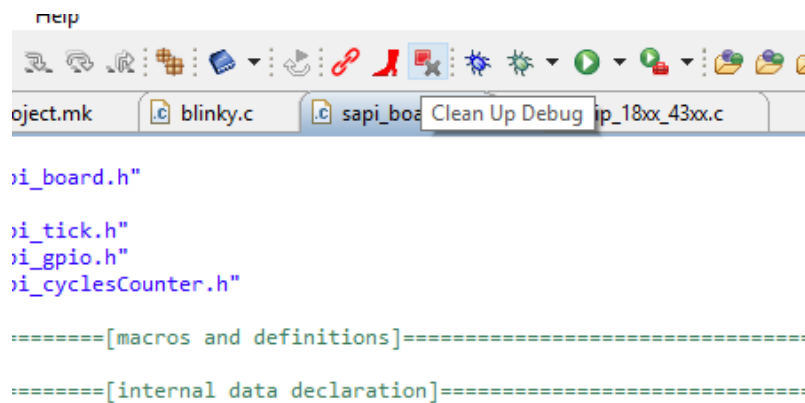


Figura 20

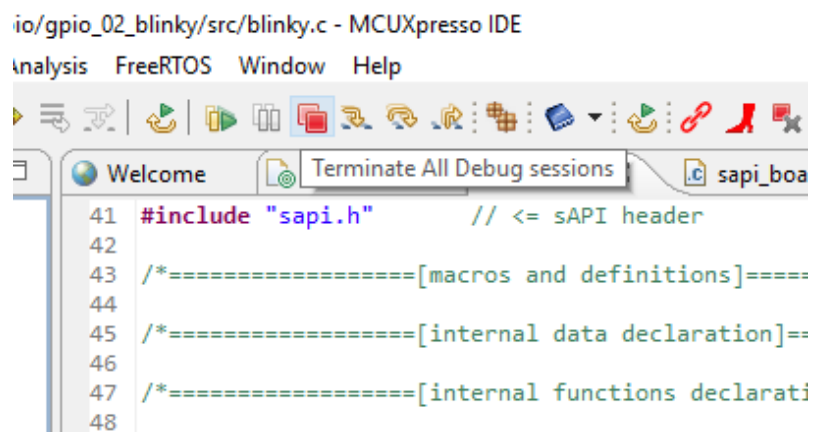


Figura 21