Title: Comondo Arrenblez de Procerador ATM Keyword Topic: LI) R (Load Register) Paran Este comando se utiliza para (n llalor Cargar in Ualor desde la memoria en n registro, par ejemplo LDR R, (Rot carga el Ualor desde el almocenamiento de la derección de memoria apentada par el registro. Ro en el registro RI. Questions LDR destiro (origen) LDR Ro [Oxlooo]	NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Keyword Topic: LI) R (Lood Register) Paral Este Comando se utiliza para Cargar in Walor Serde la memoria en in registro, por ejemplo, LDR R, RoJ carga il Walor desde il almocenamiento de la dirección de memoria apentada por el registro. Ro en il registro RI. Questions LDR Sertiro [Origen]	Tordany Ro	mirz 1/9	microcontrolado	ores 4/2/2029
Poson Este comando se utiliza para En Valor Cargar in Valor desde la memoria en n registro, por ejemplo LDR R, RoJ carga el Valor desde el almocenamiento de la dirección de memoria apentada por el registro. Ro en el registro RI. Questions LDR destino [origen]	Title: Como	melo Asser	rbles de proc	erodon Arm,
Paran Este Comando se utilia para Con Ualor Cargar in Ualor desde la mernaria en in registro. Por ejemplo, LDR R, LROJ carga el Ualor desde el almocenamiento de la derección de memoria apentada por el registro. Po en el registro RI. Questions LDR destino [origen]	Keyword	Topic: LDR	Lood Regist	
memoria en n registro, sor ejemplo, LDR RI, [Ro] carga el Walor de desde el almocenamiento de la dirección de memoria asentada por el registro Ro en el registro RI. Questions [DR destino [origen]	Paran			
memoria en n registro, sor ejemplo, LDR RI, [Ro] carga el Walor de desde el almocenamiento de la dirección de memoria asentada por el registro Ro en el registro RI. Questions [DR destino [origen]	In Walor	Cargar in	Walor derde	Le la
desde el almocendemento de la derección de memoria asentoda por el registro Ro en el registro RI. Questions LDR destiro [origen]		memoria	en in registra	o Por yemple,
Questions [A] destino [Origen]		LORIA, LA	moreno me ent	de la
Questions LDR destino [origin]		direction	de memorie	apentoda
		Por el regi	10 In 1	Myrlo
LDR Ro [Oxlooo]	Questions	LDR destir	w [origin]	
LDR RO LOXIOOS		1000-10	1×10007	
		LDR ROLC	// 1000 <u> </u>	
Summary: El comondo LDR en ensamblados	Summary:	el comondo	LDR en ens	amblador
1) andled pure cough gold	ARm se	amplet for	will, cough !	derde
la memoria en en registre, permetende	la memo	nepulor y	procesar es	9)
dodos porteriormente en il programa.	studos 4	20h teriormen	ten il pro	grama.
STRUCTURED NOTES 2022 By Carlos Picharde Vinque	STRUCTURED NOTES 20	122	B	y Carlos Pichardo Vinque

Jordony Roming PAGES SPEAKER/CLASS DATE-TIME

Jordony Roming 2/9 Microcontroladors 4/2/2021 Title: Comondo Assembler de procesodos ARM Keyword Topic: 5+R (Slope Register) Almoconas Contrario al Comondo LDR, STR llulores se utiliza para almacenas en Walor derde in registro en la memberia por esemplo, 5+R RI [Ro] almacenaria el lalo, en el , [Ro] registro R, en la dirección de memoria apentada por el registro STR fuente [dertino] Questions StR R1, [0x2000] Summary: El Comondo 5+R en ensomblados ARM se emplea para almacenos datos desde en regestro en la premoria, le que permete excuber datos en la memorile para su portezion uso 0 monipuloción por furte del programa. STRUCTURED POTES 2022 By Carles Picharde Vinque

NAME PAGES SPEAKER/CLASS DATE TIME
Jordany Roming 3/9 mucrocontrolodores 4/2/2021 Title: Comando Assembles de procesados ARM Keyword Topic: ADD (Addition) y SUB (Substraction) Operation Estos comondos realizan operaciones atrilmetrios aritmeticos, ADA suma dos en en registro, mientros que 50B resta el segendo operando del primero y guarda il resultodo ADD destino, fuente 1, fuente ? ADD destino, Juente, Ualor Constante Questions ADD Ro, Ri, Rz ADD Ry, R3 #5 Summary: El Comondo ADD en emomblados ARM se emplea para realizar sumos entre registros quentre en registre gente sugeste de l'almochar el grande de permete subjet operationes aritmeticos en programas Pichardo Vinque structures notes 2022

Josdony Romers 4/9 murocontroladores 4/2/2027 Title: Comondo Assemble, de procesado, ARm Keyword Mov (move) moller Este comando muelle en lalos Usloves de n registro mov RI Rz asigna el dalos RI. Mov destino, fuente mor destino, # Valor- Constante mov Rz, #10 Questions

ARM se emplea para Capiar Valores
entre registros, entre registros y Ubicaciones
de memorie, o para cargos, dalores Constantes
en registros, lo sul Revente manepular dalo
en programos ensomblados de monera equente
structured notes 2022

By Carles Plejarde Viaque

Tordany Roming 5/9 Mecrocontroladores 4/2/2021 Title: Comondo Assembles de procesados ARM Keyword Topic: Cm A (Compare) Comparación de utiliza para comparan dos de ladores y octualizar los bonderos del estado. Esto es util para realzon decisiones condicionales In el Codigo, como rattos Conscionales CMP operando1, operando? CMP RI, RZ Questions BEO etiqueta igual BNE eliquetre distinte Summary: El Comando (mp de Assembles ARM se emplea pora comporor dos llatores, y estableces los bits de estado del registro CPSR en función del resultado, la que personte del programe borocco en comparacional

Rolway By Carles Pichardo Vinque

Dordony Romi	12 0/9	SPEAKER/CLASS microcontrolastor	5 1
Title: (mone		bles de procesi	odor ESP32
Keyword To	pic: LD (Loc	ad) y St (Sto	re)
Questions	LOR 9 57 Destination of the second of the s		1) Corga noria es gul emoria

Summary: El Comondo II) es funcionental
para occider a datos almocenados en la
memoria en programos ensombladors;
para el procesados ESP 32, lo que permite
la monipulación y procesamiente de eros
datos notes 2022 programa.

By Carles Pichardo Viugue

	AGES	SPEAKER/C	LASS	DATE-TIME
Tordany Roming	F/9 1	necrocontrio	laborer	4/2/2021
	ssemb			on ESP32
Keyword Topic:	(Jum	P		
Get da			+./.	0
entrucciones soltas	a V	o se l	trucci	gera
por y	emplo enstr	n el p J labe	nouver	ries.
Como	lubel	1(
J des	tino			
Questions				
J OX	1000			
Summary: El Como	ndo	Jse	require	ala
permite combier	ralto	enconde	Gene	gul
del programa (beca	a Sirea	don	de

NAME		PAGES	SPEAKER/CLASS	DATE 7 TIME	
Tordony Romers		8/9	microcontrolodo	1/2/2029 m	
Title: Comondo Assembler de procesocion ESP32					
Keyword	Горіс:	(A)LX	y RET		
	Este	n Comor el me fincione	rdos Iston neso de sur L'ALLX llor de retordo, etorna de ence	ne a ence	
Questions	CA	LLX A	erección_regi	Ju	
Summary:	lo	mondo,	CALLX se uti	like	
Pora Mom	on c	2 subru	tinos medio	nte ina	
Pora llomos a subrutinos medionte ina dirección de registro, do que permite realzers llomados dinamicos a finciones almocenados en defentes portes del programa.					
en déferentes partes del programa.					

STRUCTURED NOTES 2022

By Carles Pichardo Viuque

Jordany Rom	irs	PAGES 9/9	SPEAKER/CI	, ,	DATE - TIME 4/2/2021
Title: Comor	rdos.	Assem	bles de p		dores ESP32
Keyword	Topic:	instrucción	eción no ges util retrose porce llen el cod	realy park In	a rungune el pación mromblado
Questions					
redigion or	unqu	ne of	erous of	j se	retroso
STRUCTURED NOTES 2022	wow	dos de	posición	ene	l Cobigo arles Picharde Viugue