

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordany Ramirez	1/9	microcontroladores	4/2/2021
Title: Comando Assembler de procesador ARM			

Keyword	Topic: LDR (Load Register)
<p>pasar un valor</p>	<p>Este comando se utiliza para cargar un valor desde la memoria en un registro. Por ejemplo, <code>LDR R1, [R0]</code> carga el valor desde el almacenamiento de la dirección de memoria apuntada por el registro R0 en el registro R1.</p>
Questions	<p>LDR destino [origen]</p> <p>LDR R0 [0x1000]</p>

Summary: El comando LDR en ensamblador ARM se emplea para cargar desde la memoria en un registro, permitiendo así manipular y procesar esos datos posteriormente en el programa.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordany Romirg	2/9	microcontroladores	4/2/2021
Title: Comando Assembler de procesador ARM			

Keyword	Topic:
Almacenar Valores	STR (Store Register) Contrario al comando LDR, STR se utiliza para almacenar un valor desde un registro en la memoria por ejemplo, STR R1, [R0] almacenaria el valor en el registro R1 en la direccion de memoria apuntada por el registro R0

Questions
STR fuente [destino]

STR R1, [0x2000]

Summary: El comando STR en ensamblador ARM se emplea para almacenar datos desde un registro en la memoria lo que permite escribir datos en la memoria para su posterior uso o manipulacion por parte del programa.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordany Romiriz	3/9	microcontroladores	4/2/2024

Title: Comando Assembler de procesador ARM

Keyword	Topic: ADD (Addition) y SUB (Subtraction)
Operaciones aritméticas	Estos comandos realizan operaciones aritméticas. ADD suma dos operaciones y guarda el resultado en un registro, mientras que SUB resta el segundo operando del primero y guarda el resultado en un registro.
	ADD destino, fuente1, fuente2
Questions	ADD destino, fuente, Valor Constante
	ADD R0, R1, R2
	ADD R1, R3 #5

Summary: El comando ADD en ensamblador ARM se emplea para realizar sumas entre registros o entre un registro y un valor constante, y almacenar el resultado en otro registro, lo que permite realizar operaciones aritméticas en programas.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordony Romíng	4/9	microcontroladores	4/2/2027
Title: Comando Assembler de procesador ARM			

Keyword	Topic: MOV (move)
<p>mueve valores de un registro a otro</p>	<p>Este comando mueve un valor de un registro a otro. por ejemplo, <code>MOV R1, R2</code> asigna el valor del registro R2 al registro R1.</p> <p><code>MOV destino, fuente</code></p> <p><code>MOV destino, #Valor + Constante</code></p>
Questions	<p><code>MOV R2, #10</code></p>

Summary: El comando MOV en ensamblador ARM se emplea para copiar valores entre registros, entre registros y ubicaciones de memoria, o para cargar valores constantes en registros, lo que permite manipular datos en programas ensamblador de manera eficiente

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordany Romiriz	5/9	Microcontroladores	4/2/2021

Title: Comando Assembler de procesador ARM

Keyword

Topic:

CMP (Compare)

Comparación
de valores

Se utiliza para comparar dos valores y actualizar los banderas del estado. Esto es útil para realizar decisiones condicionales en el código, como saltos condicionales.

CMP operando1, operando2

Questions

CMP R1, R2

BEQ etiqueta-igual

BNE etiqueta-distinto

Summary: El comando CMP de Assembler ARM se emplea para comparar dos valores y establecer los bits de estado del registro CPSR en función del resultado, lo que permite realizar bifurcaciones condicionales en el flujo del programa basadas en comparaciones.

NAME	PAGES	SPEAKER/CLASS	DATE, TIME
Jordany Romiriz	6/9	microcontroladores	4/2/2024

Title: Comondo Assembler de procesador ESP32

Keyword: Topic: LD (Load) y ST (Store)

Estos comandos son similares a LDR y STR en ARM. LD carga un dato desde la memoria en un registro, mientras que ST almacena un dato desde un registro en la memoria.

LD destino, origen

Questions

LD R1, 0x1000

LD R3, (R2)

Summary: El comando LD es fundamental para acceder a datos almacenados en la memoria en programas ensamblados, para el procesador ESP32, lo que permite la manipulación y procesamiento de esos datos en el programa.

4/2/2024

Title: Comando Assembler de procesador ESP32

Topic: J (Temp)

Este comando se utiliza para saltar a una instrucción específica en el programa. Por ejemplo, `J label` saltaría a la instrucción etiquetada como "label".

J destino

J 0x1000

Summary: El comando J se refiere a la instrucción de salto incondicional que permite cambiar el flujo de ejecución del programa a una dirección de memoria específica.

NAME	PAGES	SPEAKER/CLASS	DATE, TIME
Jordany Romiriz	8/9	microcontroladores	4/2/2024

Title: Comandos Assembler de procesador ESP32

Keyword

Topic: CALLX y RET

Estos comandos estan relacionados con el manejo de subrutinas y funciones. CALLX llama a una subrutina de retardo, mientras que RET retorna de una subrutina.

CALLX direccion_registro

CALLX R3

Questions

Summary: El comando CALLX se utiliza para llamar a subrutinas mediante una direccion de registro, lo que permite realizar llamadas dinamicas a funciones almacenadas en diferentes partes del programa.

NAME	PAGES	SPEAKER/CLASS	DATE - TIME
Jordany Romiriz	9/9	microcontroladores	4/2/2021
Title: Comandos Assembler de procesadores ESP32			

Keyword

Topic: NOP (no operation)

Esta instrucción no realiza ninguna operación y es útil para introducir retrasos en el código o para llenar espacios vacíos en el código ensamblador.

Questions

Summary: El comando nop se utiliza para indicar una instrucción que no realiza ninguna operación y se emplea para propósitos como introducir retrasos o como marcadores de posición en el código.