

Instruction Stream 1

Instruction Stream 2

Frontend

sqrt

imul

Retire Control Unit

sqrt

imul

Backend

empty sqrt

empty imul

Scheduler

Scheduler

Scheduler

ALU0

ALU1

ALU2

ALU3

AGU0

AGU0

AGU0

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP

$\mu$ OP