Bitacora Proyecto 1

1st Randall Bolan˜os Lo´pez *Ingenieria en computadores Instituto Tecnologico de Costa Rica* Cartago, Costa Rica

2019043784

[yitanr@estudiantec.cr](mailto:yitanr@estudiantec.cr)

I. BITA´ CORA DEL PROYECTO

Esta bita´cora detalla el desarrollo incremental del proyecto, desde su inicio el 15 de agosto hasta su culminacio´n el 11 de septiembre. Cada entrada refleja el avance realizado en la implementacio´n de disen˜o, incluyendo el desarrollo de tablas de verdad, ecuaciones booleanas, uso de herramientas, y la estructuracio´n del documento en Overleaf.

1. *15 de Agosto de 2024*
   * Inicio del proyecto y se definio´: desarrollar un sistema de control para un motor basado en sen˜ales digitales, visualizacio´n mediante una matriz de LEDs, y uso de un display de 7 segmentos.
   * Configuracio´n del entorno de trabajo en Overleaf y dis- tribucio´n de tareas entre los dias restantes.
2. *17 de Agosto de 2024*
   * Investigacio´n sobre decodificadores y seleccio´n de com- ponentes electro´nicos, incluyendo MOSFETs y flip-flops.
   * Disen˜o inicial de la tabla de verdad para el primer decodificador, que convierte sen˜ales de 4 bits en 2 bits.
   * Documentacio´n del avance en Overleaf, con esquemas preliminares y justificacio´n de los componentes selec- cionados.
3. *11 de Septiembre de 2024*
   * Evaluacio´n final del proyecto, revisando los logros alcan- zados y los problemas encontrados.
   * Reflexio´n sobre el desarrollo del proyecto
   * Completo archivo y cierre formal del proyecto, ase- gurando que toda la documentacio´n este´ almacenada correctamente.