# 第一章

（若提到真值一律用十进制表示）

1. 若96H为无符号数，其对应十进制为（ ）；若为有符号数，其对应十进制为（ ）；若为组合BCD则为（ ）。
2. 比较① 1000 1111B ② 216Q ③ 8AH ④ 130D 的大小。
3. 将62.5转换成对应的二进制、十六进制。
4. 计算[-13]补与[+7]补的结果，结果用补码表示。
5. 8位原码的表示范围（ ）；反码的表示范围（ ）；补码的表示范围（ ）。
6. 冯诺依曼体系机由控制器、（ ）、（ ）以及（ ）组成。
7. 8086的最小存储单元为（ ）。
8. 计算机的字长是指\_\_\_\_\_\_。 A.内存存储单元的位数 B.CPU一次可以处理的二进制数的位数C.地址总线的位数 D.外设接口数据线的位数
9. 32KB=（ ）bit。
10. 触发器怎么画。
11. 微处理器、微型计算机、微型计算机系统三者之间的关系。

# 第二章

1. 8086采用（ ）技术，大大提高指令的执行效率。其执行过程为取指令、（ ）、（ ）。
2. 8086是（ ）的处理器，它有（ ）条地址线，（ ）条数据线。在访问内存时，地址线（ ）条有效，故内存可寻址的空间为（ ）；在访问IO时，地址线（ ）条有效，故IO可寻址的空间为（ ）。
3. 从程序员的角度看，8086分为（ ）和（ ）两大部件。
4. FR寄存器又被称为（ ），其包括（ ）位状态位和（ ）位控制位。若执行一条功能为79H+10H的指令后，其各状态标志位的情况为（ ）、（ ）、（ ）、（ ）、（ ）、（ ）。
5. 指令指针IP的作用是（ ）。

A . 保存将要执行的下一条指令的地址  
B . 保存CPU要访问的内存单元地址  
C . 保存运算器运算结果内容  
D . 保存正在执行的一条指令

1. 8086进行了分段处理，若每个段均不重合，可分为（ ）个段，每个段的空间为（ ）。
2. 8086中，可用来存放地址（寄存器间接寻址）的寄存器有（ ）个，分别是（ ）；其中（ ）寄存器用来间接寻址如不说明，默认堆栈段。
3. 设（DS）=1000H，（ES）=2000H，（SS）=3000H，（SI）=0100H，（BX）=0200H，（BP）=0300H，偏移量V=0050H，[10100H]=20H, [10101H]=10H，[30300H]=90H，[30301H]=80H，[20250H]=40H，[20251H]=50H

试指出下列指令的源操作数位于什么段？它的物理地址是什么？执行后AX或AL中的值为多少？

* 1. MOV AX,[SI]
  2. MOV AL,ES:[BX+1]V
  3. MOV AX,[BP]

1. 实现由逻辑地址向物理地址转换的部件为（ ）。
2. 堆栈是一段遵循（ ）规则的特殊内存区域。
3. 为了减少引脚，8086采用地址线与数据线（ ），即在不同的时间在同一条线上出现不同的信息。
4. 指令队列的作用是\_\_\_\_\_\_\_\_\_。
5. 暂存操作数地址 B.暂存操作数 C.暂存指令地址 D.暂存预取指令
6. 8086/8088 中 ES、DI 分别属于\_\_\_\_\_\_\_。

A. EU、BIU B. EU、EU C. BIU、BIU D. BIU、EU

1. BIU 与 EU 工作方式的正确说法是\_\_\_\_\_\_\_。

A. 并行但不同步工作 B.同步工作 C. 各自独立工作 D. 指令队列满时异步工作，空时同步工作

1. 8086一个总线周期至少由（ ）个时钟周期构成，判断是否插入Tw周期，需查询（ ）引脚信号，在（ ）与（ ）两周期之间插入Tw周期。
2. 执行“MOV AL,[2001H]”指令时，BHE\ A0两根的输出情况为（ ）；

执行“MOV BX,[2001H]”指令时，BHE\ A0两根的输出情况为（ ）。

（若用两个周期需注明）。

1. 8086系统中，存储单元的（ ）地址是唯一的。
2. 8086系统中，物理地址为（ ）-（ ）为中断向量表。
3. 当MN/MX非引脚接地时，8086工作在（ ）工作模式。
4. 下列说法中，正确的一条是\_\_\_\_\_\_

A. 8086/8088标志寄存器共有 16 位，每一位都有含义。

B. 8088/8086的数据总线都是 16 位。

C. 8086/8088的逻辑段不允许段的重叠和交叉

D. 8086/8088的逻辑段空间最大为 64KB，实际应用中可能小于 64KB。

1. 当8086执行MOV [2001H],AL时，以下信号线的电平情况为WR非，RD非，BHE非，A0，M/IO非：\_\_\_\_\_\_\_\_\_\_\_\_（按顺序写二进制数即可）。
2. 当8086重新上电或复位时，CS寄存器的值为（ ），IP寄存器的值为（ ）。
3. EU与BIU各自功能是什么，它们是如何配合工作的。
4. 8086如何寻址1K空间？（即为什么要的分段问题）
5. 总线周期各时钟周期的工作内容。
6. 规则字与非规格字的区别。（奇偶地址体）

# 第三章

1. 8086指令系统中各种寻址方式。
2. 指出以下指令的错误。
3. MOV [BX],[SI]
4. XCHG AX,2000H
5. MOV DX,AL
6. MOV AL,[SI+DI]
7. POP CS
8. MOV DS,1000H
9. MOV AX,IP
10. INC [BX]
11. MOV AL,[SP]
12. SHL AX,CX
13. RCR AX,4
14. PUSH DL
15. CBW AL
16. MUL AL,BL
17. 已知BUFF单元的偏移地址为5000H，其存储内容为2020H，执行以下指令MOV AX,BUFF MOV BX,OFFSET BUFF LEA CX,BUFF后，AX=（ ），

BX=（ ），CX=（ ）。

1. 指令一般由（ ）和操作数组成。操作数按速度快慢的顺序为（ ），（ ）和（ ）。
2. 指令 PUSH [BX] 中，目的操作数的段寄存器是（ ）。

A：DS B ：ES C ：SS D ：CS

1. 设AX=8000H，若执行CBW指令，执行后AX=（ ）；若执行CWD指令，执行后DX=（ ）。
2. 将AX清零，同时不影响CF标志位的指令是（ ）
3. MOV AX,0 B. AND AX,AX C. XOR AX,AX D. SUB AX,AX
4. 若AX=0FFBDH，BX=00F8H，执行指令IDIV BL后，AX=（ ）。
5. 若要使寄存器 AL 中的高 4 位不变，低 4 位 0，使用指令（ ）。

A：AND AL，0FH B：AND AL，0F0H

C：OR AL，0FH D：OR AL，0F0H

1. 若要使寄存器 AL 中的高 4 位不变，低 4 位 1，使用指令（ ）。

A：AND AL，0FH B：AND AL，0F0H

C：OR AL，0FH D：OR AL，0F0H

1. 若要使寄存器 AL 中的高 4 位取反，低 4 位不变，使用指令（ ）。

A：AND AL，0FH B：AND AL，0F0H

C：OR AL，0FH D：XOR AL，0F0H

1. 有以下指令：

MOV AL,16H

MOV BL,34H

ADD AL,BL

DAA

执行以后AL的值为（ ）。

1. 设AX=0102H，执行AAD指令后，AX=（ ）。
2. 当前AX=0F0A0H，CF=1，写出执行以下指令后AX和CF的值。
3. SHL AX,1
4. SAR AX,1
5. SHR AX,1
6. ROL AX,1
7. RCR AX,1
8. 在串指令操作中，通过更改（ ）标志位实现更改串操作的方向。
9. REPZ重复的条件是（ ），跳出的条件是（ ），其计数采用了（ ）寄存器。
10. 条件转移指令 JNZ的转移条件是（ ）。

A：CF = 0 B：ZF = 0 C ：CF=1 D：ZF=1

1. JA指令的作用是（ ）；JLE的作用是（ ）。
2. 有以下指令：

BUF DB 255

DB ?

DB 255 DUP(?)

……

MOV DX,OFFSET BUF

MOV AH,0AH

INT 21H

若从键盘输入“ABCDEFG”后按下回车，则BUF+1单元的内容为（ ）。

1. 有一条条件跳转指令存放于偏移地址为0100H的单元，设其跳转的修正量为8位补码，该修正量存放于偏移地址为0101H的单元。假设修正量的8位补码为13H，则若发生跳转后IP指针的内容为（ ）;假设修正量的8位补码为0F8H，则若发生跳转后的IP指针内的内容为（ ）。
2. 子程序名为DISP，若该子程序与主程序位于同一代码段，当前SP=1000H，则执行RET指令后SP的值为（ ）。
3. 当前SP=1000H，则执行IRET指令后SP的值为（ ）。
4. 有以下定义：

A DB ‘AB’

B DW‘AB’

则A对应的字节单元的内容为（ ），B对应的字节单元的内容为（ ）。

1. ORG 0100H

BUF1 DB 10H DUP(?)

BUF2 DW $+2

BUF3 EQU $-BUF1

BUF4 DD 100 DUP (1,2,3,4 DUP(1,2,3))

* 1. BUF2的内容为：
  2. BUF3的内容为：
  3. BUF4占用的空间为：
  4. 以上内容的总占用空间为：

（空间均以字节为单位）

# 第四章

1. 常用的存储器按存取方式分为\_\_\_\_和\_\_\_\_两大类，其中\_\_\_\_储器又分为两类：\_\_\_\_\_\_常应用为内存，\_\_\_\_\_\_因速度快常用为CACHE。
2. 2164A是一个\_\_\_\_RAM芯片，其有\_\_条地址线，有\_\_数据线，其每次刷新\_\_个存储单元。
3. 某芯片存储容量为256Kb，其数据线有8条，则该芯片的地址线条数为\_\_\_\_。
4. 用8K×4b芯片构成8KB芯片称为\_\_\_\_对齐；用1KB芯片构成2KB芯片称为\_\_\_\_对齐。
5. 用8KB芯片构成64KB存储系统供8088CPU使用，则片内译码线为\_\_\_\_至\_\_\_\_\_\_，连接38译码器输入端的地址线为\_\_\_\_\_\_至\_\_\_\_\_\_，连接38译码器使能端的地址线为\_\_\_\_\_\_至\_\_\_\_\_\_。
6. ROM和RAM的分类（或称为发展史）。
7. SRAM和DRAM的概念及各自优缺点。
8. 存储芯片的性能指标。
9. 为8088设计一个存储系统，要求共有8KB空间，其中ROM的空间为2KB，ROM在前RAM在后起始地址为80000H，采用1K×8的ROM芯片和2K×4的RAM芯片。画出芯片连接图并写明各芯片的地址范围。信号线有WR非，RD非，IO/M非。

# 第五章

1. 内存和外设的编址方式分为\_\_\_\_\_和\_\_\_\_\_两种。8086采用了\_\_\_\_\_的编址方式。
2. IO接口中按功能分为\_\_\_\_\_\_、\_\_\_\_\_\_和\_\_\_\_\_\_。
3. 8086与外设交换数据的方式有四种，分别为\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_\_和\_\_\_\_\_\_\_\_。其中\_\_\_\_\_\_\_\_方式不经过CPU的控制，有内存和外设直接交换数据。
4. 中断分为\_\_\_\_\_\_和\_\_\_\_\_\_两类。由\_\_\_\_\_\_引入的中断称为可屏蔽中断，由\_\_\_\_\_\_引入的中断称为不可屏蔽中断。
5. 一个完整的中断基本过程包括：\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_、\_\_\_\_\_\_\_\_及\_\_\_\_\_\_\_\_五个基本过程。
6. CPU相应中断后，自动将\_\_\_\_、\_\_\_\_、\_\_\_\_寄存器压入堆栈，同时还会关闭\_\_\_\_和\_\_\_\_标志位。
7. 某中断类型码为08H。若在中断向量表中的内容为：

00020H：00H、01H、02H、03H、04H、05H、06H、07H、08H、09H、0AH、

0BH、0CH、0DH、0EH、0FH

00030H：10H、20H、30H、40H、50H、60H、70H、80H、90H、0A0H、0B0H、

0C0H、0D0H、0E0H、0F0H、00H

则该中断程序入口的逻辑地址为( )。

1. 某中断位于中断向量表的地址为00038H，则其中断类型码为（ ）。