1. ***¿En qué dirección de memoria inicia el código del programa?***

Comienza con el registro AX=0CF8

1. ***¿En qué dirección de memoria termina el código del programa?***

Termina con la entrada de AX=4C00H

1. ***Aparecen los comentarios en pantalla ¿Sí? ¿No? ¿Por qué?***

No aparecen dentro del debug del programa, debido a que únicamente se muestra los movimientos que se realizan a lo registros

1. ***Para cada una de las instrucciones del programa, escriba la dirección de memoria que tiene***

|  |  |
| --- | --- |
| Dirección de memoria | Instrucción |
| AX=0CF8 | MOV AX, @DATA |
| DS=0CF8 | MOV DS, AX |
| AX=0000 | MOV AX, 0000H |
| BX=0000 | MOV BX, 0000H |
| AX=0015 | MOV AL, 15H |
| BX=0015 | MOV BL, 15H |
| AX=002A | ADD AL, BL |
| DX=002A | MOV DL, AL |
| AX=022A | MOV AH, 02 |
| AX=4C00H | INT 21H |
| AX=004A | MOV AH 4CH |
| AX=4C00H | INT 21H |

1. ***¿Cuál es la dirección del segmento de código***

CS=0CF6

1. ***Antes de iniciar la ejecución por pasos del programa, ¿cuáles son los valores de los registros de propósito general?***

AX=0CF8

BX=0000

CX=001B

DX=0000

1. ***El valor del IP, ¿coincide con la dirección de inicio del programa?***

El valor del IP al debuguear el programa no coinciden debido a que tiene 0000 antes de correr el programa y cuando se ejecuta el inicio del programa cambia a la siguiente instrucción.

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| Instrucción | AX | BX | CX | DX | SP | BP | SI | DI | DS | ES | SS | CS | IP |
| MOV AX, @DATA | 0CF8 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CE6 | 0CE6 | 0CF8 | 0CF6 | 0003 |
| MOV DS, AX | 0CF8 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CE6 | 0CE6 | 0CF8 | 0CF6 | 0003 |
| MOV AX, 0000H | 0CF8 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0005 |
| MOV BX, 0000H | 0000 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0000 |
| MOV AL, 15H | 0000 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 000B |
| MOV BL, 15H | 0015 | 0000 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 000D |
| ADD AL, BL | 0015 | 0015 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 000F |
| MOV DL, AL | 002A | 0015 | 001B | 0000 | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0011 |
| MOV AH, 02 | 002A | 0015 | 001B | 002A | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0013 |
| INT 21H | 022A | 0015 | 001B | 002A | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0015 |
| MOV AH 4CH | 022A | 0015 | 001B | 002A | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 00A7 | 107C |
| INT 21H | 022A | 0015 | 001B | 002A | 0400 | 0000 | 0000 | 0000 | 0CF8 | 0CE6 | 0CF8 | 0CF6 | 0015 |

1. ***Utilice el comando para el rastreo instrucción por instrucción y, por cada línea del código, escriba el contenido de los registros internos del CPU***