

# DPDK y Openflow-OKO

Trabajo Final de Estudios

Enrique Fernández Sánchez

Revisión 10 Marzo 2021

## Índice

|          |  |           |
|----------|--|-----------|
| <b>1</b> | <b>Introduction</b>  | <b>2</b>  |
| <b>2</b> | <b>DPDK</b>  | <b>3</b>  |
| 2.1      | ¿Qué es? . . . . .   | 3         |
| 2.2      | Funcionamiento Lógico de <i>DPDK</i> . . . . .             | 4         |
| 2.3      | ¿Qué son las <i>huge pages</i> ? . . . .                   | 5         |
| 2.3.1    | Cómo configuramos las <i>huge pages</i> para DPDK. . . . . | 5         |
| 2.4      | Hardware soportado por DPDK. . . . .                       | 6         |
| <b>3</b> | <b>OKO</b>   | <b>8</b>  |
| <b>4</b> | <b>Glosario de términos.</b>                               | <b>9</b>  |
| <b>5</b> | <b>Bibliografía</b>  | <b>10</b> |
| 5.1      | Links and references . . . . .                             | 10        |
| 5.2      | Images . . . . .   | 10        |

# 1 Introduction

## 2 DPDK

### 2.1 ¿Qué es?

DPDK (*Data Plane Development Kit*) es un proyecto Open Source controlado por la Fundación Linux. Dicho proyecto tiene por objetivo proveer unas librerías de "plano de datos" y controladores para comunicarse con los propios controladores de las interfaces de red, con la finalidad de descargar el procesamiento de los paquetes TCP/UDP desde el núcleo del sistema operativo a los diferentes procesos que se ejecutan en el espacio de usuario (aplicaciones). Con esta descarga, lo que conseguimos es liberar al procesador de ciertas tareas específicas, dando por resultado una mayor eficiencia informática y un mayor rendimiento de paquetes, ya que introducimos mejoras a las propias instrucciones que nos proporciona el kernel.

*Data Plane Development Kit* surge a una alternativa competitiva para el procesamiento de paquetes de red. Si bien es cierto que actualmente el procesado que hace Linux de los paquetes es bastante eficiente, con DPDK podemos llevar a incrementar muchísimo la velocidad de procesado. Esto es muy importante ya que de cara a tecnologías futuras, comunicaciones de fibra óptica o el 5G, es muy necesario que los servidores del backbone, o aplicaciones específicas de routers y switches, puedan responder a las grandes necesidades que se nos proponen.

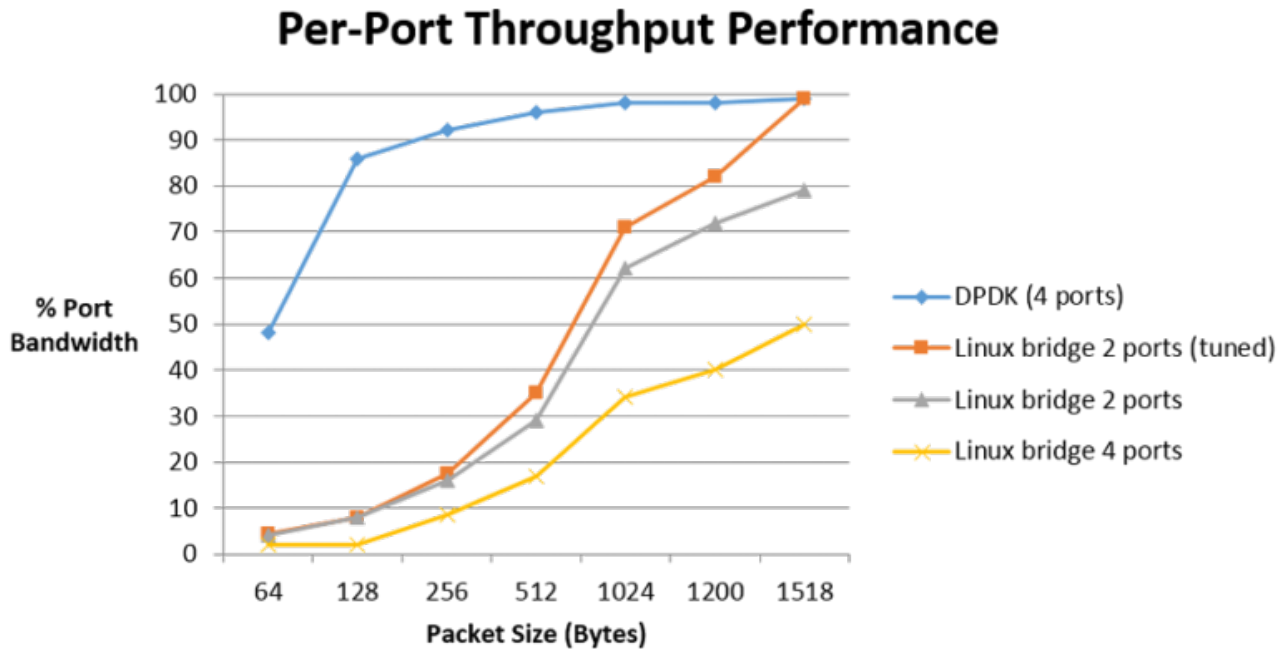


Figura 1: Comparación entre Linux y DPDK. (1)

## 2.2 Funcionamiento Lógico de *DPDK*.

La idea principal de *DPDK* es que una aplicación implementa dichas componentes y librerías que le permiten tomar el control completo de una tarjeta de red (por simplificar, en este caso es un único RJ45, pero podría ser cualquier interfaz de red o incluso más de una interfaz). Para esta aplicación *DPDK*, el sistema destina un *core* en específico (*default* 1, pero se puede modificar para asignar más), además de la propia tarjeta de red. Estos recursos de los que la aplicación ha tomado el control, desaparecen del sistema para el usuario, y son dedicados íntegramente para *DPDK*.

Fijándonos directamente en la arquitectura de *DPDK*, tal y como vemos en (1), la comunicación entre la interfaz de red y la aplicación pasa de estar controlada por el Kernel, a que sea el propio *DPDK* el encargado de procesar y entender a la interfaz de red.

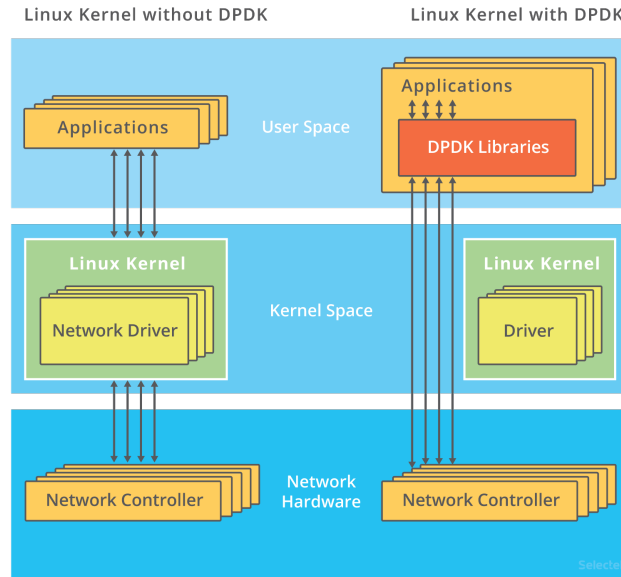


Figura 2: Comparación entre Linux y *DPDK*. (2)

Para que esto sea posible, hay otro componente que necesitamos, además de una interfaz de red compatible y una aplicación *DPDK*. Esto son las huge pages, suponiendo una parte crucial de la aplicación ya que nos permite alojar grandes porciones de datos y nos da la posibilidad de hacer rápidamente a ellos. En el caso de que los paquetes de red sean procesados por el kernel de Linux, utilizamos el acceso a memoria de tipo DMA (*Direct Memory Access*)

## 2.3 ¿Qué son las *huge pages*?

Para entender correctamente lo que son las *huge pages*, primero tenemos que profundizar en el concepto de *pages*. Cuando un proceso utiliza algo de memoria, la CPU marca la RAM como que está siendo utilizada por dicho proceso. Para aumentar la eficiencia, la CPU asigna la RAM en "porciones" (*chunks*) de 4K bytes (valor *default* en la mayoría de plataformas). Estas porciones se les llama *pages*.

Como el espacio de direccionamiento del proceso es virtual, la CPU y el SO tienen que recordar que páginas pertenecen a que procesos, y además, donde se almacenan. Por consecuencia, cuantas más páginas tengas, más tiempo tardarás en encontrar donde está la memoria alojada. En comparativa, si un proceso utiliza 1GB de memoria, haciendo la cuenta, serían 262144 entradas a comprobar (1GB/4K). Sin embargo, si una *Page Table Entry* utiliza 8 bytes, serían 262144 \* 8 entradas a comprobar.

La mayoría de CPU actuales soportan páginas de mayor tamaño (por lo que la CPU tiene muchas menos entradas para comprobar), estas pueden recibir el nombre de *Huge pages* (en Linux), *Super pages* (en BSD) o *Larger pages* (en Windows), aunque todas son lo mismo.

### 2.3.1 Cómo configuramos las *huge pages* para DPDK.

Según la documentación oficial de *DPDK: Quick Start*, tenemos que realizar una intervención manual en la instalación de DPDK, en relación a las *huge pages*. Necesitamos reservar las *huge pages*, lo haríamos tal que:

```
mkdir -p /dev/hugepages
mountpoint -q /dev/hugepages || mount -t hugetlbfs nodev /dev/hugepages
echo 64 > /sys/devices/system/node/node0/hugepages/hugepages-2048kB/nr_hugepages
```

## 2.4 Hardware soportado por DPDK.

El primer requisito de hardware para poder utilizar DPDK, es estar en disposición de una CPU compatible, aunque es lo común que así sea, es conveniente enumerarlas de cara a futuras aplicaciones. Dichas arquitecturas serían:

- **x86** (AMD, Intel)
- **PPC** (POWER9)
- **ARM** (BlueField, DPAA, DPAA2, OCTEON TX, OCTEON TX2)

En el sentido de las interfaces de red, tenemos mucha más variedad en donde elegir, tanto en lo que a fabricantes se refiere como en drivers de las propias tarjetas. Es importante tener en cuenta esta lista (y revisar adecuadamente la documentación de DPDK (*Supported Hardware*)) ya que dependiendo de la controladora que utilicemos, el driver puede tener funcionalidades específicas, además de cambiar los parámetros básicos que podemos entender como normales en dicha controladora (velocidad de transferencias, usar RJ-45 o utilizar fibra...). Siendo recomendable visitar la página oficial, aún podríamos listar las tarjetas de red compatibles con DPDK, siendo esa lista la siguiente:

- |                |                        |
|----------------|------------------------|
| • AMD          | • Intel                |
| • Amazon       | • Marvell              |
| • Aquantia     | • Mellanox             |
| • Atomic Rules | • NXP                  |
| • Broadcom     | • Netcope              |
| • Chelsio      | • Netronome            |
| • Cisco        | • Solarflare           |
| • Hisilicon    | • Wangxun              |
| • Huawei       | • <i>Software NICs</i> |

Como podemos comprobar, la lista de fabricantes que tienen NICs compatibles con DPDK es amplia. Por hacer más liviana la comprensión de los conceptos, podríamos destacar los siguientes fabricantes:

- Intel
- *Software NICs*

En el caso de Intel, es importante destacarle sobre todo ya que además de tener muchas drivers para una gran variedad de tarjetas de red, fue el precursor de DPDK. Al tener ya un rodaje, la mayoría de sus drivers tienen ya un recorrido por parte de la comunidad, situándolos como una opción muy competitiva respecto al resto de controladores.

Por otro lado, los *Software NICs* son importantes ya que, aunque no son un fabricante específico, nos permite utilizar un mínimo kernel de Linux para pasar la información de un controlador no soportado por DPDK, pero que tras estos controladores, si que puedan ser utilizados por aplicaciones DPDK.

Centrándonos de manera específica en estos dos fabricantes, podemos hacer una enumeración de drivers y de tarjetas soportadas.

- Intel (*Supported NICs Intel*)

- |                               |                            |
|-------------------------------|----------------------------|
| – e1000 [VM Emulated Devices] | – i40e [10/25/40G]         |
| – e1000e                      | – ice [10/25/50/100G]      |
| – igb [1GbE]                  | – fm10k [40/100GbE]        |
| – igc [2.5GbE]                | – ipn3ke [FPGA Controller] |
| – ixgbe [10G]                 | – ifc                      |

- Software NICs (*Supported Software NICs*)

- |                                |                                |
|--------------------------------|--------------------------------|
| – AF_PACKET [AF_PACKET socket] | – pcap [file or kernel driver] |
| – AF_XDP [AF_XDP socket]       | – ring [memory]                |
| – tap/tun [kernel L2/L3]       | – memif [memory]               |

### 3 OKO



## 4 Glosario de términos.

- DPDK. *Data Plane Development Kit*.
- NICs. *Network Interface Card*.

## **5 Bibliografía**

### **5.1 Links and references**

1. Introduction to DPDK: Architecture and Principles
2. Wikipedia: Data Plane Development Kit
3. Hugepages
4. DPDK: Quick Start
5. Direct Memory Access (DMA)
6. Lista de arquitecturas e interfaces de red soportadas por DPDK.
7. NICs de Intel soportados por DPDK
8. Software NICs soportados por DPDK

### **5.2 Images**

1. Imagen comparativa de BW en diferentes tests case.
2. DPDK: How it works. General Features