

TD02

→ représentation d'entiers signés

$$1) 36_{10} \rightarrow 36 = 18 \times 2 + 0 \rightarrow (100100100)_2 \text{ dans les 3 écritures}$$

$$18 = 9 \times 2 + 0$$

$$9 = 4 \times 2 + 1$$

$$4 = 2 \times 2 + 0$$

$$2 = 1 \times 2 + 0$$

$$1 = 0 \times 2 + 1$$

[à écrire en 8 bits avec 1<sup>er</sup> bit pour le signe]

$$-123_{10} \rightarrow 123 = 61 \times 2 + 1 \rightarrow (11111011)_2 \text{ en signe}$$

$$61 = 30 \times 2 + 1 \rightarrow \text{+ abs, } (1000100)_2 \text{ en } C_2$$

$$30 = 15 \times 2 + 0 \text{ en } C_2: 1 \ 1 \ 1 \ 1 \ 1 \ 0$$

$$15 = 7 \times 2 + 1 \rightarrow 1 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0$$

$$7 = 3 \times 2 + 1 \rightarrow 1 \ 1 \ 1 \ 1 \ 0 \ 1 \ 1$$

$$3 = 1 \times 2 + 1 \rightarrow 0 \ 0 \ 0 \ 0 \ 0 \ 1 \ 0 \ 1$$

$$1 = 0 \times 2 + 1 \rightarrow (10000101)_2$$

$$(11111011)_2$$

$$-45_{10} \rightarrow 45 = 22 \times 2 + 1 \rightarrow (10101101)_2 \text{ en signe + abs,}$$

$$22 = 11 \times 2 + 0 \rightarrow (11010010)_2 \text{ en } C_2$$

$$11 = 5 \times 2 + 1 \text{ en } C_2: 1 \ 1 \ 1 \ 1 \ 1 \ 0$$

$$5 = 2 \times 2 + 1 \rightarrow 1 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0$$

$$2 = 1 \times 2 + 0 \rightarrow 1 \ 0 \ 1 \ 1 \ 0 \ 1$$

$$1 = 0 \times 2 + 1 \rightarrow 1 \ 0 \ 1 \ 0 \ 0 \ 1 \ 1$$

$$(101101)_2 \rightarrow (11010011)_2$$

$$2^7 - x = C_2$$

$$\rightarrow x = 2^7 - C_2$$

$$(11111111)_2 \rightarrow 2^7 - (11111111)_2$$

$$\rightarrow 1 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \text{ signe négatif} \rightarrow -(1)_2$$

$$- \quad 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1$$

$$\quad \quad 0 \ 0 \ 0 \ 0 \ 0 \ 0 \ 0 \ 1$$

$$\text{en } C_2 \rightarrow -1_{10}$$

$$(11111111)_2 \rightarrow 0_{10} \text{ et signe nég.} \rightarrow -127_{10}$$

en C2

$$\text{ou } (11111111)_2 = 127_{10} \text{ mod. } 256$$



$$(01001000)_2 \rightarrow (4001000)_2 \text{ dans les 3 modes}$$

$$\rightarrow (4001000)_2 = 2^3 + 2^6 = 42_{10}$$

$$(10001111)_2 \rightarrow 2^7 - (1111)_2 \text{ signe nég.} \rightarrow -(1110001)_2$$

$$\rightarrow \begin{array}{cccccccc} 1 & 0 & 0 & 0 & 1 & 1 & 1 & 1 \\ 0 & 0 & 0 & 0 & 0 & 0 & 0 & 0 \\ \hline & & & & 1 & 1 & 1 & 1 \\ & & & & 1 & 1 & 1 & 1 \\ \hline & & & & 1 & 1 & 1 & 0 & 0 & 0 & 1 \end{array}$$

en C2  $\rightarrow -113_{10}$

$$(10001111)_2 \rightarrow (11110000)_2 \rightarrow \text{signe nég. et } (1110000)_2$$

$$\rightarrow -112_{10} \text{ en C2}$$

signe nég et  $(1111)_2 = -15_{10}$  val. abs.

3)  $x = 1111111110010101$  8 bits  
 $y = 00000000000010010$  6 bits  
 $z = 1111111111110101$  6 bits  
 pour  $x$  8 bits,  $y$  et  $z$  6 bits

$$4) -2^{1-p} \leq x \leq 2^{1-p} - 1$$

5) En signe + val abs, il faut par 0 en compl à 1 aussi en compl à 1, le bit de signe et le dernier signe doivent être identiques

→ Additions / soustractions d'entiers signés

$$1) 120_{10} - 45_{10} = 120_{10} + (-45)_{10} =$$

$$120 \rightarrow 120 = 60 \times 2 + 0 = (1110000)_2$$

$$60 = 30 \times 2 + 0$$

$$30 = 15 \times 2 + 0$$

$$15 = 7 \times 2 + 1$$

$$7 = 3 \times 2 + 1$$

$$3 = 1 \times 2 + 1$$

$$45 \rightarrow 45 = 22 \times 2 + 1$$

$$22 = 11 \times 2 + 0$$

$$11 = 5 \times 2 + 1$$

$$5 = 2 \times 2 + 1$$

$$2 = 1 \times 2 + 0$$

$$1 = 0 \times 2 + 1$$

$$= (101101)_2$$



$$\begin{aligned} \rightarrow \text{en } C_2: (120)_{10} &= (0444000)_2 \\ \text{en } C_2: (-45)_{10} &= 10001001 \\ &\quad \begin{array}{r} -00101101 \\ \hline 10100011 \end{array} \rightarrow (11010011)_2 \\ \rightarrow (0444000)_2 + (11010011)_2 &= (01001011)_2 \end{aligned}$$

$$\begin{aligned} 2) \text{ en } C_2: (100100100)_2 + (010000000)_2 &= (01100100)_2 \\ &\stackrel{2}{=} (100010001)_2 + (11001110)_2 \\ &= (11110011)_2 \\ &\stackrel{3}{=} (11110110)_2 + (10100110)_2 \\ &= (110011100)_2 \\ &\stackrel{4}{=} (100101101)_2 + (01101111)_2 \\ &= (010011100)_2 \text{ overflow} \\ &\stackrel{5}{=} (100000001)_2 + (110000000)_2 \\ &= (101000001)_2 \text{ overflow} \end{aligned}$$

$$\begin{aligned} 3) \quad 125_{10} &= (1111101)_2 \rightarrow 9 \text{ bits (sans overflow)} \\ 5_{10} &= (101)_2 \text{ pour le signe} \end{aligned}$$

$$\begin{aligned} 4) \quad \text{CAZ}(x) &= 2^n - x \\ \text{CAZ}(x) &= \overline{x} + 1 \end{aligned}$$

Soit  $x = x_{n-1}2^{n-1} + \dots + x_02^0$ , alors

$$\begin{aligned} 2^n - x &= 2^n - (x_{n-1}2^{n-1} + \dots + x_02^0) \\ &= (2^{n-1} + \dots + 2^0 + 1) - (x_{n-1}2^{n-1} + \dots + x_02^0) \\ &= (1 - x_{n-1})2^{n-1} + \dots + (1 - x_0)2^0 + 1 \\ &= (\overline{x_{n-1}})2^{n-1} + \dots + (\overline{x_0})2^0 + 1 \\ &= \overline{x} + 1 \end{aligned}$$

→ Un peu de programmation:



```

1) char opt_size (uint32_t M)
{
    char count = 0;
    while (M)
    {
        count += M and 1;
        M = M >> 1;
    }
    return count;
}

```

2)  $M'' = 0000000000000000100000010010000_2$  and  
 $00000000000000001000000100101111_2$   
 $= 00000000000000001000000100100000_2$   
 $M''' = 00000000000000001000000100000000_2$

à chaque application de la formule on met à zéro le bit le plus à droite

```

3) char opt_size_fast (uint32_t M)
{
    char count = 0;
    while (M)
    {
        M = M and (M - 1);
        count += 1;
    }
    return count;
}

```

4) Si on précalcule dans un tableau le nombre de bits à 1 dans des mots de 8 bits. Une possibilité bien plus rapide consiste à découper l'entier en 4 mots de 8 bits et utiliser la table pour obtenir le résultat. Bien entendu, on pourrait faire la même chose directement avec une table de 32 bits, mais la table serait alors prohibitive.