Universidade Federal de Minas Gerais

Escola de Engenharia – Departamento de Engenharia Eletrônica

Disciplina: Laboratório de Sistemas Digitais

Guia de aula: 05

Assuntos: Operadores em VHDL.

- Operadores lógicos.
- Operadores relacionais.
- Operadores de deslocamento.
- Operadores aritméticos.
- Operadores de concatenação.
- Operadores de módulo e resto.
- Outros operadores.

Referências:

[1] B. Mealy, F. Tappero. Free Range VHDL. Free Range Factory. 2018.

The electronic version of this book can be downloaded free of charge from: http://www.freerangefactory.org

[1] Cap. 6 - pág. 71 a 76

Ferramentas: Visual Studio Code, GHDL e GTKWave

Objetivos:

• Conhecer e saber usar todos os operadores da linguagem VHDL.

Espera-se que ao final do Estudo Dirigido o aluno saiba responder às seguintes questões:

- 1) Quais são os operadores lógicos em VHDL?
- 2) Quais são os operadores de relação em VHDL?
- 3) Quais são os operadores shift em VHDL?
- 4) Quais são os operadores adding em VHDL?
- 5) Quais são os operadores sign em VHDL?
- 6) Quais são os operadores multiplying em VHDL?
- 7) Que outro tipo de operadores existe, fora dos citados acima?
- 8) Como usar os operadores em VHDL?
- 9) Quais as regras de precedência entre operadores em VHDL?
- 10) Em qual categoria pertence o operador *not* e porquê?
- 11) Quais situações o operador de concatenação & é útil?

Atividades práticas:

- 1) Utilizando como base o conhecimento adquirido, descreva um circuito em VHDL que reproduza a seguinte função $f(x) = r^*x^*not(x)$, sendo r=2, para qualquer valor de x e assuma no máximo 4 bits de representação.
- 2) Escreva um testbench para a função em VHDL que você implementou.
- 3) Compile e simule.

Entrega da semana:

Um único arquivo zip com os códigos fonte das atividades práticas solicitadas. Submeta somente um por grupo.