

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |

Tabela 2. Sinais de controlo e fases de execução das instruções.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PCWriteCond | | | | | |
| PCWrite | | | | | |
| MemWrite | | | | | |
| MemRead | | | | | |
| IRWrite | | | | | |
| RegWrite | | | | | |
| RegDst | | | | | |
| ALUOp | | | | | |
| ALUSelA | | | | | |
| ALUSelB | | | | | |
| MemtoReg | | | | | |
| PCSource | | | | | |
| IorD | | | | | |

Tabela 3. Fases de execução e valores do *datapath*.

| | Fase 1 | Fase 2 | Fase 3 | Fase 4 | Fase 5 |
|---------------------|--------|--------|--------|--------|--------|
| <i>Nome da fase</i> | | | | | |
| PC | | | | | |
| Instr. Register | | | | | |
| Data Register | | | | | |
| A | | | | | |
| B | | | | | |
| ALU Result | | | | | |
| ALU Out | | | | | |
| ALU Zero | | | | | |