

	[17:15]OpCode	[14]	[13:12]	[11:8]	[7:4]	[3:0]
AND	000	0	00	SRC2	SRC1	DST
ANDI	000	1	IMM6		SRC1	DST
OR	001	0	00	SRC2	SRC1	DST
ORI	001	1	IMM6		SRC1	DST
ADD	010	0	00	SRC2	SRC1	DST
ADDI	010	1	IMM6		SRC1	DST
XOR	011	0	00	SRC2	SRC1	DST
XORI	011	1	IMM6		SRC1	DST
LD	100	0	ADDR10			DST
ST	101	0	ADDR10			SRC
JUMP	111	111		IMM12		
BEQ	111	010		OP2	OP1	IMM4
BGT	111	001		OP2	OP1	IMM4
BLT	111	100		OP2	OP1	IMM4
BGE	111	011		OP2	OP1	IMM4
BLE	111	110		OP2	OP1	IMM4