

Master of Science HES-SO in Engineering

Orientation : Technologies de l'information et de la communication
(TIC)

Intégration d'une architecture SoC FPGA dans ZIO

Sous la supervision de Prof. Florent, Glück

Fait par

Da Silva Andrade David

Sous la direction de

Prof. Florent, Glück

Dans l'institut inIT de la Haute école du paysage, d'ingénierie et d'architecture de Genève

Expert externe : Mickaël Hoerdts

Lieu, HES-SO//Master, 2017