

1.- ¿En qué arquitectura el CPU está conformado por la Unidad de Control y la Unidad Aritmética Lógica?

- a) Arquitectura MITO
- b) Arquitectura Von Neumann
- c) Arquitectura Harvard
- d) Arquitectura Von Willebrand

2.- Registro en el que son almacenados temporalmente los resultados aritméticos y lógicos que serán tratados por la ALU.

- a) Program status word
- b) Contador de programa
- c) Acumulador
- d) Buffer

3.- ¿Quién se encarga de proporcionar las microinstrucciones necesarias para la ejecución de un programa?

- a) Unidad aritmética lógica
- b) Memoria
- c) Unidad de control
- d) Unidad central de procesamiento

4.- ¿Cuál de las siguientes instrucciones representa la instrucción suma?

- a) SUB
- b) ADI
- c) SBI
- d) ADD

5.- ¿Qué bandera se activa cuando al realizar una suma el resultado provoca un desbordamiento (de números enteros)?

- a) Zero flag
- b) Parity flag
- c) Carry flag
- d) Sign flag

6.- ¿De qué está compuesto los ordenadores del modelo de arquitectura de von Neumann?

- a) PGE
- b) UJVP
- c) ISA
- d) ALIU

7.- Es el corazón de toda computadora, así como de otros equipos electrónicos:

- a) Microentrante
- b) Unidad de control

c) Microprocesador

d) ALU

8.- ¿Qué es el bus del sistema?

a) Circuitos que conectan la CPU y las unidades de la computadora

b) Unidad donde se almacena las instrucciones

c) Circuitos que realizan operaciones

d) Sirve para almacenar los resultados por el circuito operacional

9.- ¿Qué tipo de unidad de control se utiliza en máquinas más complejas?

a) Cableadas

b) Microprogramadas

c) De dos núcleos

d) Celeron

10.- ¿Qué es el controlador y decodificador?

a) Extrae el código de operación de la instrucción en curso.

b) Extrae bits

c) Instrucción de ejecución

d) Instrucción de almacenamiento