

2013/2014

ANEXO 2: OPERACIONES LÓGICAS.

Sistemas Informáticos

C.F.G.S. Desarrollo de Aplicaciones Multiplataforma





ANEXO 2: OPERACIONES LÓGICAS.

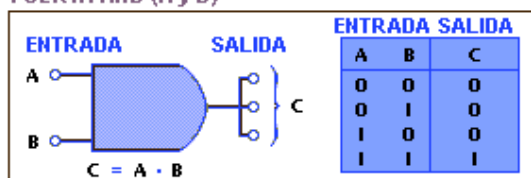
Por la importancia que tienen en la construcción de circuitos lógicos se nombran aquí las principales operaciones lógicas o booleanas, aunque se tratarán con más profundidad más adelante.

A	NOT
0	1
1	0

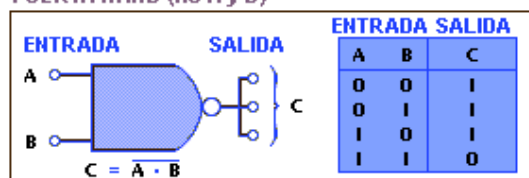
A	B	AND	OR	NAND	NOR	XOR
0	0	0	0	1	1	0
0	1	0	1	1	0	1
1	0	0	1	1	0	1
1	1	1	1	0	0	0

OPERACIONES LÓGICAS							
A	B	NOT A	AND	OR	NAND	NOR	XOR
0	0	1	0	0	1	1	0
0	1	1	0	1	1	0	1
1	0	0	0	1	1	0	1
1	1	0	1	1	0	0	0

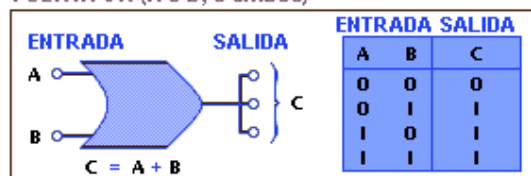
PUERTA AND (A y B)



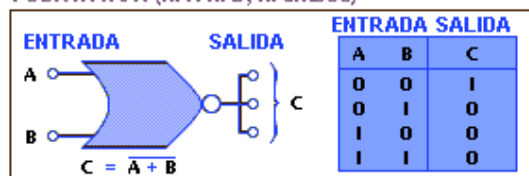
PUERTA NAND (no A y B)



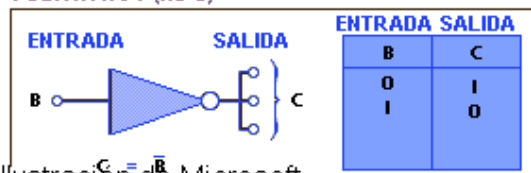
PUERTA OR (A o B, o ambos)



PUERTA NOR (ni A ni B, ni ambos)



PUERTA NOT (no C)



PUERTA XOR (A o B, pero no ambos)

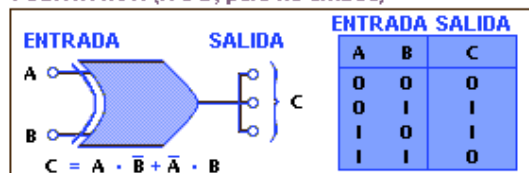
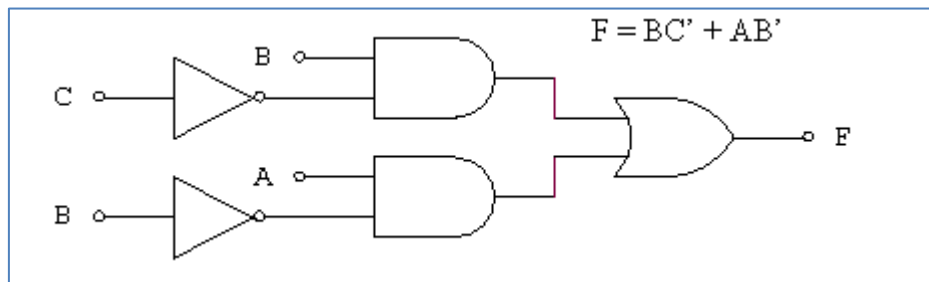


Ilustración de Microsoft



EJEMPLOS:

1. 101 AND 100
2. NOT 101010
3. 110101 XOR 011100