

CoreSight_L2_Decoder

L2_ControlCore_in-1

行 \序	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
1	0022	0122	0122	8022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022
2	0022	0122	0122	8022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022
3	FF22	FF22	8022	0022	1022	AD22	1E22	7A22	9D22	FC22	3122	FF22	FF22	8022	0022

测试内容

序号	报文类型	用例输入	含义
1	A-Sync	8022 0022 0022 0022 0022 0022 0022 0022 0022 0022 0022 0022	N/A
2	Trace Info	0022 0122 0122	N/A
3	Long Address	0022 0022 0022 0022 0022 0022 0022 0022 9D22	64 ISO L, Address: 0x0
4	Trace On	0422	N/A
5	Address with Context	3122 FF22 FF22 8022 0022 1022 AB22 7F22 7122 8522	64 ISO L, Address: 0xFFFF800010ABFFC4, Context info byte, EL=1, SF=64, NS=1, V=0, C=0
6	Atom F3	FC22	NEE
7	Long Address	FF22 FF22 8022 0022 1022 AD22 1E22 7A22 9D22	64 ISO L, Address: 0xFFFF800010AD3DE8

测试输出

1. PreProcessor

序号	out_R	out_cnt	PP_out_valid
1	00 0101 8000 0000 0000 0000 0000 0000	f	1
2	10 ab7f 7185 0400 0000 0000 0000 009d	f	1
3	ff ff80 0010 ad1e 7a9d fc31 ffff 8000	f	1

L2_ControlCore_in-2

行 \序	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
1	0022	0122	0122	8022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022	0022
2	1022	AB22	7F22	7122	8522	0422	0022	0022	0022	0022	0022	0022	0022	0022	9D22
3	FF22	FF22	8022	0022	1022	AD22	1E22	7A22	9D22	FC22	3122	FF22	FF22	8022	0022