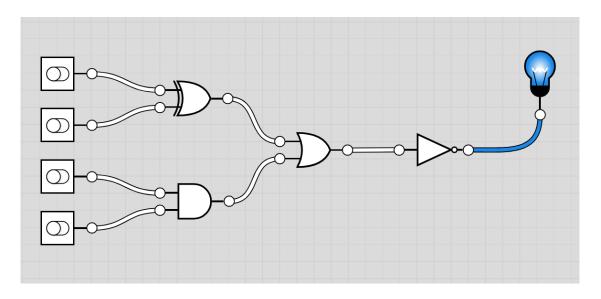
Цель работы:

- Исследование логических схем.
- Реализация логических функций.
- Синтез логических схем.

Задание №1. Собрать схемы логических функций.

Исходное выражение: $E = \overline{(a \oplus b) \lor (c \land d)}$



Задание №2. Составить таблицы истинности для предложенных схем.

а	b	С	d	a⊕b	c∧d	a⊕b∨c∧d	a⊕b∨c∧d
0	0	0	0	0	0	0	1
0	0	0	1	0	0	0	1
0	0	1	0	0	0	0	1
0	0	1	1	0	1	1	0
0	1	0	0	1	0	1	0
0	1	0	1	1	0	1	0
0	1	1	0	1	0	1	0
0	1	1	1	1	1	1	0
1	0	0	0	1	0	1	0
1	0	0	1	1	0	1	0
1	0	1	0	1	0	1	0
1	0	1	1	1	1	1	0
1	1	0	0	0	0	0	1
1	1	0	1	0	0	0	1
1	1	1	0	0	0	0	1
1	1	1	1	0	1	1	0

Вывод: в результате работы были изучены способы построения схем логических функций, а также таблиц истинности для них.