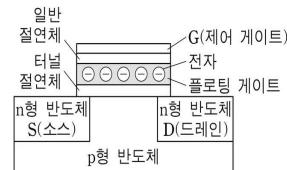


[19~21] 다음 글을 읽고 물음에 답하시오. -2014.06A

플래시 메모리는 수많은 스위치들로 이루어지는데, 각 스위치에 0 또는 1을 저장한다. 디지털 카메라에서 사진 한 장은 수백만 개 이상의 스위치를 켜고 끄는 방식으로 플래시 메모리에 저장된다. 메모리에서는 1비트의 정보를 기억하는 이 스위치를 셀이라고 한다. 플래시 메모리에서 셀은 그림과 같은 구조의 트랜지스터 1개로 이루어져 있다. 플로팅 게이트에 전자가 들어있는 상태를 1, 들어 있지 않은 상태를 0이라고 정의한다.

플래시 메모리에서 데이터를 읽을 때는 그림의 반도체 D에 3V의 양(+)의 전압을 가한다. 그러면 다른 한 쪽의 반도체인 S로부터 전자들이 D 쪽으로



이끌리게 된다. 플로팅 게이트에 전자가 들어 있을 때는 S로부터 오는 전자와 플로팅 게이트에 있는 전자가 마치 자석의 같은 극처럼 서로 반발하기 때문에 전자가 흐르기 힘들다. 한편 플로팅 게이트에 전자가 없는 상태에서는 S와 D 사이에 전자가 흐르기 쉽다. 이렇게 전자의 흐름 여부, 즉 S와 D 사이에 전류가 흐르는가로 셀의 값이 1인지 0인지를 판단한다.

플래시 메모리에서는 두 가지 과정을 거쳐 데이터가 저장된다. 일단 데이터를 지우는 과정이 필요하다. 데이터 지우기는 여러 개의 셀이 연결된 블록 단위로 이루어진다. 블록에 포함된 모든 셀마다 G에 0V, p형 반도체에 약 20V의 양의 전압을 가하면, 플로팅 게이트에 전자가 있는 경우, 그 전자가 터널 절연체를 넘어 p형 반도체로 이동한다. 반면 전자가 없는 경우는 플로팅 게이트에 변화가 없다. 따라서 해당 블록의 모든 셀은 0의 상태가 된다. 터널 절연체는 전류 흐름을 항상 차단하는 일반 절연체와는 다르게 일정 이상의 전압이 가해졌을 때는 전자를 통과시킨다.

이와 같은 과정을 거친 후에야 데이터 쓰기가 가능하다. 데이터를 저장하려면 1을 쓰려는 셀의 G에 약 20V, p형 반도체에는 0V의 전압을 가한다. 그러면 p형 반도체에 있던 전자들이 터널 절연체를 넘어 플로팅 게이트로 들어가 저장된다. 이것이 1의 상태이다.

플래시 메모리는 EEPROM과 EEPROM의 장점을 취하여 만든 메모리이다. EEPROM은 한 개의 트랜지스터로 셀을 구성하여 셀 면적이 작은 반면, 데이터를 지울 때 칩을 떼어 내어 자외선으로 소거해야 한다는 단점이 있다. EEPROM은 전기를 이용하여 간편하게 데이터를 지울 수 있지만, 셀 하나당 두 개의 트랜지스터가 필요하다. 플래시 메모리는 한 개의 트랜지스터로 셀을 구성하며, 전기적으로 데이터를 쓰고 지울 수 있다. 한편 메모리는 전원 차단 시에 데이터의 보존 유무에 따라 비휘발성과 비휘발성 메모리로 구분되는데, 플래시 메모리는 플로팅 게이트가 절연체로 둘러싸여 있기 때문에 전원을 끼우면 1이나 0의 상태가 유지되므로 비휘발성 메모리이다. 이런 장점 때문에 휴대용 디지털 장치는 주로 플래시 메모리를 이용하여 데이터를 저장한다.

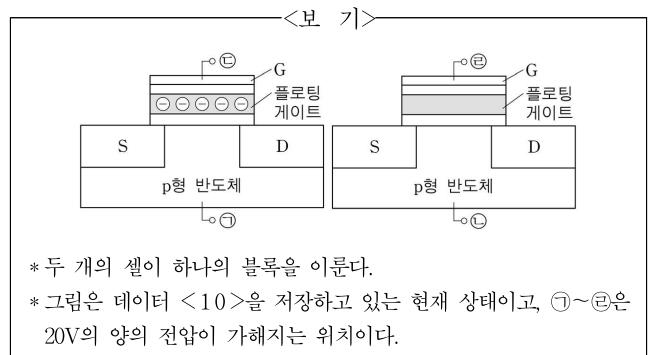
19. 윗글에 대한 설명으로 가장 적절한 것은?

- ① 대상의 구조를 바탕으로 작동 원리를 설명하고 있다.
- ② 대상의 장점을 설명한 뒤 사용 방법을 알려 주고 있다.
- ③ 대상의 크기를 기준으로 자세한 기능을 설명하고 있다.
- ④ 대상의 구성 요소를 설명한 뒤 제작 원리를 알려 주고 있다.
- ⑤ 대상의 단점을 나열하고 새로운 방식의 필요성을 제기하고 있다.

20. 윗글의 ‘플래시 메모리’에 대하여 추론한 내용으로 옳은 것은?

- ① D에 3V의 양의 전압을 가하면 플로팅 게이트의 전자가 사라진다.
- ② 터널 절연체 대신에 일반 절연체를 사용하면 데이터를 반복 해서 지우고 쓸 수 없다.
- ③ 데이터 지우기 과정에서 자외선에 노출해야 데이터를 수정할 수 있다.
- ④ EEPROM과 비교되는 EEPROM의 단점을 개선하여 셀 면적을 더 크게 만들었다.
- ⑤ 데이터를 유지하기 위해서는 전력을 계속 공급해 주어야 한다.

21. 윗글과 <보기>에 따라 플래시 메모리의 데이터 <1 0>을 <1 0>로 수정하려고 할 때, 단계별로 전압이 가해질 위치가 옳은 것은? [3점]



	1단계	2단계
①	①	④
②	②	③
③	①과 ②	④
④	④과 ③	③
⑤	②과 ③	②