

Министерство образования Республики Беларусь

Учреждение образования

БЕЛОРУССКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ
ИНФОРМАТИКИ И РАДИОЭЛЕКТРОНИКИ

Факультет компьютерных систем и сетей

Кафедра электронных вычислительных машин

ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

к курсовому проекту по дисциплине

«СИФО ЭВМ»

на тему:

«Специализированная микро-ЭВМ»

Выполнил

Тарасевич В. В.

Проверил

Третьяков А. Г.

МИНСК 2018

ЛИСТ ЗАДАНИЯ

- Вариант 45.
- Шина данных 16 бит.
- Шина адреса 16 бит.
- ROM — синхронный.
- RAM — синхронный.
- Тип адресации — косвенная.
- Команда условного перехода — jnz.
- Количество регистров общего назначения — 16.
- Арифметическая команда — incs.
- Логические команды: notz и pxor.
- Сдвиговая команда — sra.
- Объём стека — 5 байт.
- Направление роста стека — вниз.
- $K = 2$.
- Алгоритм замещения строк — наиболее давнего хранения.
- Синхронизация с памятью — сквозная без отображения.
- Арбитраж шин — централизованный последовательный.
- Тип автомата — A4.
- Количество бит в схеме предсказания переходов — 4.
- Тип шаблона — PC.
- КППД

Прим. (для всех вариантов): Помимо указанных в таблице 6 команд для всех вариантов необходимо реализовать обязательные команды — MOV adr, reg; MOV reg, adr; JMP adr; PUSH reg, POP reg, HLT, а также в дополнение к указанным в варианте способам адресации необходимо реализовать прямую, и прямую регистровую адресацию памяти и регистров.