

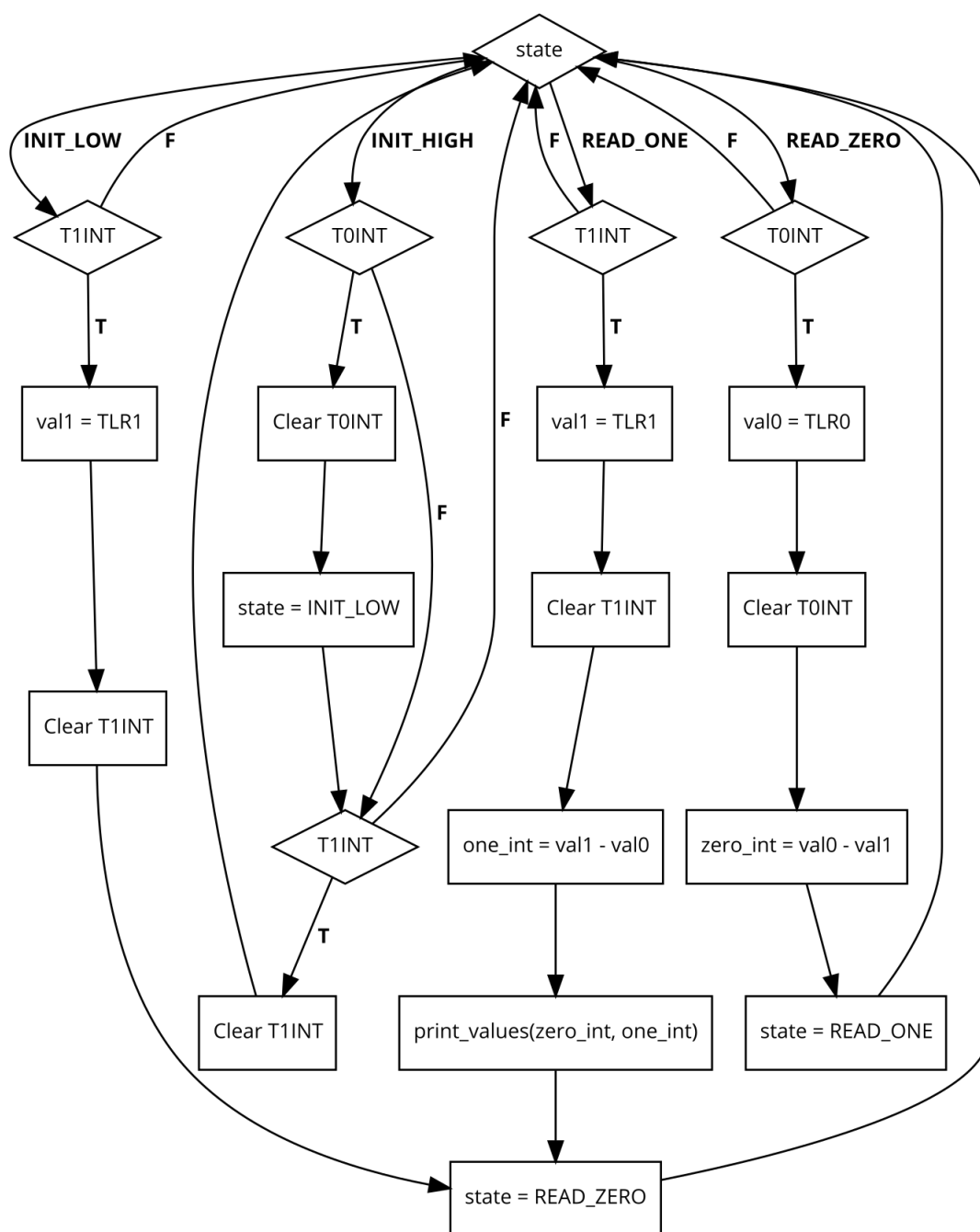
Университет ИТМО  
Мегафакультет компьютерных технологий и управления  
Факультет программной инженерии и компьютерной техники  
Кафедра вычислительной техники

Системы ввода/вывода и периферийные устройства

Лабораторная работа № 2  
*«Проектирование системы ввода/вывода микропроцессорной системы на базе ядра  
Microblaze»*  
Вариант 8

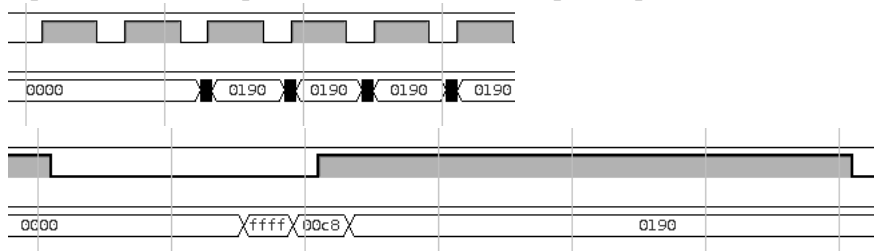
Студенты:  
*Куклина М.Д.*  
*Кириллова А.А.*  
Преподаватель:  
*Быковский С.В.*

Санкт-Петербург, 2017

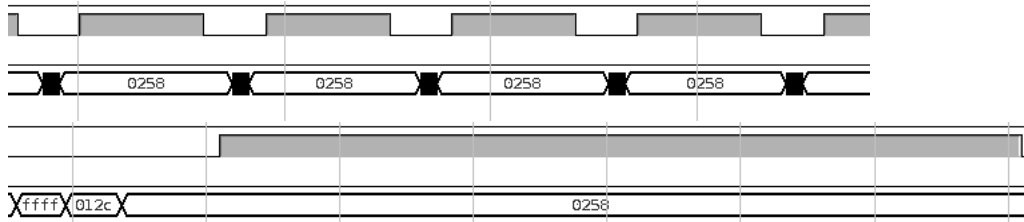


## 4. Временные диаграммы

Временные диаграммы для символов размера 200.



Временные диаграммы для символов размера 300.



## 5. Выводы

В ходе лабораторной работы проводилось изучение микропроцессорной системы Microblaze и модулей AXI Timer и AXI GPIO. При работе с AXI Timer выяснилось, что для анализа сигнала необходимо дублировать сигнал на два входных порта *capturingn* и использовать два таймера: предоставляемые разработчиками функции модуля не позволяют реагировать одному таймеру на low-high и high-low перепады в одном режиме работы.

