1、选B B说法应为微指令、宏指令、机器指令。A说法正确，D说法也正确，CPU依靠指令来计算和控制系统，每款CPU在设计时就规定了一些列与其硬件电路相配合的指令系统，或者说某款cpu的硬件设计其实就是针对某个指令集的一种硬件实现。C语言与指令系统没有关系，但是编译器翻译的指令与指令系统有关系。无论CISC还是RISC，编译器都可以将C语言翻译为对应的机器指令。不论是操作系统还是普通的应用程序最终都得转化到二进制代码才能够被cpu所处理。而用高级语言编写的普通应用程序都必须经过编译器编译后成为二进制代码（指令）才能运行。而不同的cpu所实现的指令集不同，所以不同的指令集对应的编译器也不尽相同，编译器不同，相同的高级语言程序经过编译后所得到的二进制代码也不同。

2、选D X86属于复杂指令集CISC，A说法正确。X86采用CISC，具有大量的复杂指令、可变的指令长度、多种的寻址方式这些CISC的特点，B说法正确。C、E正确。D说法错误，内存没有物理分段。

3、选A 根据操作数在CPU中的存储方式，可把指令集体系结构分为堆栈型、累加器型、寄存器型以及混合型等类。Intel x86系列属于累加器与寄存器型。

4、选C D显然错，是RR型指令。8086字长16位，故不是双字长二进制指令。可指定2的7次方=128条指令。

5、选C，8个。

6、选D

7、选B

8、选F

9、选C

10、选C

11、选A

12、选B

13、选C

14、选C

15、选D

16、选B

17、蒙的A

18、选C

19、选A

20、选D