**逻辑电平:**

逻辑1 逻辑0 备注

RS-232 -3～-15V +3～+15V 电压值,负逻辑

RS-485 +(2~6)V -(2~6)V 两线电压差值，差分传输

Vcc VOH>= VOL<= VIH>= VIL<= 备注 (Voh:输出高>=; Vol:输出低<=; Vih:输入高>=; Vil:输入低<=)

TTL : 5 2.4 0.5 2 0.8 晶体管，只能在5V下工作

3.3V LVTTL : 3.3 2.4 0.4 2 0.8 LVTTL可以驱动TTL

2.5V LVTTL : 2.5 2.0 0.2 1.7 0.7

CMOS : 5 4.45 0.5 3.5 1.5 MOS管，可以在5V～15V下工作，相对TTL有了更大的噪声容限

3.3V LVCMOS: 3.3 3.2 0.1 2.0 0.7 LVCMOS可以与3.3V的LVTTL直接相互驱动

2.5V LVCMOS: 2.5 2 0.1 1.7 0.7

SSTL\_2 : 2.5 1.82 0.68 1.43 1.07 下一代高速接口，主要应用是与SDRAM接口