

Pamięć RAM.

1. Wiadomości.

- podstawowe bramki logiczne, multipleksery, demultipleksery, bufor trójstanowe,
- przerzutnik typu „D”,

2. Wykonanie ćwiczenia.

- Wykonać projekt układu pamięci o organizacji 16 x 4 bity. Układ posiada wspólną szynę danych 4-bitowych do zapisu i odczytu, szynę adresów oraz wejścia sterujące zapisem i odczytem, jak pokazano na schemacie.

3. Sprawozdanie.

- Opisać elementy wykorzystane w projektach.
- Zamieścić schematy oraz opisy wykonanych projektów.



