EJERCICIOS PROPUESTOS DE COMA FLOTANTE

- 1.- Representar el número -0,81375x10² en formato IEEE 754 de simple precisión.
- 2.- Sumar 0.5_{10} y -0.4375_{10} en coma flotante IEEE 754 de simple precisión. Efectuar la multiplicación en IEEE 754 con precisión de 32 bits.
- 3.- Realizar la suma de A+B en coma flotante según el estándar IEEE 754 de simple precisión, sabiendo que $A=-0.8125_{10}$ y que $B=+0.25_{10}$. Realizar la multiplicación de A por B en coma flotante IEEE 754 con precisión de 32 bits.
- 4.- Averiguar a qué números en base 10 corresponden los siguientes números en formato IEEE 754.

SIGNO	EXPONENTE	MANTISA		
1	00111101 1110110000 (32 bits)			
1	00000000 0000000000 (32 bits)			
0	11111111 0010110001100 (32 bits)			
1	00000000 00000010 (32 bits)			
1	10000000001 011000 (64 bits)			

5.- Sumar A y B según el estándar IEEE 754 en simple precisión, teniendo en cuenta los tres tipos de redondeo estudiados.

	SIGNO	EXPONENTE	MANTISA
A	0	01111111	000
В	0	01100110	000

6.- Diseñar una ALU de 4 bits que realice las operaciones mostradas en la tabla, suponiendo que se dispone de una CPA de 4 bits, 4 multiplexores y 4 negadores.

Cin	C1	C0
0	0	0
0	0	1
0	1	0
0	1	1
1	0	0
1	0	1
1	1	0
1	1	1
	0	0 0 0