UNIVERSIDAD AUTONOMA "TOMAS FRIAS" CARERA DE INGENIERIA DE SISTEMAS

Materia: SIS-522	Nombre: M. Isidora Tacuri Mendoza				
Docente: Ing. Gustavo A. Puita Choque	Grupo 1				
Auxiliar: Adrián Roger Pérez Miranda	Fecha:07/10/2024				

1.- ¿Cuál es la diferencia fundamental entre una memoria RAM y una memoria ROM en términos de accesibilidad y volatilidad?

Accesibilidad:

RAM: Permite leer y escribir datos de forma rápida y aleatoria.

ROM: Únicamente permite la lectura de datos, no se pueden escribir nuevos datos.

Volatilidad:

RAM: Es volátil, lo que significa que pierde su contenido cuando se apaga el sistema.

ROM: Es no volátil, mantiene su contenido incluso cuando se apaga el sistema.

2.- ¿Qué ventajas y desventajas presentan las memorias estáticas y dinámicas en términos de velocidad, densidad y costo?

Ventajas de SRAM:

- Mayor velocidad de acceso
- · Menor consumo de energía
- · No necesitan ser refrescadas

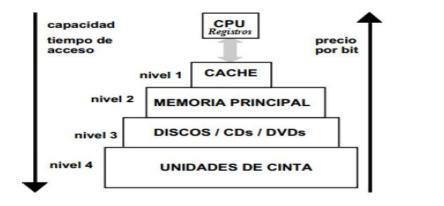
Desventajas de SRAM:

- Menor densidad de integración
- Mayor costo por bit

3.- ¿Por qué se utiliza la tecnología de Video RAM (VRAM) en los controladores de video de las computadoras y cuál es su función principal?

Permite un acceso de lectura y escritura rápido y eficiente a los datos de gráficos y video. Su función principal es almacenar y procesar la información visual que se muestra en la pantalla, mejorando el rendimiento gráfico.

4.- Dibuja un diagrama que represente la jerarquía de memoria en un sistema informático típico y etiqueta cada nivel con el tipo correspondiente de memoria.



5.- ¿Qué diferencias existen entre la memoria caché L1, L2 y L3 en términos de tamaño, velocidad y proximidad al procesador?

Ταμα〉ο:

L1: Generalmente es la más pequeña (32-64 KB)

L2: Suele ser mayor que L1 (256-512 KB)

L3: Es la más grande (2-8 MB)

Velocidad:

L1: Acceso más rápido (1-2 ciclos de reloj)

L2: Acceso más lento que L1 (4-10 ciclos de reloj)

L3: Acceso más lento que L2 (10-20 ciclos de reloj)

Proximidad al procesador:

L1: Más cerca del procesador

L2: Más lejos del procesador que L1

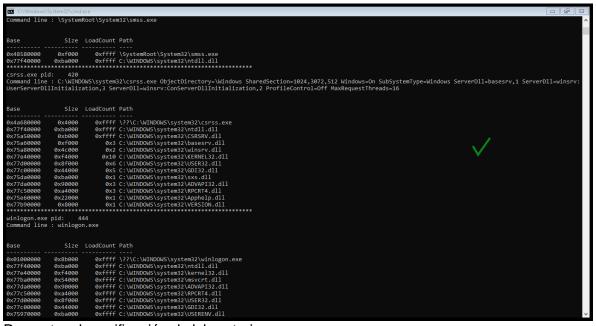
L3: Más lejos del procesador que L2

/

6.-

				olatility	-f mem	ndump.bi	nprofile=Win2003SP0x86 pslist	
	oundation Volat	ility Framewo PID	PPID	Thds	Hnds	Sess	Wow64 Start	Exit
:822b07a8 S	System	4	0	52	842		0	
820c6020 s	smss.exe	372	4		17		0 2012-11-03 20:18:29 UTC+0000	
x82031020 c	srss.exe	420	372	11	505	0	0 2012-11-03 20:18:30 UTC+0000	
x820496c8 w	vinlogon.exe	444	372	19	613	0	0 2012-11-03 20:18:30 UTC+0000	
x8203fad0 s	services.exe	488	444	21	422	0	0 2012-11-03 20:18:31 UTC+0000	
x82022920 1	lsass.exe	500	444	58	959	0	0 2012-11-03 20:18:31 UTC+0000	
x822bc770 s	svchost.exe	740	488	12	230	0	0 2012-11-03 20:18:33 UTC+0000	
x81fdf2e0 s	vchost.exe	884	488		133	0	0 2012-11-03 20:18:44 UTC+0000	
x81fda1f8 s	vchost.exe	904	488		78	0	0 2012-11-03 20:18:44 UTC+0000	
x81fd6968 s	svchost.exe	932	488	47	1092	0	0 2012-11-03 20:18:44 UTC+0000	
x81caf2d8 s	spoolsv.exe	1216	488		135	0	0 2012-11-03 20:19:12 UTC+0000	
x81cbad88 m	isdtc.exe	1240	488	15	160	0	0 2012-11-03 20:19:12 UTC+0000	

C:\Windows\System32\cmd.exe							
olatility Foundation Volatility Framework 2.6 ame	Pid	PPid	Thds	Hnds	Timo		
allic		FFIU					
0x822b07a8:System	4	0	52	842	1970-01-01	00:00:00 UTC+0000	
0x820c6020:smss.exe	372	4	3	17	2012-11-03	20:18:29 UTC+0000	
. 0x82031020:csrss.exe	420	372	11	505	2012-11-03	20:18:30 UTC+0000	
. 0x820496c8:winlogon.exe	444	372	19	613	2012-11-03	20:18:30 UTC+0000	
0x82022920:lsass.exe	500	444	58	959	2012-11-03	20:18:31 UTC+0000	
0x8203fad0:services.exe	488	444	21	422	2012-11-03	20:18:31 UTC+0000	
0x81fda1f8:svchost.exe	904	488	5	78	2012-11-03	20:18:44 UTC+0000	
0x81b0bb08:srvcsurg.exe	1496	488	3	87	2012-11-24	17:47:40 UTC+0000	
0x81c82d88:ismserv.exe	1436	488	11	276	2012-11-03	20:19:12 UTC+0000	
0x81fdf2e0:svchost.exe	884	488	9	133	2012-11-03	20:18:44 UTC+0000	
0x81ca3d68:dfssvc.exe	1312	488	10	106	2012-11-03	20:19:12 UTC+0000	/
0x81c80320:ntfrs.exe	1452	488	19	282	2012-11-03	20:19:12 UTC+0000	
0x81b4b9d0:appmgr.exe	2992	488	4	102	2012-11-24	17:47:40 UTC+0000	
0x81b8f348:inetinfo.exe	308	488	25	515	2012-11-24	17:47:51 UTC+0000	
0x81caf2d8:spoolsv.exe	1216	488	9	135	2012-11-03	20:19:12 UTC+0000	
0x81c462e8:svchost.exe	1736	488	16	127	2012-11-03	20:19:27 UTC+0000	
0x81c4ad88:dns.exe	340	488	12	163	2012-11-03	21:41:26 UTC+0000	
0x81cbad88:msdtc.exe	1240	488	15	160	2012-11-03	20:19:12 UTC+0000	
0x81fd6968:svchost.exe	932	488	47	1092	2012-11-03	20:18:44 UTC+0000	
0x81be0108:wuauclt.exe	1092	932		74	2012-11-04	18:57:32 UTC+0000	
0x81b61b18:dllhost.exe	3292	488	18	254	2012-11-24	17:47:12 UTC+0000	
0x822bc770:svchost.exe	740	488	12	230	2012-11-03	20:18:33 UTC+0000	
0x81b71788:wmiprvse.exe	2116	740		208	2012-11-24	17:48:48 UTC+0000	
0x81c71020:svchost.exe	1512	488	2	34	2012-11-03	20:19:13 UTC+0000	
0x81bf9020:wins.exe	756	488	19	214	2012-11-04	17:02:01 UTC+0000	
0x81b6a4d8:POP3Svc.exe	2260	488		142	2012-11-24	17:55:08 UTC+0000	
0x81c99020:svchost.exe	1404	488	2	60	2012-11-03	20:19:12 UTC+0000	



Preguntas de verificación de laboratorio

¿Qué hora inicia el proceso explorer.exe? 21:32:38 UTC+0000
¿Qué hora inicia el proceso svchost.exe? 20:19:13 UTC+0000
¿Cuál es el nombre del proceso PID: 420? csrss.exe pid: 420
¿Cuáles el nombre de proceso PID: 932?
Svchost.exe pid: 932

1.- Determina cuántos bits en total puede almacenar una memoria RAM de 128K x 4

128k= 128(1024) = 131072
131072*4= 524288 bits

2.- ¿Cuántos bits puede almacenar una memoria de 10G x 16?

10G = 10(10243) = 1.073741824x10101.073741824x1010 * 16 = 1.717986918x1011 bits

3.- Cuantas localidades de memoria se puede direccionar con 32 líneas de dirección.

2n = Nro. de localidades

n = 32 232 = 42949673 localidades

4.- ¿Cuántas localidades de memoria se pueden direccionar con 1024 líneas de dirección?

2n = Nro. de localidades

n = 1024 21024 = 1.8x10308 localidades

5.- ¿Cuántas localidades de memoria se pueden direccionar con 64 líneas de dirección?

2n = Nro. de localidades

n = 64 264 = 1.844674407x1019 localidades

6.- Cuantas líneas de dirección se necesitan para una memoria ROM de 512M x 8. 512M = 512(10242) Nro local

n = ? $ln (2n) = ln (Nro local.) \rightarrow n ln (2) = ln (Nro local.)$ n=ln (Nro local.) ln (2) = ln (512(10242)) ln (2) = 29 líneas de dirección 7.- ¿Cuántas líneas de dirección se necesitan para una memoria ROM de 128M x 128?

128M = 128(10242) Nro local

$$n = ?$$

 $ln (2n) = ln (Nro local.) \rightarrow n ln (2) = ln (Nro local.)$ n=ln (Nro local.) ln (2) = ln (128(10242)) ln (2) = 27 líneas de dirección



8.- ¿Cuántos bits en total puede almacenar una memoria RAM 128M x 4, de él resultado gigabytes?

128M= 128(10242) = 134217728 134217728*4= 536870912 bits x 1 byte8 bits = 67108864bytes x 1 gigabyte (10243) bytes = 0.0625 gigabytes

/

9.- ¿Cuántos bits en total puede almacenar una memoria RAM 64M x 64, de él resultado en terabytes?

128M= 64(10242) = 67108864 67108864*64=4294967296 bits x 1 byte8 bits = 536870912bytes x 1 gigabyte (10244) bytes = 0.00049 terabytes

10.- ¿Cuántos bits en total puede almacenar una memoria RAM 64M x 64, de él resultado en terabytes?

128M= 64(10242) = 67108864 67108864*64=4294967296 bits x 1 byte8 bits = 536870912bytes x 1 gigabyte (10244) bytes = 0.00049 terabytes