UNIVERSIDAD AUTÓNOMA "TOMAS FRÍAS" CARRERA DE INGENIERÍA DE SISTEMAS Materia: Arquitectura de computadoras (SIS-522) Docente: Ing. Gustavo A. Puita Choque Auxiliar: Aldrin Pager Paraz Mirando

Docente:Ing. Gustavo A. Puita ChoqueN° PrácticaAuxiliar:Univ. Aldrin Roger Perez MirandaEstudiante:Jhulma Marite Balcas Mamani10/09/2024Fecha publicación24/09/2024Fecha de entregaGrupo:1SedePotosí

PARTE TEORICA (50 pts)

1) ¿Cuál es la diferencia fundamental entre una memoria RAM y una memoria ROM en términos de accesibilidad y volatilidad? (2 pts)

la diferencia es que la memoria RAM es volátil, es decir lectura y escritura , mientras que la ROM no es volátil, solo es de lectura.



2) ¿Qué ventajas y desventajas presentan las memorias estáticas y dinámicas en términos de velocidad, densidad y costo? (2 pts)

Memoria estática: es rápida que la dinámica, ya que no necesita ser refrescada cada cada vez como la memoria cache, su desventaja, es que es caro



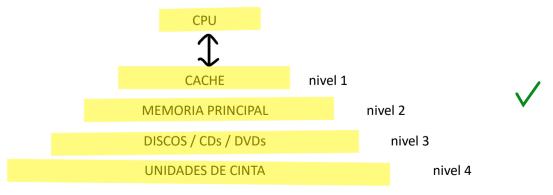
Memoria dinámica: tiene mayor densidad de almacenamiento , es mas económica , lo malo es que es lenta , necesita ser refrescada cada momento

3) ¿Por qué se utiliza la tecnología de Video RAM (VRAM) en los controladores de video de las computadoras y cuál es su función principal? (2 pts)

Es usado en los controladores de video de las computadoras debido a su capacidad para manejar grandes volúmenes de datos gráficos, proporciona un almacenamiento especial y optimizado para datos gráficos ya que permite un rendimiento superior en la visualización y procesamiento de imágenes en las computadoras



4) Dibuja un diagrama que represente la jerarquía de memoria en un sistema informático típico y etiqueta cada nivel con el tipo correspondiente de memoria. (2 pts)

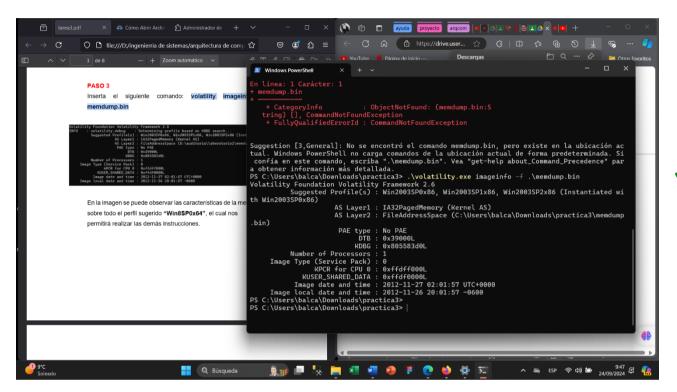


5) ¿Qué diferencias existen entre la memoria caché L1, L2 y L3 en términos de tamaño, velocidad y proximidad al procesador? (2 pts)

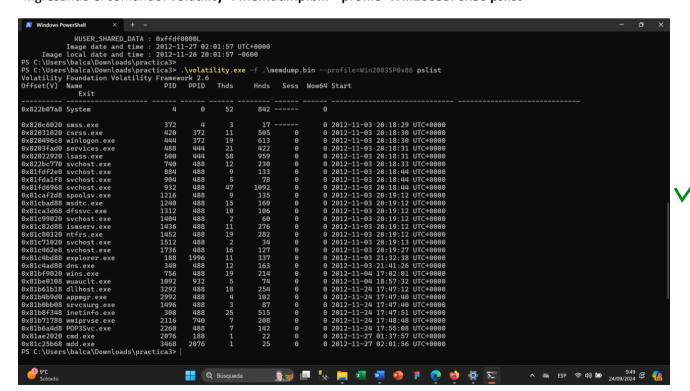
La cache l1 es la mas rápida y pequeña, L2 es mas grandes y en poco lenta y la L3 es grande y es la mas lenta de todas pero mas rápida que la memoria RAM

6) resolver el siguiente laboratorio paso a paso con capturas propias mostrando su barra de tareas del cpu

Ingresando el comando: volatility imageinfo -f memdump.bin

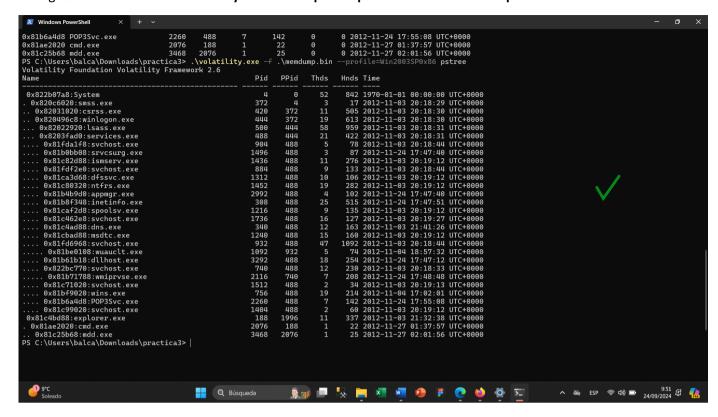


Ingresando el comando: volatility -f memdump.bin --profile=Win2003SP0x86 pslist

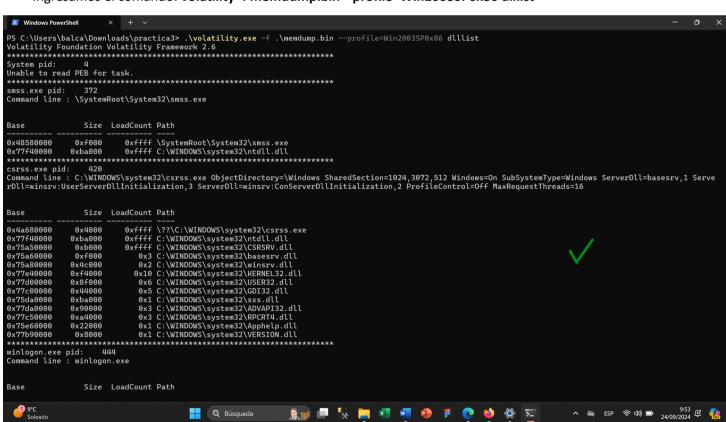




ingresamos el coamndo: volatility -f memdump.bin --profile=Win2003SP0x86 pstree



Ingresamos el comando: volatility -f memdump.bin --profile=Win2003SP0x86 dlllist



Preguntas de verificación del laboratorio

¿Qué hora inicia el proceso explorer.exe?

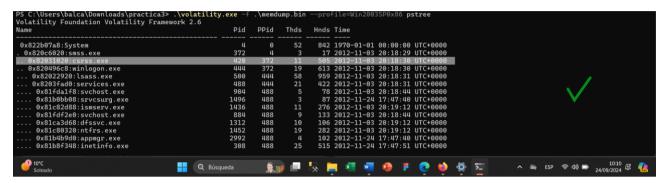


¿Qué hora inicia el proceso svchost.exe?



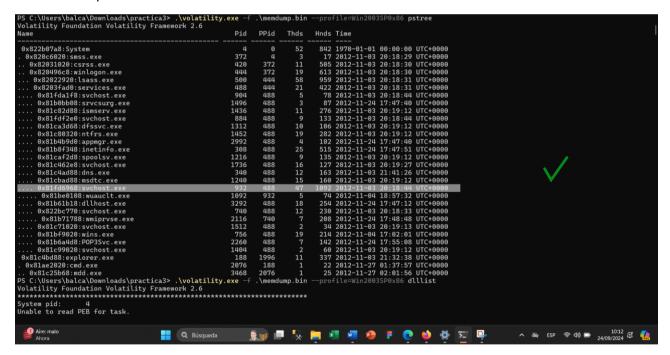
¿Cuál es el nombre del proceso PID: 420?

el nombre del procesador PID 420 es: csrss.exe



¿Cuál es el nombre del proceso PID: 932?

el nombre del procesador PID 932 es : svchost.exe



PARTE PRÁCTICA (50 pts)

1) Determina cuántos bits en total puede almacenar una memoria RAM de 128K x 4 (5 pts)
Datos

Tamaño de palabra= 4

K=1024

128*(1024) *4 = 524288 bits que se puede almacenar



2) ¿Cuántos bits puede almacenar una memoria de 10G x 16?(5 pts)

Datos

Tamaño de palabra=16

 $G=1024^3$

 $10*(1024^3)*16 = 171798691840$ bits que se puede almacenar

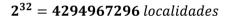


3) Cuantas localidades de memoria se puede direccionar con 32 líneas de dirección. (5 pts)

Datos

Líneas de dirección n = 32 lias de dirección

de localidades=?





4) ¿Cuántas localidades de memoria se pueden direccionar con 1024 líneas de dirección? (5 pts) Datos

Líneas de dirección n = 1024 lias de direccion

de localidades=?

$$2^{1024} = 1.8 \times 10^{308}$$
 es muy grande el valor



5) ¿Cuántas localidades de memoria se pueden direccionar con 64 líneas de dirección? (5 pts) Datos

Líneas de dirección n = 64 lias de dirección

de localidades=?

$$2^{64} = 18446744073709551616$$
 localidades



6) Cuantas líneas de dirección se necesitan para una memoria ROM de 512M x 8. (5 pts)

<u>Datos</u>

de localidades= 512M

 $M = 1024^2$

Palabra= 8

 $2^n = \# de localidades$

$$n = \frac{Ln(\#de\ localidades)}{Ln\ (2)}$$

$$n = \frac{Ln(512 * 1024^2)}{Ln(2)}$$

n = 29 lineas de direccion



7) ¿Cuántas líneas de dirección se necesitan para una memoria ROM de 128M x 128? (5 pts)

Datos

de localidades= 128M

 $M = 1024^2$

Palabra= 128

 $2^n = \# de localidades$

$$n = \frac{Ln(\#de\ localidades)}{Ln\ (2)}$$

$$n = \frac{Ln(128*1024^2)}{Ln\left(2\right)}$$

n = 27 lineas de direccion



8) ¿Cuántos bits en total puede almacenar una memoria RAM 128M x 4, de él resultado gigabytes? (5 pts)

- Bits en total en M

Datos

Palabra= 4

 $M = 1024^2$

$$128 * (1024^2) * 4 = 536870912$$
 bits

- conversion a Giga

Datos

1 byte= 8 bits

1 gigabyte= 1073741824

Convertimos de bits a bytes

$$\frac{536870912}{8} = 67108864 \ bytes$$

De bytes a Gigabytes

$$\frac{67108864}{1073741824} = 0.0625 \; \textit{GB que puede almacenar}$$



9) ¿Cuántos bits en total puede almacenar una memoria RAM 64M x 64, de él resultado en teras? (5 pts)

- Bits en total en M

Datos

Palabra= 64

 $M = 1024^2$

$$64 * (1024^2) * 64 = 4294967296$$
 bits

- conversion a TERA

Datos

1 byte= 8 bits

1 terabyte= 1099511627776 bytes

Convertimos de bits a bytes

$$\frac{4294967296}{8} = 536870912 \ bytes$$

De bytes a Terabytes

$$\frac{536870912}{1099511627776} = 0.000488 \, TB \, \, que \, puede \, almacenar$$



10)¿Cuántos bits en total puede almacenar una memoria RAM 64M x 64, de él resultado en terabytes? (5 pts)

- Bits en total en M

Datos

Palabra= 64

 $M = 1024^2$

$$64 * (1024^2) * 64 = 4294967296$$
 bits

- conversion a TERA

Datos

1 byte= 8 bits

1 terabyte= 1099511627776 bytes

Convertimos de bits a bytes

$$\frac{4294967296}{8} = 536870912 \ bytes$$

De bytes a Terabytes

$$\frac{536870912}{1099511627776} = 0.000488 \, TB \, que \, puede \, almacenar$$

