

# Diodos

Eletrônica para Ciência da Computação

PROFESSOR: RUBENS T. HOCK JR.

UNIVERSIDADE DO ESTADO DE SANTA CATARINA - UDESC CENTRO DE CIÊNCIAS TECNOLÓGICAS - CCT DEPARTAMENTO DE ENGENHARIA ELÉTRICA - DEE



# Diodos Introdução

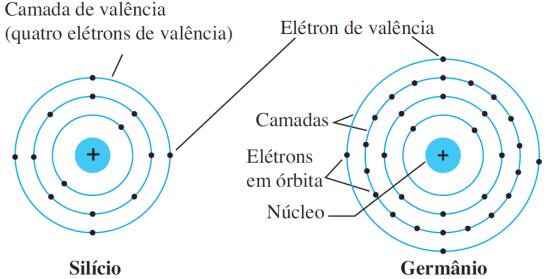


# Introdução

Os diodos são constituídos de materiais semicondutores (Si, Ge, GaAs, etc).

Nas primeiras décadas após a descoberta do diodo, em 1939, e do transistor, em 1947, usou-se quase exclusivamente o germânio, mas foi substituído pelo silício, por que é menos afetado pela variação de temperatura. Junta-se ao fato que o silício é um dos materiais mais abundantes da terra.

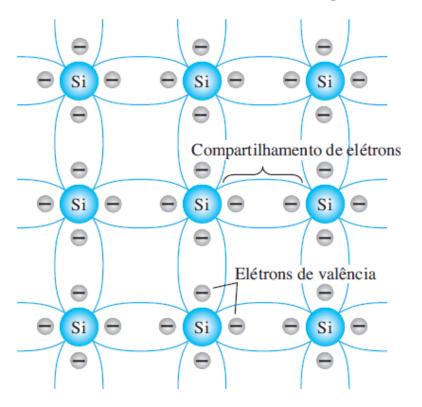
Camada de valência





# Introdução

A estrutura cristalina da pastilha de silício é ordenada da seguinte maneira:





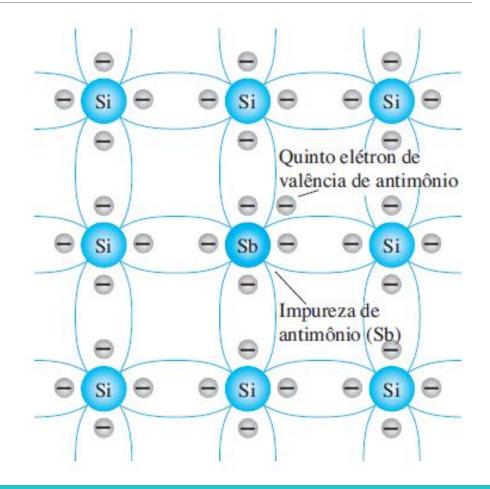
# Diodos Materiais Tipo P e N



# Material Tipo N

Para criar um material do tipo N, a estrutura cristalina da pastilha de silício recebe impurezas (outros átomos) da ordem de uma parte em 10 milhões que possuem cinco elétrons na sua camada de valência (antimônio, arsênio e fósforo).

Dessa forma, há o excesso de elétrons dentro da pastilha dopada e esse elétrons está livre para se mover dentro da pastilha.

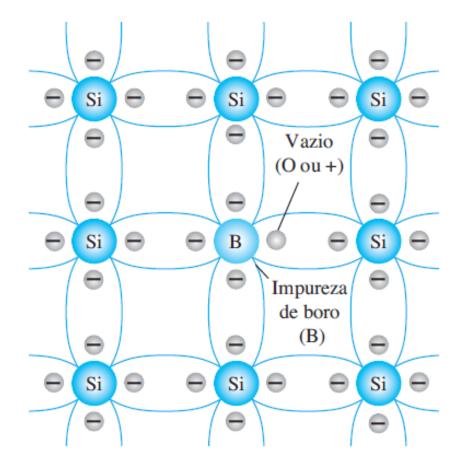




# Material Tipo P

Para criar um material do tipo P, a estrutura cristalina da pastilha de silício recebe impurezas (outros átomos) da ordem de uma parte em 10 milhões que possuem três elétrons na sua camada de valência (boro, gálio e índio).

Dessa forma, há a falta de elétrons dentro da pastilha dopada e é criada uma lacuna.



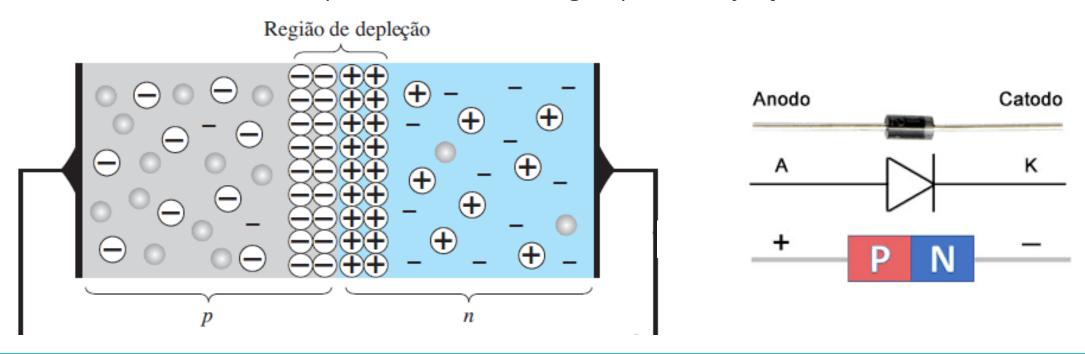


# Diodos O Diodo



#### Estrutura Básica de um Diodo

O diodo é criado pela simples junção de um material do tipo N com outro do tipo P. No instante em que os dois materiais são "unidos", os elétrons e as lacunas na região da junção se combinam, resultando em uma falta de portadores livres na região próxima à junção.





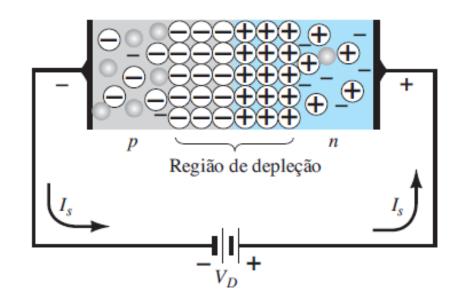
## Polarização Reversa de um Diodo

Se um potencial externo de V volts for aplicado à junção P-N de modo que o terminal positivo seja ligado ao material do tipo N e o terminal negativo ao material do tipo P:

- O número de íons positivos descoberto na região de depleção do material do tipo N aumentará
- O número de íons negativos descoberto aumentará no material do tipo P

O efeito será um alargamento da região de depleção

Dessa forma, há um impedimento da passagem da corrente através do diodo, ou seja,  $i_D = 0$  A





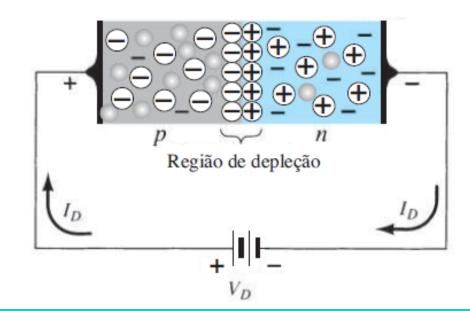
# Polarização Direta de um Diodo

A polarização direta de um diodo é estabelecida quando se aplica o potencial positivo ao material do tipo P e o potencial negativo ao material do tipo N

- O número de íons positivos descoberto na região de depleção do material do tipo N diminuirá
- O número de íons negativos descoberto diminuirá no material do tipo P

O efeito será um estreitamento da região de depleção

Dessa forma, há facilitação da passagem da corrente através do diodo, ou seja, i<sub>D</sub> > 0 A



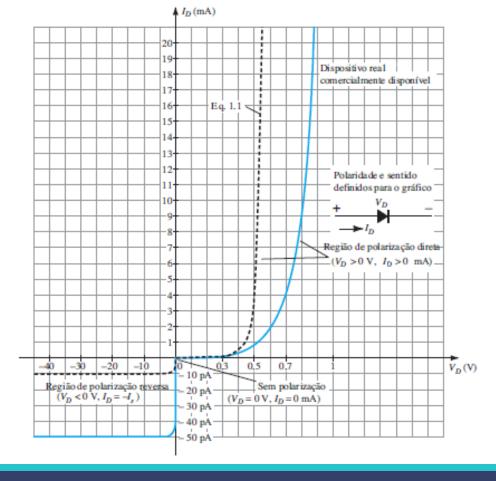


# Polarização de um Diodo

Com o aumento do potencial elétrico, a região de depleção diminuirá e haverá uma quantidade maior de carga elétrica circulando pelo diodo, que resulta em uma avalanche de corrente.

Valores de tensão de "joelho"

Semicondutor	$V_{K}(\mathbf{V})$
Ge	0,3
Si	0,7
GaAs	1,2





## Características Reais de um Diodo

#### Diodo 1n4148

ABSOLUTE MAXIMUM RATINGS (T <sub>amb</sub> = 25 °C, unless otherwise specified)								
PARAMETER	TEST CONDITION	SYMBOL	VALUE	UNIT				
Repetitive peak reverse voltage		V <sub>RRM</sub>	100	V				
Reverse voltage		V <sub>R</sub>	75	V				
Peak forward surge current	t <sub>p</sub> = 1 μs	I <sub>FSM</sub>	2	Α				
Repetitive peak forward current		I <sub>FRM</sub>	500	mA				
Forward continuous current		I <sub>F</sub>	300	mA				
Average forward current	V <sub>R</sub> = 0	I <sub>F(AV)</sub>	150	mA				
Decree discipation	I = 4 mm, T <sub>L</sub> = 45 °C	P <sub>tot</sub>	440	mW				
Power dissipation	I = 4 mm, T <sub>L</sub> ≤ 25 °C	P <sub>tot</sub>	500	mW				

ELECTRICAL CHARACTERISTICS (T <sub>amb</sub> = 25 °C, unless otherwise specified)								
PARAMETER	TEST CONDITION	SYMBOL	MIN.	TYP.	MAX.	UNIT		
Forward voltage	I <sub>F</sub> = 10 mA	V <sub>F</sub>			1	V		
	V <sub>R</sub> = 20 V	I <sub>R</sub>			25	nA		
Reverse current	V <sub>R</sub> = 20 V, T <sub>j</sub> = 150 °C	I <sub>R</sub>			50	μA		
	V <sub>R</sub> = 75 V	I <sub>R</sub>						
Breakdown voltage	$I_R = 100 \mu A, t_p/T = 0.01,$ $t_p = 0.3 \text{ ms}$	V <sub>(BR)</sub>	100			V		



### Características Reais de um Diodo

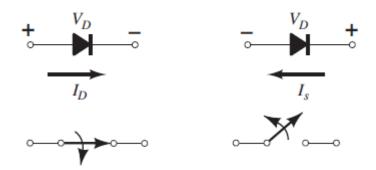
#### Diodo 1n400x

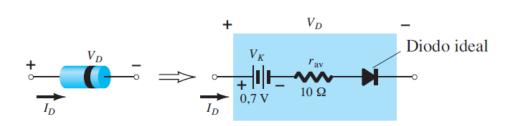
MAXIMUM RATINGS (T <sub>A</sub> = 25 °C unless otherwise noted)											
PARAMETER		S	YMBOL	1N4001	1N4002	1N4003	1N4004	1N4005	1N4006	1N4007	UNIT
Maximum repetitive peak reverse voltage			V <sub>RRM</sub>	50	100	200	400	600	800	1000	V
Maximum RMS voltage			V <sub>RMS</sub>	35	70	140	280	420	560	700	V
Maximum DC blocking voltage			$V_{DC}$	50	100	200	400	600	800	1000	V
Maximum average forward rectified current 0.375" (9.5 mm) lead length at T <sub>A</sub> = 75 °C			I <sub>F(AV)</sub>	1.0						Α	
Peak forward surge current 8.3 ms single half sine-wave superimposed on rated load			I <sub>FSM</sub>	30						Α	
Non-repetitive peak forward	t <sub>p</sub> = 1 r	ns		45							Α
surge current square waveform	$t_p = 2 r$	าร	I <sub>FSM</sub>	35							
$T_A = 25 ^{\circ}\text{C} \text{ (fig. 3)}$	t <sub>p</sub> = 5 r	าร		30							
Maximum full load reverse current, full cycle average 0.375" (9.5 mm) lead length T <sub>L</sub> = 75 °C			I <sub>R(AV)</sub>	30						μА	
ELECTRICAL CHARACTERISTICS (T <sub>A</sub> = 25 °C unless otherwise noted)											
PARAMETER	TEST CONDIT	IONS	SYMBO	L 1N400	1 1N400	2 1N400	3 1N4004	1N4005	1N4006	1N4007	UNIT
Maximum instantaneous forward voltage	1.0 A V <sub>F</sub>		1.1						V		



#### Diodo Ideal vs Real

O diodo ideal se comporta como um curtocircuito quando a tensão de polarização direta é maior que zero e como um circuito aberto caso contrário O diodo real possui uma queda de tensão devido à polarização acrescido de uma resistência elétrica intrínseca ao elemento

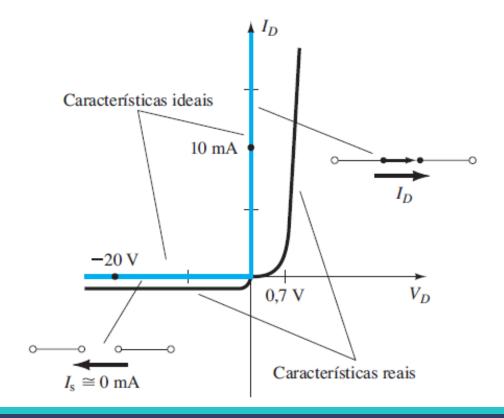






## Diodo Ideal vs Real

A diferença entre os modelos pode ser vista no gráfico I<sub>D</sub> vs V<sub>D</sub>

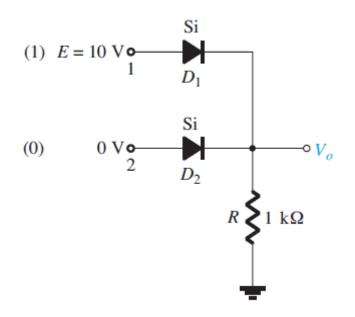


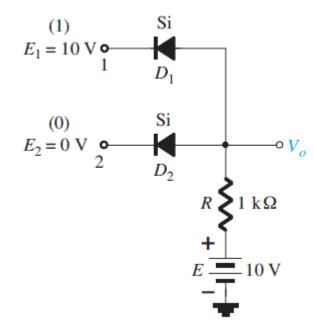


# Diodos Aplicações de Diodos



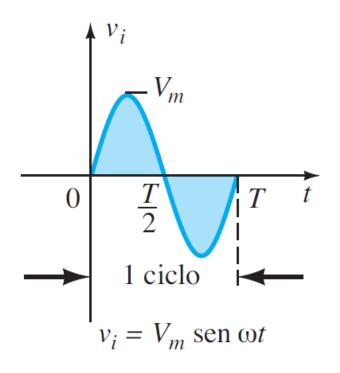
#### Portas lógicas AND e OR

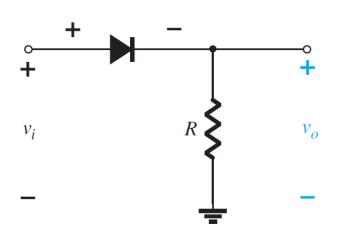


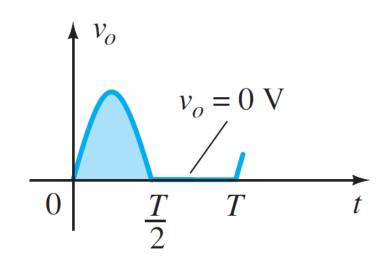




Retificadores (Meia Onda)

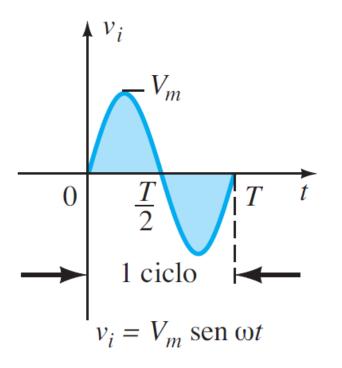


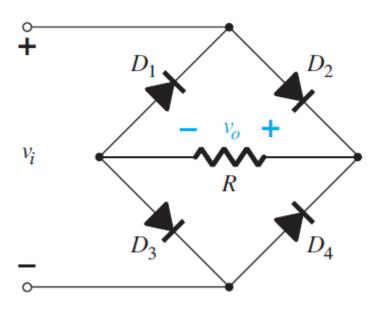


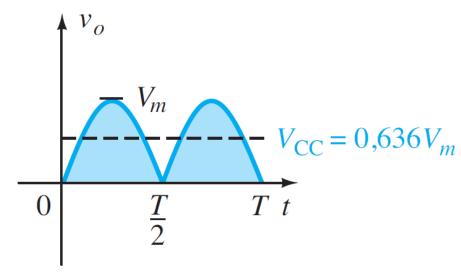




Retificadores (Onda Completa)

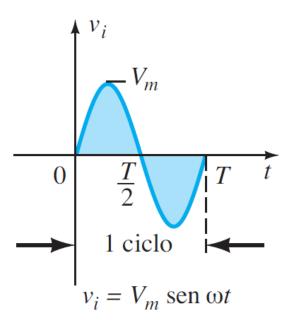


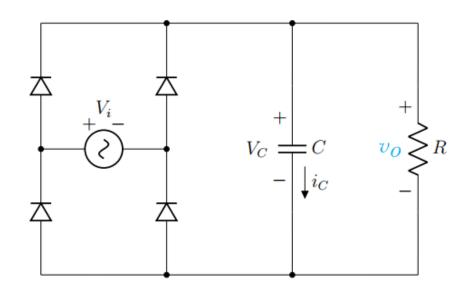


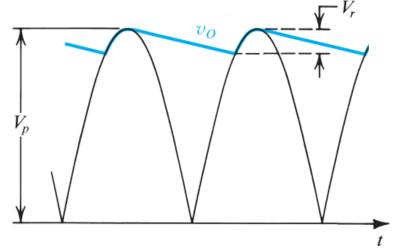




Retificador de Onda Completa com Filtro Capacitivo

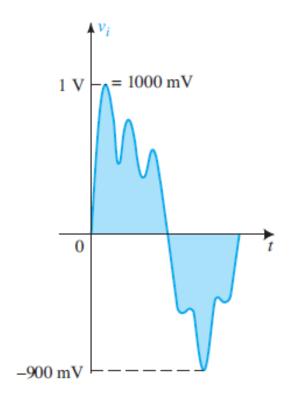


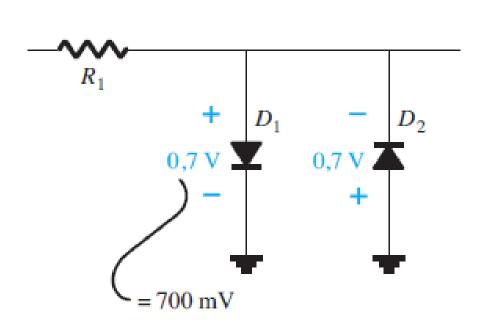


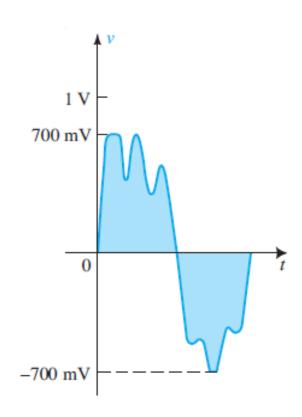




Proteção (grampeamento)

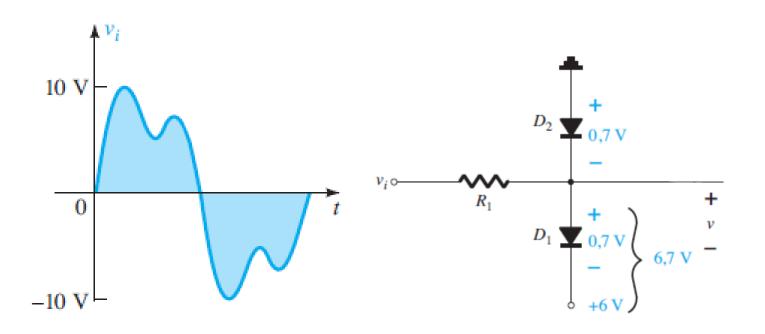


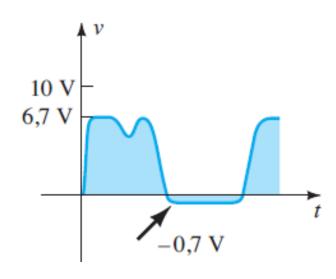






Proteção (garantia de polaridade e tensão máxima)







# Bibliografia

BOYLESTAD, R. L. Introdução à Análise de Circuitos. Prentice-Hall. São Paulo, 2004.

BOYLESTAD, R.; NASHELSKY, L. Dispositivos Eletrônicos e Teoria de Circuitos. 6º edição, Prentice Hall do Brasil, 1998.

CIPELLI, Antonio Marco Vicari; MARKUS, Otavio; SANDRINI, Waldir João. Teoria e desenvolvimento de projetos de circuitos eletrônicos. 18 ed. São Paulo: Livros Erica, 2001. 445 p. ISBN 8571947597.