### Sinais de Clock

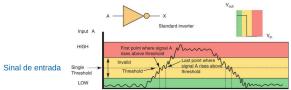
Yuri Kaszubowski Lopes

UDESC

YKL (UDESC) Sinais de Clock 1/2

## Schmitt-Trigger

• Considere o sinal ruidoso em uma porta inversora



(Tocci, Widmer; 2016)

YKL (UDESC)

Sinais de Clock

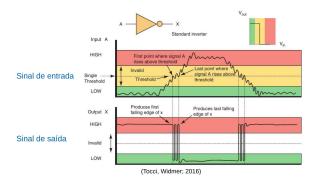
2/23

### Anotações

Anotações

### Schmitt-Trigger

Considere o sinal ruidoso em uma porta inversora



Anotações

YKL (UDESC

Sinais de Clock

3/23

### Schmitt-Trigger

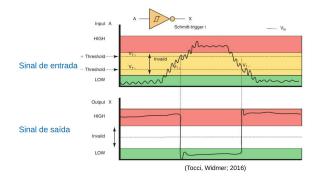
• Um Schmitt-Trigger serve para filtrar essas entradas ruidosas



• Símbolo de uma porta not com Schmitt Trigger

Anotações		

### Schmitt-Trigger



Anotações			

### Schmitt-Trigger

- Alguns CIs com Schmitt-Trigger:
  - ► 7414 ► 74LS14

  - ▶ 74HC14
- ► 74HC14
  Códigos:
  ► Série 7400: Família de Cls lógicos. Usada nas décadas de 60 e 70 para construção de mainframes e minicomputadores
  ★ 74x00: quatro portas NAND de 2 entradas (74x01: coletor aberto: GND ou flutuando)
  ★ 74x08: quatro portas NOR de 2 entradas
  ★ 74x08: quatro portas AND de 2 entradas
  ★ 74x32: quatro portas OR de 2 entradas
  ★ 74x86: quatro portas XOR de 2 entradas
  ★ 74x7266: quatro portas XOR de 2 entradas
  ★ 74x7266: quatro portas XNOR de 2 entradas

  - 74LSxx: TTL com Diodo de Schottky e baixa potência
    74HCxx: CMOS (MOSFET) de alta velocidade

Allotações		
-		

### Série 7400

Entrada normal / Saída push-pull									
Configuração   AND NAND OR NOR XOR XNOR Buffer NOT									
6 portas, 1 entrada							74x34	74x04	
4 portas, 2 entradas	74x08	74x00	74x32	74x02	74x86	74x7266			
3 portas, 3 entradas	74x11	74x10	74x4075	74x27					
2 portas, 4 entradas	74x21	74x20	74x4072	74x29					
1 portas, 8 entradas		74x30	74x4078	74x4078					

Anotações

Entrada Schmitt-trigger / Saída push-pull						
Configuração   AND NAND OR NOR Buffer NOT						
6 portas, 1 entrada					74x7014	74x14
4 portas, 2 entradas	74x7001	74x132	74x7032	74x7002		
2 portas, 4 entradas		74x13				

 $\bullet$  Saída push-pull: pode ser uma fonte (source,  $V_{\it cc})$  ou dreno (sink, GND) de corrente.

YKL (UDESC)	Sinais de Clock	7/23

### Schmitt-Trigger

- Schmitt-Triggers s\u00e3o constru\u00eddos com, por exemplo, transistores de jun\u00e7\u00e3o bipolar, ou atrav\u00e9s de amplificadores operacionais
  - ▶ Detalhes em Boylestad, Nashelsky (2012) e Holdsworth, Woods (2002)

YKL (UDESC)	Sinais de Clock	8/2

### Sinais de clock

- Um sinal de clock (relógio) geralmente é uma onda retangular, com um período T (e frequência F) constantes
  - ▶ Sinais de clock são comumente empregados para sincronização
    - \* Veremos no decorrer da disciplina
- Exemplo de sinal de clock com período T

Sinal de Clock:	1 0	————Tempo
	T: Período do sinal	

Anotações		
Anotações		
<b>3</b>		
	<u> </u>	

YKL (UDESC) Sinais de Clock 9/

### Multivibrador astável

- Um multivibrador astável oscila entre dois estados instáveis
  - ► Podemos utilizar para gerar um sinal de clock
- Existem vários circuitos para gerar esses sinais

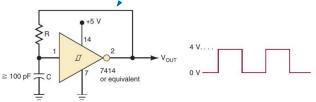
  - Circuitos controlados por cristais de quartzo
    Circuitos do tipo RC (Resistor-Capacitor)
- Veremos apenas dois exemplos
  - Não nos aprofundaremos nas equações

Anotações			

Anotações

### Oscilador com Schmitt-Trigger

Circuito em *feedback* (a saída é utilizada para realimentar a entrada)

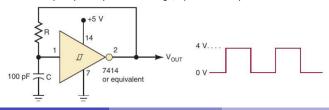


### Oscilador com Schmitt-Trigger

- Iniciando a análise com a saída (V<sub>out</sub>) alta (1 lógico):
  O capacitor é carregado

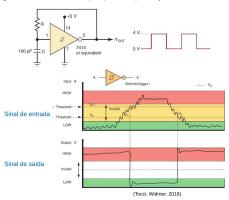
  - Enquanto o capacitor é carregado, a tensão em 1 é baixa e equivalente ao 0
  - Ouanto o capacitor atinge uma determinada carga, a tensão em 1 se torna alta
  - O NOT com schimtt-trigger inverte a saída (que agora é baixa, 0 lógico)

  - O capacitor começa a descarregar A entrara 1 é mantida alta (1 lógico) enquanto o capacitor possuir carga o suficiente
  - Depois que o capacitor descarrega, o processo se repete



### Oscilador com Schmitt-Trigger

 $\bullet\,$  Diferença entre Thresholds ( $V_{\mathcal{T}+}$  e  $V_{\mathcal{T}-}$ ) é importante



Anotações			

### Oscilador com Schmitt-Trigger

• Frequências para algumas portas NOT com Schmitt-Trigger populares

IC	Frequency	
7414	≈ 0.8/RC	$(R \le 500 \Omega)$
74LS14	≈ 0.8/RC	$(R \le 2 k\Omega)$
74HC14	≈ 1.2/RC	$(R \le 10 M\Omega)$

Anotaçoes			

YKL (UDESC

Sinais de Cloc

14/23

### CI 555

- Circuito integrado que opera de diversos modos
- Incluindo como multivibrador astável
- O período é controlado por um capacitor e dois resistores externos



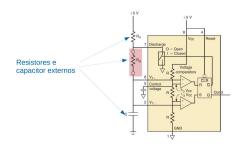
Anotaçoes			

YKL (UDESC)

Sinais de Clock

15/23

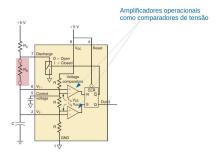
### CI 555



KL (UDESC) Sinais de Clock 16/2

## Anotações

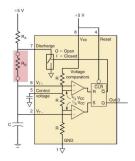
### CI 555



\_\_\_\_

# Anotações

### CI 555



 $t_{L} = 0,693R_{B}C$   $t_{H} = 0,693(R_{A} + R_{B})C$   $T = t_{L} + t_{H}$   $= 0,693R_{B}C + 0,693(R_{A} + R_{B})C$   $= 0,693(R_{A} + 2R_{B})C$   $f = \frac{1}{(R_{A} + 2R_{B})C}$ 

<b> </b> ←—T— <b>&gt;</b>
→   t <sub>L</sub>   ← t <sub>H</sub> →

Anotações			

YKL (UDESC) Sinais de Clock 18 //

### Ciclo de carga e descarga

- Os multivibradores astáveis discutidos são controlados por circuitos RC
- A carga/descarga do capacitor dita o período
- O principal problema é que resistores e capacitores podem n\u00e3o ser precisos o suficiente para algumas aplica\u00f3\u00f3es
- Mesmo resistores e capacitores extremamente precisos podem mudar suas propriedades devido ao desgaste com o tempo ou com a temperatura

Anotações

Anotações

### Cristais

- Circuitos mais precisos podem utilizar materiais piezoelétricos para realizar esse controle
  - ► Cristais de quartzo: xtal
- Cristais de quartzo podem ser cortados para ressonar em frequências extremamente precisas
  - Se mantém estável com a temperatura e não perde precisão com o tempo
    Os sinais de clock utilizados em nossos computadores e no seu relógio de
  - Os sinais de clock utilizados em nossos computadores e no seu relógio de pulso utilizam cristais de quartzo por conta disso



YKL (UDESC) Sinais de Clock 20/2

### Exercícios

- Considerando um um oscilador montado com um Schitt-Trigger 74LS14, responda
  - Utilizando um resistor de  $100\Omega$  e um capacitor de  $10\mu F$ , qual a frequência (em Hertz) e o período (em segundos) do oscilador?
  - Indique um valor possível de capacitáncia e resistência para obtermos uma frequência de 1MHz.
- Considerando o CI 555, indique uma combinação de resistências (RA e RB) e capacitância para gerarmos um sinal com frequência (f) de 500 Hz. Indique ainda qual o t<sub>H</sub>, o t<sub>L</sub> e o período para o seu circuito.
- $\mu = 10^{-6}$

Anotações			

/KL (UDESC) Sinais de Clock

### Referências

- TOCCI, R.J.; MOSS, G.L.; WIDMER,N.S. **Digital Systems: Principles and Applications**. 12a ed, Prentice-Hall, 2016.
- TOCCI, R.J.; WIDMER,N.S. Sistemas digitais: princípios e aplicações. 11a ed, Prentice-Hall, 2011.
- Robert L. Boylestad, Louis Nashelsky. Electronic Devices and Circuit Theory. 11 ed, 2012.
- Brian Holdsworth, Clive Woods. Digital Logic Design. 2002.
- MELO, M. Eletrônica Digital. Makron Books.2003.
- Texas Instruments. SNx414 and SNx4LS14 Hex Schmitt-Trigger Inverters, 2016.

Anotações
, motagood
Av. 4. 2. 7
Anotações

Anotações