# Multiplexadores e Demultiplexadores Yuri Kaszubowski Lopes UDESC Multiplexadores Anotações É comum termos sistemas que contam com múltiplas entradas, e desejamos escolher uma dessas entradas como a saída ► E.g., o rádio do seu carro \* Está constantemente recebendo dados de AM, FM, Flash-Drive, ... Temos um seletor, que seleciona entre essas múltiplas fontes de entrada, e redireciona pra saída (que é única) • É exatamente isso o que um multiplexador faz Um multiplexador ... Seleciona uma dentre múltiplas entradas, e a envia para a saída Multiplexadores Anotações • Um multiplexador é comumente chamado de mux • De acordo com a entrada no Seletor (Select ou endereço), uma das entradas (inputs) I é enviada para a saída (output) Z

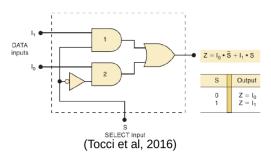
(Tocci et al, 2016)

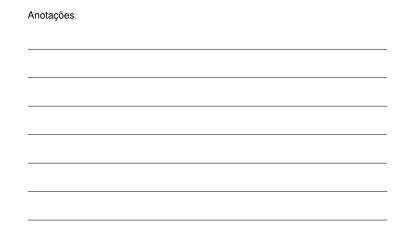
Anotações

# Multiplexador de duas entradas

- ullet Temos duas entradas possíveis:  $\emph{I}_0$  e  $\emph{I}_1$
- Temos um seletor S (de 1 bit)

  - Quando S = 0, I₀ é enviado para a saída Z
     Quando S = 1, I₁ é enviado para a saída Z

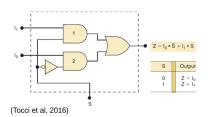




### Exercício

• Faça a tabela verdade para o multiplexador de duas entradas



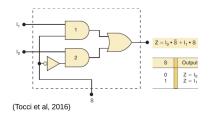


# Anotações

### Exercício

• Faça a tabela verdade para o multiplexador de duas entradas

S	I <sub>o</sub>	I <sub>1</sub>	Saída Z
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	0
1	1	1	1



Anotações			

# Multiplexador de quatro entradas

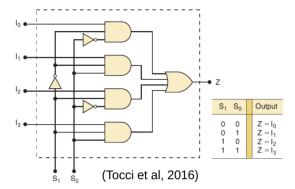
- $\bullet$  Se o nosso multiplexador aceitar quatro entradas:  $\emph{I}_{0},\,\emph{I}_{1},\,\emph{I}_{2}$  e  $\emph{I}_{3}$ 
  - Quantos seletores (bits/trilhas) necessitamos no nosso seletor?
     Para quatro entradas, temos quatro "endereços" possíveis
     Em binário, temos os endereços: 00<sub>2</sub>, 01<sub>2</sub>, 10<sub>2</sub>, 11<sub>2</sub>.

  - - \* Precisamos então de 2 seletores para controlar o seletor \*  $S_0$  e  $S_1$

  - Crie sua versão de um multiplexador de 4 entradas
     O raciocínio é análogo ao de 2 entradas, com algumas portas e entradas a

Anotações		

# Multiplexador de quatro entradas (resposta)



Anotações			

### Multiplexador de n entradas

- E de maneira geral, um multiplexador de *m* entradas possui quantos seletores (n)?

  - ▶ Dados n bits, podemos representar até 2" valores diferentes
     ▶ Logo m = 2", assim para representarmos m entradas necessitamos [lg m] seletores
- Exemplos:
  - ► m = 8

  - \* n = 3 ► m = 16
  - \* n = 4 ► m = 32

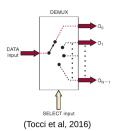
  - **★** n = 5

=	

Anotações

# Demultiplexadores

- Um demultiplexador faz o caminho inverso de um multiplexador
- Conhecido como demux
- Recebe uma entrada I, e de acordo com os seletores, a envia para uma de suas n saídas  $O_0, O_1, \ldots, O_{n-1}$



YKL (UDESC)

Multipleyadores e Demultipleyadores

10/19

# Anotações

# Demultiplexador 1 para 8

 Veja um exemplo de como podemos montar um demultiplexador que redireciona a entrada para uma de 8 saídas possíveis (Demux 1 para 8)

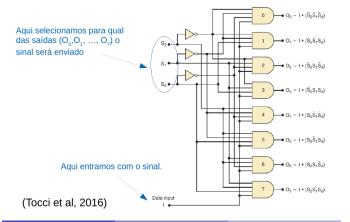
Anotações		

YKL (UDESC

Multiplexadores e Demultiplexadores

11/19

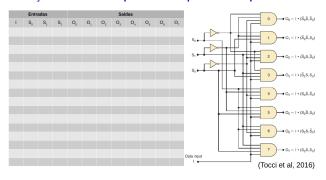
# Demultiplexador 1 para 8



Anotações			

### Exercício

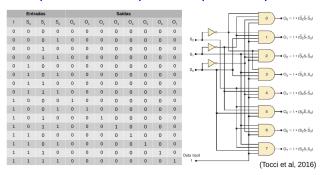
• Faça a tabela verdade para o demultiplexador de 1 para 8



YKL (UDESC)	Multiplexadores e Demultiplexadores	13/19

### Exercício

• Resposta: tabela verdade para o demultiplexador de 1 para 8

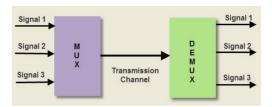


YKL (UDESC) Multiplexadores e Demultiplexadores 14/19

inotações			

### Exemplos de uso

 Podemos utilizar multiplexadores & demultiplexadores para realizar a transmissão em série de dados que originalmente eram paralelos



www.elprocus.com/multiplexer-and-demultiplexer/

Anotações			
-			

Exemplos de uso	Anatosãos
Muxes e demuxes são utilizados o tempo todo nos barramentos internos de nossas CPUs     Veremos isso em AOC	Anotações
Totaling issection Acco	
YKL (UDESC) Multiplexadores e Demultiplexadores 16/19	
Exercícios  • Quantos seletores são necessários para um multiplexador de:	Anotações
2 entradas     4 entradas     8 entradas	
<ul> <li>16 entradas</li> <li>Quantos seletores são necessários para um demultiplexador de 4</li> </ul>	
saídas?  Utilizando multiplexadores de duas e quatro entradas, monte um	
multiplexador de 8 entradas.	
YKL (UDESC) Multiplexadores e Demultiplexadores 17/19	
Referências	
<ul> <li>Ronald Tocci, Neal Widmer, Greg Moss. Digital Systems. 12 ed. Pearson Education. 2016.</li> </ul>	Anotações
<ul> <li>TANENBAUM, Andrew S. Organização estruturada de computadores. 5. ed. São Paulo: Pearson, 2007.</li> </ul>	
<ul> <li>James Bignell, Robert Donovan. Eletrônica digital. Cengage Do Brasil, 2010.</li> </ul>	
<ul> <li>MELO, M. Eletrônica Digital. Makron Books. 2003.</li> <li>www.tutorialspoint.com/digital_circuits/ digital_circuits_demultiplexers.htm</li> </ul>	