УО «Белорусский государственный университет информатики и радиоэлектроники»

Кафедра ПОИТ

Отчет по лабораторной работе № 4

по предмету «Архитектура компьютерной техники и операционных систем»

Вариант 7

**Изучение способов адресации устройств шин PCI и PCI Express. От-работка метода опроса, идентификации и конфигурирования устройств**

Выполнил:

Панкратьев Е.С.

гр. 251003

Проверил:

Аврамец Д. В.

Минск 2023

# Задание

1. Если устройство не мост(0-бит поля Header Type =0) вывести и расшифровать значение поля *Cache Line Size*
2. Если устройство не мост(0-бит поля Header Type =0) вывести и расшифровать значение поля Interrupt Pin.
3. Если устройство не мост(0-бит поля Header Type =0) вывести и расшифровать значение поля Interrupt Line.

# Резальтат



