							Ciclo 1				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	sub	0	3	0	1		a0	add3	&src	addiu
add2	1	li					4	a1	0	&dst	addiu
add3	1	add	0	&src	mul1			a2	mul1	1	addi
mul1	1	mul	0	1	add2			a3	0	3	bgez
mul2	0							v0	add1	0	
load1	1	lw	add3				0	at	load1	0	
load2	0								•		
load3	0								Despachadas		
load4	0							add1	add2		
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	0								Executando		
store3	0							add1(1/2)	add2(1/2)		
store4	0										
store5	0										
					•	dst = {0	, 0, 0, 14	4, 23}			

							Ciclo 2				
ER	Busy	Op	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	sub	0	3	0	1		a0	add3	&src	addiu
add2	1	li					4	a1	0	&dst	addiu
add3	1	add	0	&src	mul1			a2	mul1	1	addi
mul1	1	mul	0	1	add2			a3	0	3	bgez
mul2	0							v0	add1	0	
load1	1	lw	add3				0	at	load1	0	
load2	0										
load3	0								Despachadas		
load4	0										
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	0								Executando		
store3	0							add1(2/2)	add2(2/2)	·	
store4	0										
store5	0										
						$dst = \{0$, 0, 0, 14	4, 23}			

							Ciclo 3				
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addiu	add3				4	a0	add1	&src	addi
add2	1	addiu	0	&dst			4	a1	add2	&dst	bgez
add3	1	add	0	&src	mul1			a2	mul1	1	
mul1	1	mul	0	1	0	4		a3	0	3	
mul2	0							v0	0	2	
load1	1	lw	add3				0	at	load1	0	
load2	0								•		
load3	0								Despachadas		
load4	0							mul1	add2		
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	0								Executando		
store3	0							mul1(1/5)	add2(1/2)		
store4	0										
store5	0										
						dst = {0	, 0, 0, 14	4, 23}			

							Ciclo 4				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addiu	add3				4	a0	add1	&src	addi
add2	1	addiu	0	&dst			4	a1	add2	&dst	bgez
add3	1	add	0	&src	mul1			a2	mul1	1	
mul1	1	mul	0	1	0	4		a3	0	3	
mul2	0							v0	0	2	
load1	1	lw	add3				0	at	load1	0	
load2	0										
load3	0								Despachadas		
load4	0										
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	0								Executando		
store3	0							mul1(2/5)	add2(2/2)		

tore4	0]			
store5	0								
				$dst = \{0$. 0. 0. 1	4, 23	,		

							Ciclo 5				
ER	Busy	Op	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addiu	add3				4	a0	add1	&src	bgez
add2	1	addi	0	2			-1	a1	0	&dst+4	
add3	1	add	0	&src	mul1			a2	mul1	1	
mul1	1	mul	0	1	0	4		a3	0	3	
mul2	0							v0	add2	2	
load1	1	1w	add3				0	at	load1	0	
load2	0								•		
load3	0								Despachadas		
load4	0							add2			
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	0								Executando		
store3	0							mul1(3/5)	add2(1/2)		
store4	0										
store5	0										
						dst = {0	, 0, 0, 1	4, 23}			

							Ciclo 6						
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções		
add1	1	addiu	add3				4	a0	add1	&src	bgez		
add2	1	addi	0	2			-1	a1	0	&dst+4			
add3	1	add	0	&src	mul1			a2	mul1	1			
mul1	1	mul	0	1	0	4		a3	0	3			
mul2	0							v0	add2	2			
load1	1	lw	add3				0	at	load1	0			
load2	0												
load3	0								Despachadas				
load4	0												
load5	0												
store1	1	SW	0	&dst	load1		0						
store2	0								Executando				
store3	0							mul1(4/5)	add2(2/2)				
store4	0												
store5	0												
	$dst = \{0, 0, 0, 14, 23\}$												

							Ciclo 7						
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções		
add1	1	addiu	add3				4	a0	add1	&src	addiu		
add2	1	bgez	0	1				a1	0	&dst+4	addiu		
add3	1	add	0	&src	mul1			a2	mul1	1	addi		
mul1	1	mul	0	1	0	4		a3	0	3	bgez		
mul2	0							v0	0	1			
load1	1	lw	add3				0	at	load2	0			
load2	1	lw	add1				0		•				
load3	0								Despachadas				
load4	0							add2					
load5	0												
store1	1	SW	0	&dst	load1		0						
store2	1	SW	0	&dst+4	load2		0		Executando				
store3	0							mul1(5/5)	add2(1/2)				
store4	0												
store5	store5 0												
	•				•	dst = {0	, 0, 0, 14	4, 23}					

ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addiu	add3				4	a0	add1	&src	addiu
add2	1	bgez	0	1				a1	0	&dst+4	addiu
add3	1	add	0	&src	0	4		a2	0	4	addi
mul1	0							a3	0	3	bgez
mul2	0							v0	0	1	
load1	1	lw	add3				0	at	load2	0	
load2	1	lw	add1				0				
load3	0								Despachadas	·	
load4	0							add3	•		
								·		•	

load5	0											
store1	1	SW	0	&dst	load1		0					
store2	1	SW	0	&dst+4	load2		0		Executando			
store3	0							add2(2/2)	add3(1/2)			
store4	0											
store5	0											
dst = {0, 0, 0, 14, 23}												

							Ciclo 9				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addiu	add3				4	a0	add2	&src	addiu
add2	1	addiu	add1				4	a1	0	&dst+4	addi
add3	1	add	0	&src	0	4		a2	0	4	bgez
mul1	0							a3	0	3	
mul2	0							v0	0	1	
load1	1	lw	add3				0	at	load2	0	
load2	1	lw	add1				0		•		
load3	0								Despachadas		
load4	0										
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	1	SW	0	&dst+4	load2		0		Executando		
store3	0							add3(2/2)			
store4	0										
store5	0										
						dst = {0	, 0, 0, 14	4, 23}			

						(Ciclo 10					
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções	
add1	1	addiu	0	&src+4			4	a0	add2	&src	addi	
add2	1	addiu	add1				4	a1	add3	&dst+4	bgez	
add3	1	addiu	0	&dst+4			4	a2	0	4		
mul1	0							a3	0	3		
mul2	0							v0	0	1		
load1	1	lw	0	&src+4			0	at	load2	0		
load2	1	lw	add1				0					
load3	0								Despachadas			
load4	0							add1	load1	add3		
load5	0											
store1	1	SW	0	&dst	load1		0					
store2	1	SW	0	&dst+4	load2		0		Executando			
store3	0							add1(1/2)	load1(1/4)	add3(1/2)		
store4	0											
store5 0												
						dst = {0	, 0, 0, 14	4, 23}				

						(Ciclo 11					
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções	
add1	1	addiu	0	&src+4			4	a0	add2	&src	addi	
add2	1	addiu	add1				4	a1	add3	&dst+4	bgez	
add3	1	addiu	0	&dst+4			4	a2	0	4		
mul1	0							a3	0	3		
mul2	0							v0	0	1		
load1	1	lw	0	&src+4			0	at	load2	0		
load2	1	lw	add1				0		•			
load3	0								Despachadas			
load4	0											
load5	0											
store1	1	SW	0	&dst	load1		0					
store2	1	SW	0	&dst+4	load2		0		Executando			
store3	0							add1(2/2)	load1(2/4)	add3(2/2)		
store4	0											
store5	0											
_	dst = {0, 0, 0, 14, 23}											

	Ciclo 12														
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções				
add1	1	addi	0	1			-1	a0	add2	&src	addiu				
add2	1	addiu	0	&src+8			4	a1	0	&dst+8	addiu				
add3	1	bgez	add1					a2	0	4	addi				
mul1	0							a3	0	3	bgez				
mul2	0							v0	add1	1					

load1	1	lw	0	&src+4			&src+4	at	load3	0
load2	1	lw	0	&src+8			0			
load3	1	lw	add2				0		Despachadas	
load4	0							add2	load2	add1
load5	0									
store1	1	SW	0	&dst	load1		0			
store2	1	SW	0	&dst+4	load2		0		Executando	
store3	1	SW	0	&dst+8	load3		0	load1(3/4)	add2(1/2)	load2(1/4)
store4	0							add1(1/2)		
store5	0									
•		•	•	•		dst = {0	, 0, 0, 14	4, 23}		

							Ciclo 13				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addi	0	1			-1	a0	add2	&src	addiu
add2	1	addiu	0	&src+8			4	a1	0	&dst+8	addiu
add3	1	bgez	add1					a2	0	4	addi
mul1	0							a3	0	3	bgez
mul2	0							v0	add1	1	
load1	1	1w	0	&src+4			&src+4	at	load3	0	
load2	1	1w	0	&src+8			0		•		
load3	1	lw	add2				0		Despachadas		
load4	0										
load5	0										
store1	1	SW	0	&dst	load1		0				
store2	1	SW	0	&dst+4	load2		0		Executando		
store3	1	SW	0	&dst+8	load3		0	load1(4/4)	add2(2/2)	load2(2/4)	
store4	0							add1(2/2)			
store5	0										
						dst = {0	0, 0, 0, 14	1, 23}			

						(Ciclo 14						
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções		
add1	1	addiu	0	&src+12			4	a0	add1	&src+12	addi		
add2	1	addiu	0	&dst+8			4	a1	add2	&dst+8	bgez		
add3	1	bgez	0	0				a2	0	4			
mul1	0							a3	0	3			
mul2	0							v0	0	0			
load1	0							at	load3	0			
load2	1	lw	0	&src+8			&src+8						
load3	1	lw	0	&src+12			0		Despachadas				
load4	0							add3	load3	add1			
load5	0							add2	store1				
store1	1	SW	0	&dst	0	23	0						
store2	1	SW	0	&dst+4	load2		0		Executando				
store3	1	SW	0	&dst+8	load3		0	load2(3/4)	load3(1/4)	add3(1/2)			
store4	0							add1(1/2)	add2(1/2)	store1(1/4)			
store5 0													
	dst = {0, 0, 0, 14, 23}												

							Ciclo 15						
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções		
add1	1	addiu	0	&src+12			4	a0	add1	&src+12	addi		
add2	1	addiu	0	&dst+8			4	a1	add2	&dst+8	bgez		
add3	1	bgez	0	0				a2	0	4			
mul1	0							a3	0	3			
mul2	0							v0	0	0			
load1	0							at	load3	0			
load2	1	lw	0	&src+8			&src+8	•	•				
load3	1	lw	0	&src+12			0		Despachadas				
load4	0												
load5	0												
store1	1	SW	0	&dst	0	23	0						
store2	1	SW	0	&dst+4	load2		0		Executando				
store3	1	SW	0	&dst+8	load3		0	load2(4/4)	load3(2/4)	add3(2/2)			
store4	0							add1(2/2)	add2(2/2)	store1(2/4)			
store5	0												
	dst = {0, 0, 0, 14, 23}												

						(Ciclo 16						
ER	ER Busy Op Qj Vj Qk Vk A Reg Qi Valor Fila de Instruções												
add1	1	addi	0	0			-1	a0	0	&src+16			

add2	1	bgez	add1					a1	0	&dst+12	
add3	1	syscall	load1					a2	0	4	
mul1	0							a3	0	3	
mul2	0							v0	load1	0	
load1	1	lw					exit_val	at	load3	0	
load2	0										
load3	1	lw	0	&src+12			&src+12		Despachadas		
load4	0							store2	add1	load1	
load5	0										
store1	1	SW	0	&dst	0	23	&dst				
store2	1	SW	0	&dst+4	0	12	0		Executando		
store3	1	SW	0	&dst+8	load3		0	load3(3/4)	store1(3/4)	store2(1/4)	
store4	0							add1(1/2)	load1(1/4)		
store5	0										
						dst = {6	0, 0, 0, 14	, 23}			

							Ciclo 17				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	1	addi	0	0			-1	a0	0	&src+16	
add2	1	bgez	add1					a1	0	&dst+12	
add3	1	syscall	load1					a2	0	4	
mul1	0							a3	0	3	
mul2	0							v0	load1	0	
load1	1	lw					exit_val	at	load3	0	
load2	0								•		
load3	1	lw	0	&src+12			&src+12		Despachadas		
load4	0										
load5	0										
store1	1	SW	0	&dst	0	23	&dst				
store2	1	SW	0	&dst+4	0	12	0		Executando		
store3	1	SW	0	&dst+8	load3		0	load3(4/4)	store1(4/4)	store2(2/4)	
store4	0		•		•			add1(2/2)	load1(2/4)		
store5	0				·						
dst = {0, 0, 0, 14, 23}											

							Ciclo 18					
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções	
add1	0							a0	0	&src+16		
add2	1	bgez	0	-1				a1	0	&dst+12		
add3	1	syscall	load1					a2	0	4		
mul1	0							a3	0	3		
mul2	0							v0	load1	0		
load1	1	lw					exit_val	at	0	29		
load2	0											
load3	0								Despachadas			
load4	0							store3	add2			
load5	0											
store1	0											
store2	1	SW	0	&dst+4	0	12	&dst+4		Executando			
store3	1	SW	0	&dst+8	0	29	0	store3(1/4)	load1(3/4)	store2(3/4)		
store4	0							add2(1/2)				
store5 0												
			·			dst = {2	3, 0, 0, 1	4, 23}			·	

							Ciclo 19					
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções	
add1	0							a0	0	&src+16		
add2	1	bgez	0	-1				a1	0	&dst+12		
add3	1	syscall	load1					a2	0	4		
mul1	0							a3	0	3		
mul2	0							v0	load1	0		
load1	1	lw					exit_val	at	0	29		
load2	0								-			
load3	0								Despachadas			
load4	0											
load5	0											
store1	0											
store2	1	SW	0	&dst+4	0	12	&dst+4		Executando			
store3	1	SW	0	&dst+8	0	29	0	store3(2/4)	load1(4/4)	store2(4/4)		
store4	0		•					add2(2/2)				
store5	0		•									
dst = {23, 0, 0, 14, 23}												

						(Ciclo 20							
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções			
add1	0							a0	0	&src+16				
add2	0							a1	0	&dst+12				
add3	1	syscall	0	10				a2	0	4				
mul1	0							a3	0	3				
mul2														
load1	0							at	0	29				
load2	0													
load3	0								Despachadas					
load4	0							add3						
load5	0]						
store1	0]						
store2	0								Executando					
store3	1	SW	0	&dst+8	0	29	0	store3(2/4)	add3(1/2)					
store4	0]						
store5 0														
					(dst = {23	, 12, 0,	14, 23}						

							Ciclo 21				
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	0							a0	0	&src+16	
add2	0							a1	0	&dst+12	
add3	1	syscall	0	10				a2	0	4	
mul1	0							a3	0	3	
mul2	0							v0	0	10	
load1	0							at	0	29	
load2	0										
load3	0								Despachadas		
load4	0										
load5	0										
store1	0										
store2	0								Executando		
store3	1	SW	0	&dst+8	0	29	&dst+8	store3(3/4)	add3(2/2)		
store4	0										
store5	0										
		•			(dst = {23	3, 12, 0,	14, 23}			

						(Ciclo 22				
ER	Busy	Ор	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	0							a0	0	&src+16	
add2	0							a1	0	&dst+12	
add3	1	syscall	0	10				a2	0	4	
mul1	0							a3	0	3	
mul2	0							v0	0	10	
load1	0							at	0	29	
load2	0										
load3	0								Despachadas		
load4	0										
load5	0										
store1	0										
store2	0								Executando		
store3	1	SW	0	&dst+8	0	29	&dst+8	store3(4/4)	add3(2/2)		
store4	0										
store5	0										
	•	•			(dst = {23	, 12, 0, :	14, 23}			

						(Ciclo 23				
ER	Busy	0p	Qj	Vj	Qk	Vk	Α	Reg	Qi	Valor	Fila de Instruções
add1	0							a0	0	&src+16	
add2	0							a1	0	&dst+12	
add3	0							a2	0	4	
mul1	0							a3	0	3	
mul2	0							v0	0	10	
load1	0							at	0	29	
load2	0										
load3	0								Despachadas		
load4	0										
load5	0										
store1	0										
store2	0								Executando		
store3	0								·		

store4	0						
store5	0						
			d	st = {23,	, 12, 29,	14, 23}	