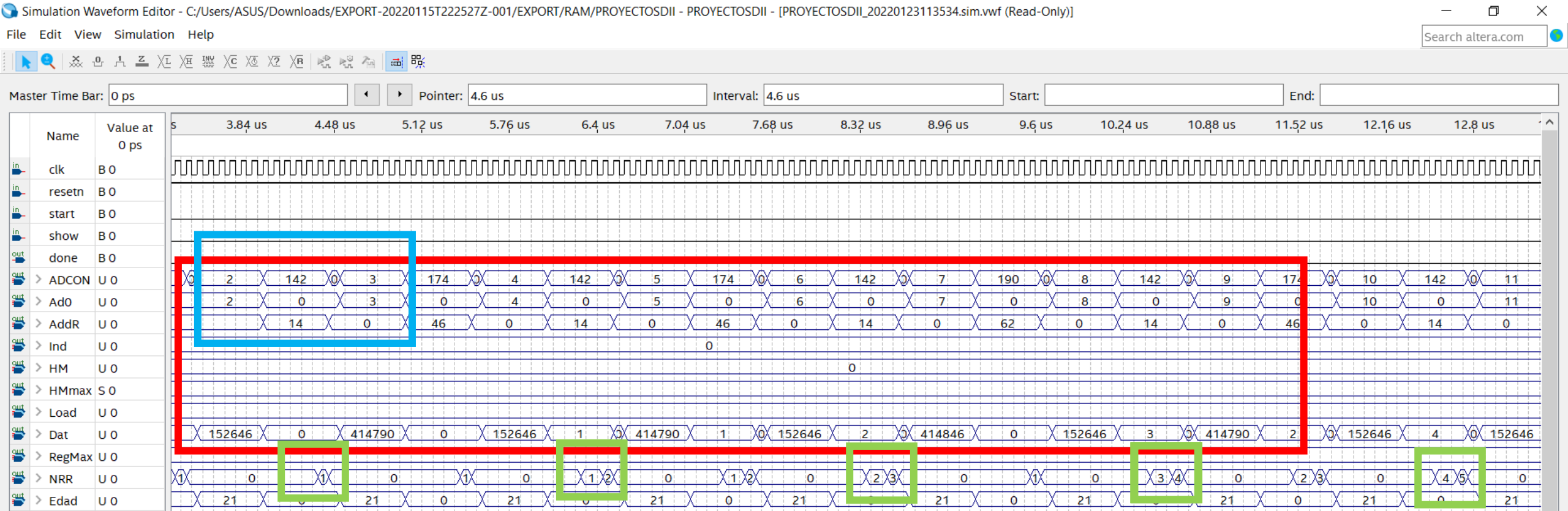


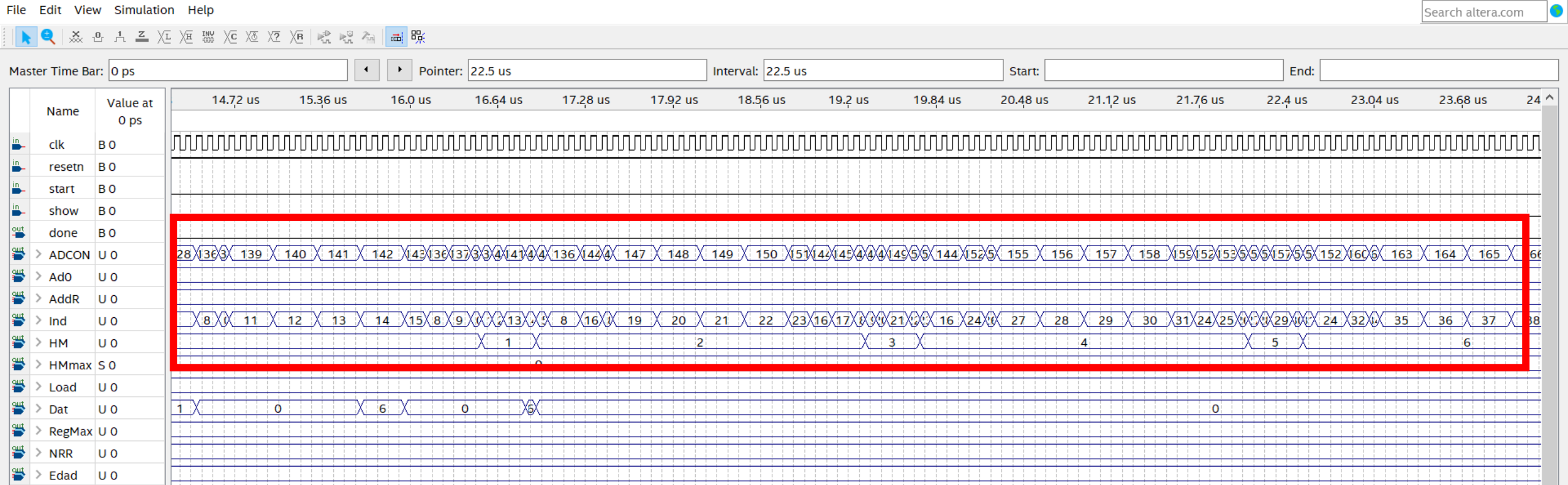
Durante la primera etapa ocurre la carga de datos del arreglo interno de la ROM, se va recorriendo Ad0 y en Load se visualiza la salida de datos hacia la RAM.



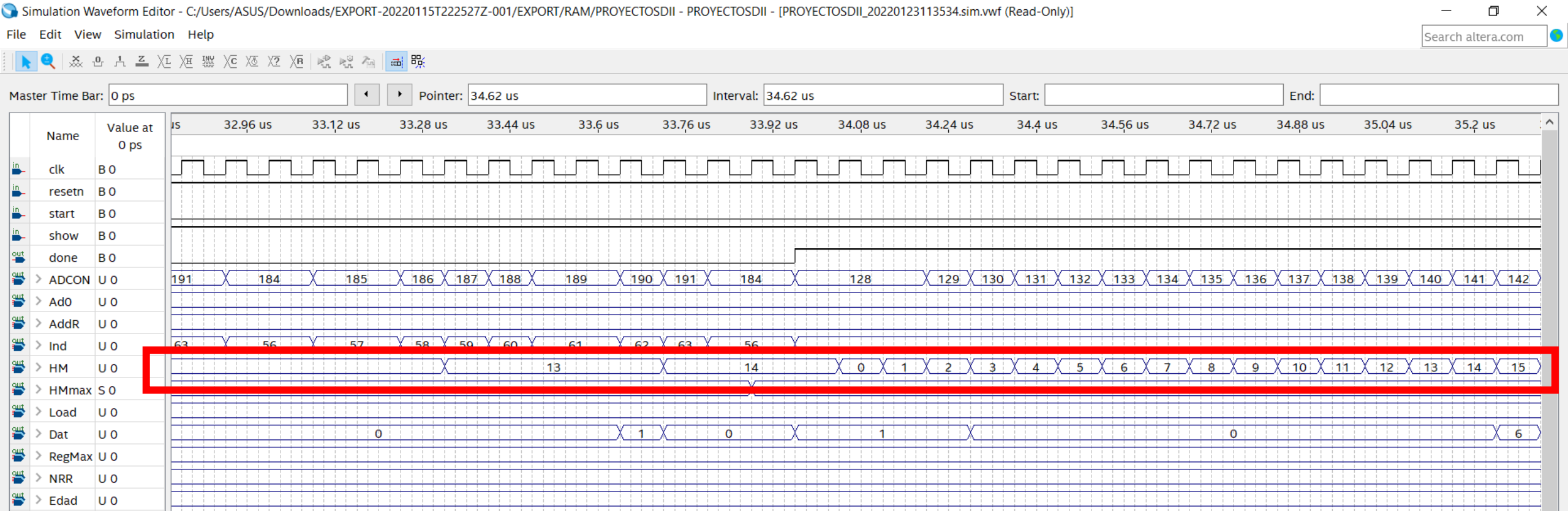
Se procede a la lectura de los datos cargados de la RAM.

Se intercalan las direcciones entre direcciones de lectura y de escritura de repeticiones.

Se cargan el dato de repetición en la dirección que aparece en Addr que se forman según son cogidos los datos de la RAM, y se aumenta en +1 el dato para reflejar las repeticiones. Por ejemplo, en dirección 14 cada vez que sale coincidencia va incrementando hasta 5.



Se van recorriendo de 8 x 8 las direcciones para revisar las repeticiones y sacar los máximos para una segunda revisión, por ejemplo, se aprecia que se recorre de 8 a 15 una vez, esto para buscar máximos y luego una vez mas, para revisar coincidencias.



Se terminan de correr las 64 repeticiones y se carga HowMany con 14 indicadores, luego, al recibir la señal de show, comienza a recorrer de 0 a 14 de howmany para revisar los indicadores guardados. En ADCON se puede visualizar que las direcciones a la RAM van en realidad por arriba de 128.