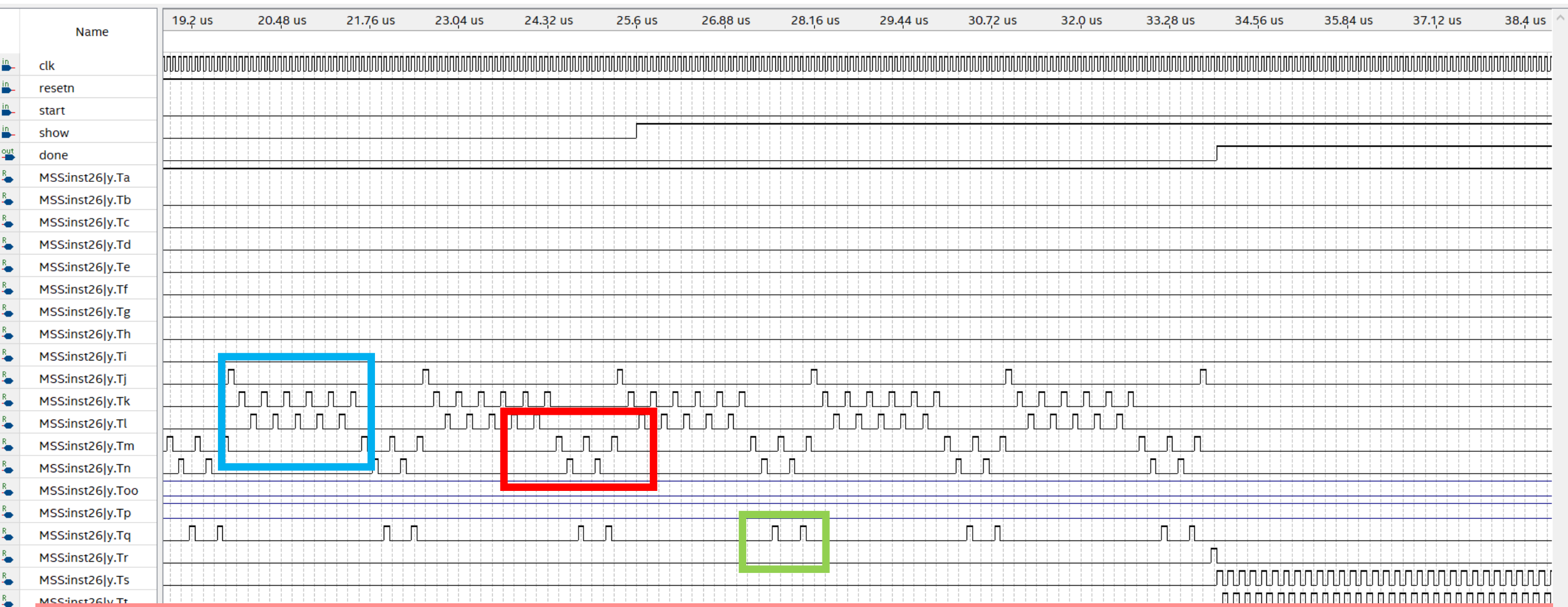


Antirebote y carga de datos de ROM a RAM. Estado a, b y c.

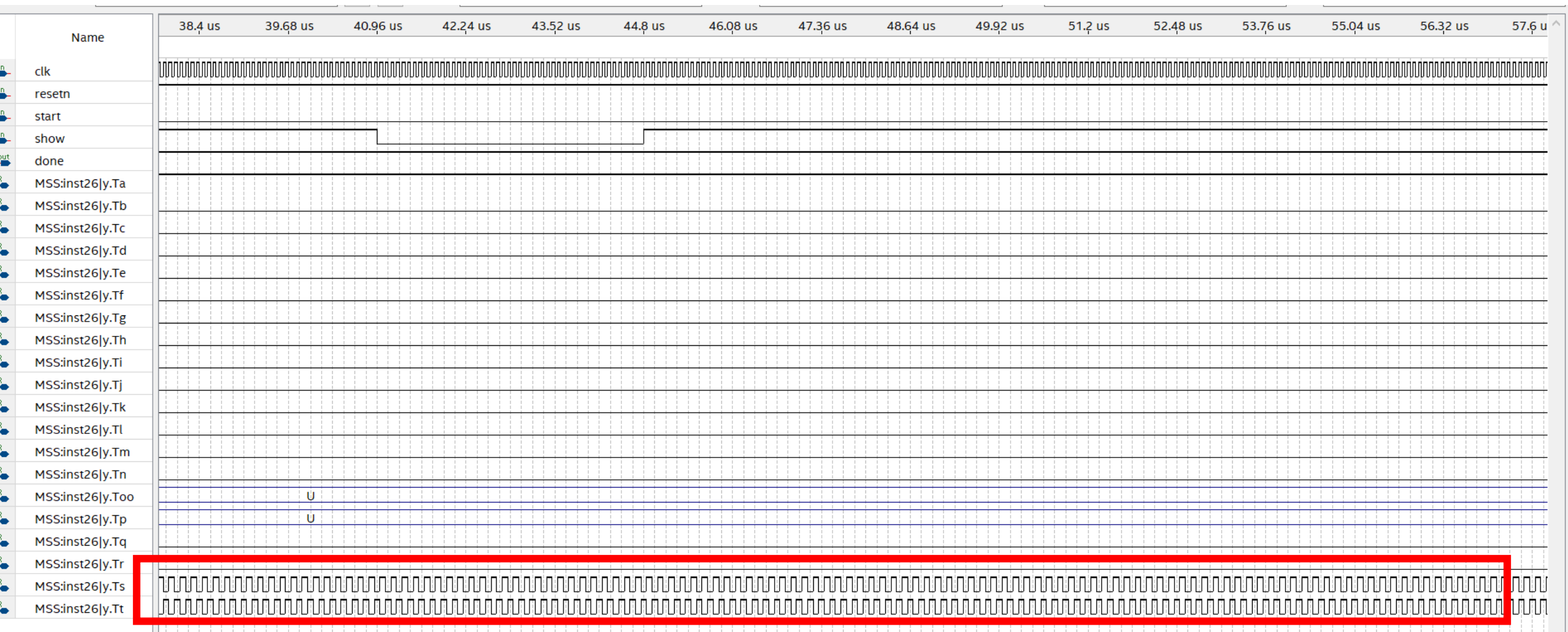
Conmutaciones entre momento de lectura de datos en RAM y sobreescritura de repeticiones en nuevas ubiaciones Addr. Estado d, e, f, g, h, e i.



Comparación del máximo valor con las repeticiones, buscando las máximas frecuencias de una serie de 8 datos en específico. Estado Tm y Tn.

Comparación de repeticiones almacenadas en direcciones de 8x8 para búsqueda de máxima frecuencia. Estado Tj, Tk, Tl

Escritura del indicador en caso de hallar coincidencia en frecuencias máximas. Estado Tq.



Muestreo de datos y resultados escritos en las ubicaciones desde 128+64, recorre hasta el número máximo de HowMany. Estado Ts y Tt.