UNIVERSIDAD CENTRAL DE VENEZUELA  **Notas**

FACULTAD DE INGENIERÍA

ESCUELA DE INGENIERÍA ELÉCTRICA DEPARTAMENTO DE ELECTRÓNICA LABORATORIO DE ELECTRÓNICA I

SEM 03/2023

# PRÁCTICA N° 3

**POLARIZACIÓN DEL BJT**

# Objetivos

Familiarizar y estudiar topologías básicas de polarización del BJT en la configuración Emisor Común.

Obtener nociones acerca de la polarización del BJT.

Estudiar el punto estático de operación variando el valor de las resistencias del circuito.

Estudiar la recta de carga estática y su relación con las curvas características del transistor.

# 1. Trabajo Previo al Laboratorio (PreLaboratorio)

* 1. Determine el punto estático de operación y obtenga la tensión en cada uno de los terminales (tensión en el Colector (VC), tensión en la Base (VB) y la tensión en el Emisor (VE)) del BJT, para los circuitos de la Figura 1, 2, 3, 4 y 5. El valor de VBE y , deben obtenerlo del manual del fabricante según el transistor a utilizar.

# 2. Trabajo de Laboratorio

* 1. Mida la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación para el circuito de la Figura 1, 2 y 3.
  2. Para el circuito de la Figura 4 realice lo siguiente:
     1. mida la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación.
     2. mida la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación con los siguientes valores de resistencia en el circuito:

b1) RB=82k, RC=2k y RE=200. b2) RB=36k, RC=2k y RE=200. b3) RB=56k, RC=3k y RE=200. b4) RB=56k, RC=1,3k y RE=200. b5) RB=56k, RC=2k y RE=300. b6) RB=56k, RC=2k y RE=130.

* 1. Para el circuito de la Figura 5 realice lo siguiente:
     1. mida la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación.
     2. mida la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación con los siguientes valores de resistencia en el circuito:

b1) R1=82k, R2=10k, RC=510 y RE=200. b2) R1=39k, R2=10k, RC=510 y RE=200. b3) R1=56k, R2=15k, RC=510 y RE=200. b4) R1=56k, R2=6,8k, RC=510 y RE=200. b5) R1=56k, R2=56k, RC=750 y RE=200. b6) R1=56k, R2=56k, RC=360 y RE=200.

* 1. Para el circuito de la Figura 6, varíe el potenciómetro de un extremo a otro, observe que ocurre con la tensión en cada uno de los terminales del transistor y el punto estático de operación. Anote en cada extremo la tensión en cada uno de los terminales del transistor y obtenga el punto estático de operación. Coloque el potenciómetro aproximadamente en la mitad de su recorrido y realice las mediciones respectivas.
* Las resistencias son de la serie del 5% y potencia de ¼ W.
* Son muchos los transistores posibles, se recomienda escoger uno entre los siguientes transistores: 2N3904, 2N2222, PN2222, BC107B, BC237, 2N4401. Del

transistor adquirido obtenga las especificaciones dadas por el fabricante, **indispensable** para la realización de la práctica. Una vez adquirido el transistor, estudie las hojas de especificaciones del transistor y en base a ellas resuelva cada uno de los puntos del Prelaboratorio.

* De no conseguir en el mercado algún transistor antes mencionado debe adquirir un transistor con, por lo menos, las especificaciones de β≈150 y VBE≈0,6V.
* Con el transistor que Usted adquirió, monte cada uno de los circuitos de las Figuras 1, 2, 3, 4, 5 y 6. Recuerde es de carácter obligatorio el montaje de la práctica para la asistencia al laboratorio.
* Para obtener el punto estático de operación (VCE e IC) debe medir las tensiones respectivas en los terminales del transistor. Recuerde que la corriente de Colector (IC) es una medición de manera indirecta, haciendo (VCC-VC)/RC; para RC emplear su valor nominal.
* Preparar la hoja de datos antes de llegar a la práctica del Laboratorio.
* Verificar siempre la referencia del osciloscopio al realizar sus mediciones.
* Todas las mediciones tienen errores debe colocarlos.

**INFORME**

1. El trabajo previo al laboratorio (PreLaboratorio).
2. Resumen de la actividad realizada en el Laboratorio.

2. Presentación y Análisis de Resultados.

* Tablas de datos de todas las mediciones.
* Figuras. Para cada montaje, ubique sobre la curva característica del transistor el punto estático de operación y la recta de carga estática correspondiente.
* Todas las Tablas y Figuras deben estar enumeradas y con título.
* Para cada configuración verifique el punto estático de operación obtenido experimentalmente con el punto obtenido teóricamente. Comente.
* Explique lo que ocurre con el punto estático de operación y la recta de carga para los puntos 2.2b y

2.3b del trabajo de laboratorio.

* Comente sobre lo obtenido en el punto 2.4.
* Haga un estudio comparativo de todas las topologías estudiadas en base a los resultados obtenidos. Comente.

1. Conclusiones.
2. Anexos.

Copia de las especificaciones de los componentes electrónicos dados por el fabricante y la hoja de datos.

# Bibliografía

* + Sedra & Smith, Circuitos Microelectronicos, Oxford.
  + Horenstein & Mark, Microelectrónica Circuitos y Dispositivos, Prentice Hall.
  + Millman J. & Grabel A., Microelectronics, Mc.Graw Hill.
  + Tremante P. Temario Básico de Electrónica. Segunda Edición. Escuela de Ingeniería Eléctrica. Universidad Central de Venezuela.

VCC=12V

Q

RC

2k

VCC=12V

RC

Q

2k

RE 200

RE 200

FIGURA 1. Circuito 1. FIGURA 2. Circuito 2.

VCC=12V

VCC=12V



Q

RB RC

56k 2k

RB RC

56k 2k



Q

RE 200

|  |  |
| --- | --- |
| FIGURA 3. Circuito 3. | FIGURA 4. Circuito 4. |

R1

56k

VCC=12V

RC 510



Q

R1

56k

VCC=12V

RC 510



Q

R2

10k

RE 200

R2

10k



RE 200

RP

|  |
| --- |
| 1k  FIGURA 5. Circuito 5. |
|  |
| FIGURA 6. Circuito 6. |

